

(51)Int.Cl. ⁸	識別記号	庁内整理番号	F I
H 0 4 N 7/32		4228-5C	H 0 4 N 7/137
5/92		9382-5K	H 0 3 M 7/36
// H 0 3 M 7/36		9563-5C	H 0 4 N 5/92
			Z
			H

審査請求 未請求 予備審査請求 有 (全172頁)

(21)出願番号 特願平7-520098
 (86)(22)出願日 平成7年(1995)1月20日
 (85)翻訳文提出日 平成8年(1996)7月26日
 (86)国際出願番号 PCT/US95/00773
 (87)国際公開番号 WO95/20863
 (87)国際公開日 平成7年(1995)8月3日
 (31)優先権主張番号 08/187,595
 (32)優先日 1994年1月26日
 (33)優先権主張国 米国(US)

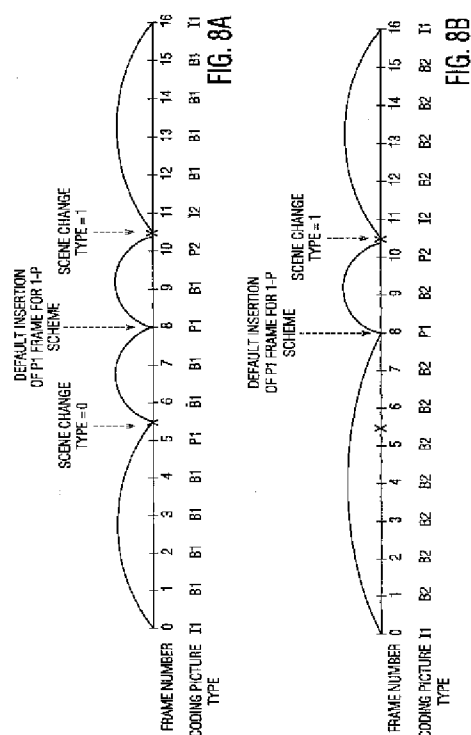
(71)出願人 ビーティージー ユーエスエー インコーポレイテッド
 アメリカ合衆国 19406 ペンシルベニア州 ガルフミルズ ルネッサンスビジネスパーク ルネッサンスプールバード2200
 (72)発明者 リー, ジョンウ
 アメリカ合衆国 ニュージャージー州 マーサー郡 プリンストン ブラッドリーコート1403
 (74)代理人 弁理士 高月 猛

最終頁に続く

(54)【発明の名称】 時間適応型動き補間を用いる画像データの圧縮方法ならびにその装置

(57)【要約】

ビデオデータを圧縮するためのシステムにおいて、基準フレームを指定し間隔を決める際に使用するため、複数の連続フレーム間のグローバルモーションの度合を、フレームのいくつかの間の動きの所定のしきい値またはレベルを越える全体的な動きに対して決定する。



【特許請求の範囲】

1. フレーム間のグローバルモーションの度合を決定するステップと、
前記フレーム間で測定したグローバルモーションの度合に応じて基準フレーム間のスペーシングを調節するステップと、を含むビデオデータ圧縮方法。
2. 画面変化の異なる種類を表わすように、フレーム間の動きの大きさ又はレベルについて異なるしきい値を設定するステップと、
前記予め設定したフレーム間の動きに対するしきい値レベルに基づいて個々のフレームに異なるビットレートを割り当てるステップと、をさらに含む請求の範囲 1 に記載のビデオデータ圧縮方法。
3. フレーム間で測定したグローバルモーションの度合に基づいて、各フレームのビデオ符号化のためのビットレートを割り当てるステップをさらに含む請求の範囲 1 に記載のビデオデータ圧縮方法。
4. 前記しきい値設定ステップは、
前記一対の連続フレーム間の 1 型画面変化を、一対の連続フレーム間の測定された動きが実質的な画面乃至ピクチャの変化に関する T_1 しきい値を超える場合に生じるものとして指定するステップと、
1 型画面変化に続き、最初に生じるフレーム乃至先行するフレームを P 2 フレームとして指定し、また 2 番目に生じるフレーム乃至後のフレームを I 2 フレームとして指定し、それぞれを前記割り当てステップによる所定のビットレートとするステップと、をさらに含む請求の範囲 2 に記載のビデオデータ圧縮方法。
5. 前記しきい値設定ステップは、
前記一対の連続フレーム間の 0 型画面変化を、一対の連続フレーム間の測定された動きが実質的な画面乃至ピクチャの変化に関する T_0 しきい値を超える場合に生じるものとして指定するステップと、
直前の基準フレームと連続フレームからの積算した動きが T_0 、しきい値を越えるときを検出し、前記連続フレームの直前のフレームを、前記割り当てステップによる所定のビットレートの基準フレームである P 1 フレームとして指定するステップと、をさらに含む請求の範囲 2 に記載のビデオデータ圧縮方法。
6. 前記しきい値設定ステップは、

前記一対の連続フレーム間の0型画面変化を、一対の連続フレーム間の測定された動きが実質的な画面乃至ピクチャに関する T_0 しきい値を超える場合に生じるものとして指定するステップと、

直前の基準フレームと連続フレームからの積算した動きが T_0 しきい値を越えるときを検出し、前記連続フレームの直前のフレームを、前記割り当てステップによる所定のビットレートの基準フレームであるP1フレームとして指定するステップと、をさらに含む請求の範囲4に記載のビデオデータ圧縮方法。

7. 基準フレーム間の連続フレームをそれぞれBフレームに指定するステップをさらに含む請求の範囲6に記載の方法。

8. 所定数の連続フレームをピクチャグループ(GOP)に設定することで、前記連続フレームを複数の連続GOPにグループ化するステップと、

前記複数のGOPのそれぞれの第1フレームを前記割り当てステップによる所定のビットレートのI1フレームとして指定するステップと、をさらに含む請求の範囲6に記載の方法。

9. 少なくとも1つの0型画面変化が検出された前記複数のGOPのそれぞれについて、複数のフレームを基準フレーム間のB1フレームとして指定し、前記B1フレームのそれぞれは前記割り当てステップによる所定のビットレートを有するようにするステップと、

0型画面変化が検出されなかった前記複数のGOPのそれぞれについて、複数のフレームを基準フレーム間のB2フレームとして指定し、前記B2フレームはそれぞれが前記割り当てステップによる所定のビットレートを有するようにするステップと、をさらに含む請求の範囲8に記載の方法。

10. 前記I1とI2フレームは内部フレームであり、前記P1及びP2フレームは予測フレームであり、そして前記B1とB2フレームは双方向補間フレームである請求の範囲9に記載の方法。

11. 前記割り当てステップは、

相対的に高いビットレートをI1に指定のフレームに割り当てるステップと、
第2に高いビットレートをP1に指定のフレームに割り当てるステップと、
第3に高いビットレートをB2に指定のフレームに割り当てるステップと、

相対的に低いビットレートを I 2、P 2、B 1 に指定のフレームに割り当てるステップと、をさらに含む請求の範囲 9 に記載の方法。

12. 前記割り当てステップは、

I 1 フレームにはビットレート 200 キロバイト/毎秒、P 1 フレームには 100 キロバイト/毎秒、B 2 フレームには 10 キロバイト/毎秒以上、そして B 1、I 2、P 2 フレームには 10 キロバイト/毎秒をそれぞれ割り当てるステップを含む請求の範囲 11 に記載の方法。

13. 前記割り当てステップでは、人間の視覚における前方向時間マスキングを利用する方法で前記フレームにビットレートを割り当てることで、画面変化における直後のフレームが粗く符号化される請求の範囲 2 に記載の方法。

14. 前記割り当てステップでは、得られた符号化方式において後方向時間マスキング効果を利用する方法で前記フレームにビットレートを割り当てることで、画面変化が連続する 2 つのフレーム間の比較的大きな動きを含む場合に、画面変化の直前のフレームと直後のフレームを比較的低いビットレートの割り当てにより粗く符号化する請求の範囲 2 に記載の方法。

15. フレーム間で測定したグローバルモーションの度合いに基づいて基準フレームを内部 (I) と予測 (P) に割り当てるステップをさらに含む請求の範囲 3 に記載の方法。

16. 基準フレーム間に双方向補間フレーム (B) を割り当てるステップをさらに含む請求の範囲 15 に記載の方法。

17. 前記 T_1 しきい値の大きさは前記 T_0 、しきい値の大きさの約 4 倍大きくしておき、前記 T_1 しきい値が一对の連続フレーム間の完全な画面乃至ピクチャ変化を表わすようにした請求の範囲 6 に記載の方法。

18. 画面変化に続くフレームの画質低下が感知されないようにするために、画面変化に続くフレームの前記ビットレートを最大ビットレートまで徐々に増加させるステップをさらに含む請求の範囲 9 に記載の方法。

19. P 1 および/または P 2 と、B 1 および/または B 2 フレームの前記指定した部分を使用して動き補償補間符号器により前記フレームを処理し、前記関連するビデオデータを符号化乃至圧縮するステップをさらに含む請求の範囲 11 に

記載の方法。

20. フレーム間の動きを決定するためにテレスコピック動きベクトル検索を使用するステップをさらに含む請求の範囲19に記載の方法。

21. 前記符号器でフレーム処理に使用している前記ビットレートを検出するステップと、

前記符号器で実際のビットレートと目標ビットレートとの間の偏差乃至エラーに比例してフレームの量子化の粗さを調節するステップと、をさらに含む請求の範囲19に記載の方法。

22. 前記得られたピクチャの画質を実質的に最大にするために、P1フレームをB1フレームに置き換えることで、フレーム間の動きの大きなセグメントにおいて量子化したP1フレームの個数を制限するステップをさらに含む請求の範囲21に記載の方法。

23. GOP間について、指定されたI1、I2、P1、P2の各フレームに同数のビットをそれぞれ割り当てるステップをさらに含む請求の範囲11に記載の方法。

24. 指定されたI1、I2、P1、P2、B1、B2の各フレームに割り当てたビット数を検索された0型画面変化の個数に応じてそれぞれGOP間について変化させるステップと、

指定されたI1、I2、P1、P2、B1、B2の各フレーム間のビット割り当ての比率をGOP内のフレーム間について一定に維持するステップと、をさらに含む請求の範囲11に記載の方法。

25. 前記調節ステップが式：

$$TB = XTB \left[TBR_{GOP} / ABR_{GOP} \right]$$

にしたがい、TBは目標ビット割り当て、XTBは直前のフレームでの目標ビット割り当て、ABRGOPは実際のビットレート、TBRGOPは目標GOPビットレートである請求の範囲21に記載の方法。

26. デフォルトとして各GOPの構造内にn個（nは整数1、2、……）のP1フレームを挿入して基準フレーム間の符号化遅延および距離を減少させるステップと、

連続フレームの最初のフレームを第1のデフォルトP1に、次の連続フレームの最初のフレームを次に発生するデフォルトP1にと、全てのフレームが符号化するまで反復的に符号化することにより、前記符号器で各GOPを処理するステップと、をさらに含む請求の範囲19に記載の方法。

27. Nが奇数の時は偶数個のフレームを有するように各GOPを調節するステップと、

Nが偶数の時は奇数個のフレームを有するように各GOPを調節するステップと、をさらに含む請求の範囲26に記載の方法。

28. B2フレームについてのビット割り当てを式：

$$|B2| = |B1| + \frac{|P1| - |B1|}{M - N - 1}$$

式中のNは|P1|フレームの個数、Mは各GOP内のフレーム個数、|B1|はB1フレームのビット割り当て、|P1|はP1フレームのビット割り当て；により計算するステップをさらに含む請求の範囲9に記載の方法。

29. 時間的に変化がはげしい領域に余分にP1フレームを挿入してさらに一定した知覚的なピクチャ画質を生成するステップをさらに含む請求の範囲24に記載の方法。

30. 前記挿入ステップは式：

$$R = \frac{30}{M} [R_{i1} + k R_{p1} + (M - 1 - k) R_{b1}]$$

を満たすステップを含み、式中のkはP1を割り当てたフレームの個数、MはGOPの大きさ、 R_{i1} 、 R_{p1} 、 R_{b1} はそれぞれI1、P1、B1フレームへのビットレート割り当て、Rは毎秒のチャンネルビットレートであり、そして R_{i1} 、 R_{p1} 、 R_{b1} がRを所望の一定値に維持するように調整される請求の範囲29に記載の方法。

31. 前記グローバルモーション決定ステップでは、ヒストグラムの差(DOH)、差分のヒストグラム(HOD)、ブロックヒストグラムの差(BH)、ブロック変動の差(BV)、動き補償エラー(MCE)を含む5種類の異なる距離測定のうちいずれか1つを時間的セグメンテーションのために用いる請求の範囲1に

記載の方法。

32. 前記割り当てステップは、所定のしきい値レベルを越える関連フレーム間の動きの大きさに基づいて内部フレーム（I）および／または予測フレーム（P）として個別のフレームを割り当てるステップを含む請求の範囲2に記載の方法。

33. I1、I2、P1、P2基準フレーム間のフレームスペーシングを実質的に最適化するために前記P1に指定のフレームを最適スペーシングにするステップをさらに含む請求の範囲6に記載の方法。

34. 前記最適スペーシングにするステップは、

0型しきい値検出で初期にP1に指定したフレーム位置と1型しきい値検出でそれぞれI2とP2に指定した一对のフレーム位置の間の距離平均からの偏差を最小にするステップと、

最適スペーシングのP1フレームに基づいて各GOPの構造を決定するステップと、を含む請求の範囲33に記載の方法。

35. 前記最適スペーシングのステップは、動きベクトルを決定するために各フレームを排他的検索するステップを含む請求の範囲34に記載の方法。

36. 前記最適スペーシングのステップは、フレーム間の動きベクトル情報を決定するために後ろ向きテレスコピック検索を使用するステップを含む請求の範囲34に記載の方法。

37. GOP間について、I1、I2、P1、P2、B1フレームの各形式についてビット割り当てを変化させるステップと、

前記フレーム形式のそれぞれについて前記ビットレートを一定に維持するステップと、

をさらに含む請求の範囲11に記載の方法。

38. 前記ビット割り当てを変化させるステップにおいて、式：

$$D_t = C_t \frac{R}{2(C_{I1} + NC_{P1} + (M - N - 1)C_{B1})}$$

にしたがって各GOPについての目標ビット割り当てを割り当てるステップをさらに含み、式中の D_t はピクチャタイプtについての前記目標ビット割り当て、

t は I 1、I 2、P 1、P 2 または B 1 ; C_{I1} 、 C_{P1} : C_{B1} のいずれかである、請求の範囲 3 7 に記載の方法。

3 9. 前記最適スペーシングにするステップは、フレーム間の 2 進検索を行ない、0 型しきい値変化の P 1 を指定したフレームについて実質的に等距離の位置を見つけるステップを含む請求の範囲 3 3 に記載の方法。

4 0. 前記フレームが表わすビデオデータから空間サブバンドを形成するステップをさらに含み、このステップに、連続フレームの選択された空間サブバンドを用いてグローバルモーションの度合を決定するための前記グローバルモーション決定ステップが続く請求の範囲 1 に記載の方法。

4 1. 前記空間サブバンド形成ステップは、

各フレームの前記ビデオデータの 1 つの空間方向に対してローパスまたはハイパス空間周波成分と第 2 の空間方向についてローパスまたはハイパス空間周波成分からなる派生画像を形成するステップと、

両方の空間方向で各画像について前記派生画像をサブサンプリングして前記空間サブバンドを取得するステップと、を含む請求の範囲 4 0 に記載の方法。

4 2. 前記空間サブバンド形成ステップは、

各フレームの前記ビデオデータを連続してローパスフィルタおよびハイパスフィルタそれぞれに通して、各空間方向に 2 つのフィルタ処理画像を取得するステップと、

各空間方向に 2 の倍数でサブサンプリングし各フレームについて 1 つのフィルタ処理画像をそれぞれサンプリングするステップであって、それぞれの得られた部分画像がこれの派生した元の画像の $1/4$ の画素数を有するようにするステップと、を含む請求の範囲 4 0 に記載の方法。

4 3. 前記空間サブバンド形成ステップは、

各フレームの前記ビデオデータをローパスおよびハイパスフィルタの両方の第 1 段と第 2 段に連続して通し、最低の第 1 段サブバンドの 1 つの空間方向について前記ローパスまたはハイパス周波数成分と第 2 の空間方向について前記ローパスまたはハイパス空間周波数成分とからなる第 2 段サブバンド画像を取得するステップと、

各フレームについて各空間方向それぞれで前記第2段サブバンド画像をサブサンプリングし、それぞれの得られた部分画像がこれの派生した元の画像の1/16の画素数を有するようにするステップと、

前記第2段サブバンド画像の最低のサブバンドを用いて前記グローバルモーションを決定するステップを実行するステップと、を含む請求の範囲40に記載の方法。

44. 連続フレームの所定個数をピクチャグループ (GOP) として設定することで、連続フレームを複数の連続GOPにグループ分けするステップと、

フレーム間のグローバルモーションの所定のしきい値を設定し、IおよびP型基準フレームを指定し、その間の他のフレームは全てB型フレームに指定するステップと、

1つのフレーム形式から前記1つのフレーム形式の次の連続フレームへ変化する画面の複雑さに対応する各フレーム形式で前記目標ビット割り当てを変化させるステップと、をさらに含む請求の範囲40に記載の方法。

45. MPEG標準に準拠してI、P、Bフレームを用いるビデオデータ圧縮システムにおいて、

ピクチャグループ (GOP) のフレーム間の時間的動きのしきい値を予め設定してIおよびPフレームを指定するステップと、

IフレームとPフレーム、Iフレームどうし、またはPフレームどうしの対のいずれか1つの間にそれぞれ配置したフレームをBフレームに指定するステップと、を含む方法。

46. 所定数のフレームを含むピクチャグループ (GOP) により関連させられたビデオデータからなるビデオデータを圧縮するシステムであって、

前記フレーム間のグローバルモーションの度合を決定するための動き検出手段と、

前記動き検出手段からの前記グローバルモーションの測定値に応じて、基準フレーム間のスペーシングを指定し調節するための手段と、

前記基準フレームを符号化するための符号化手段と、を含むシステム。

47. 前記指定手段は、フレーム間のグローバルモーションに対して前記基準フ

フレームをIおよび／またはP、およびBフレームとして符号化するための手段を含む請求の範囲46に記載のシステム。

48. 前記動き検出手段は、直前の基準フレームと後続フレームからの積算した動きが所定の T_0 しきい値を越える時点を検出し、前記指定手段が前記後続フレームの直前のフレームをP1フレームに指定することで応答するようにするための0型画面変化検出器手段を含む請求の範囲46に記載のシステム。

49. 前記動き検出手段は、2つの連続フレーム間のグローバルモーションが実質的な画面乃至ピクチャの変化を表わす所定の T_1 しきい値を越える時点を検出し、前記指定手段が前記2つの連続フレームの第1に発生するフレームをP2フレームに、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームに指定することで応答するようにするための1型画面変化検出器手段を含む請求の範囲46に記載のシステム。

50. 前記動き検出手段は、2つの連続フレーム間のグローバルモーションが実質的な画面乃至ピクチャの変化を表わす所定の T_1 しきい値を越える時点を検出し、前記指定手段が前記2つの連続フレームの第1に発生するフレームをP2フレームに、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームに指定することで応答するようにするための1型画面変化検出器手段をさらに含む請求の範囲48に記載のシステム。

51. 前記フレームはピクチャグループ(GOP)に構成されそのそれぞれが所定数の連続フレームからなり、前記符号器手段はさらに、任意のGOPを符号化するために使用するビット数が前記システムのビット容量を越えないようにするためのビットレート制御手段を含む請求の範囲50に記載のシステム。

52. 基準フレームを含むフレームのグループに含まれるビデオデータを圧縮するための装置であって、

フレーム間のグローバルモーションを決定するための手段と、

決定した前記グローバルモーションに応じて前記グループ内のフレームの形式を分類するための手段と、

分類に基づいてフレームを処理するための動き補償符号器手段と、を含む装置

。

53. 前記分類するための手段は、隣接するフレームの第1のものをP2フレーム

に、前記隣接するフレームの後のものをI2フレームに、これらの間の前記グローバルモーションが画面変化を表わす任意の値を越える場合に分類することを
含む請求の範囲52に記載の装置。

54. 直前の基準フレームに対して任意の値を越えるグローバルモーションを有するフレームに先行するフレームがP1フレームに指定されることを含む請求の
範囲52に記載の装置。

55. 前記グループ内のN個のフレームをデフォルトのP1フレームとして分類するための手段をさらに含む請求の範囲52に記載の装置。

56. P1として分類された前記N個のフレームは任意のフレーム間隔で発生することを
含む請求の範囲55に記載の装置。

57. デフォルトのP1フレームとして分類された隣接フレームがこれらの間に
同じ量のグローバルモーションを有することを含む請求の範囲55に記載の装置

。58. 所定数のフレームを含むピクチャグループ（GOP）により関連させられたビデオデータからなるビデオデータを圧縮するシステムであって、

前記ビデオデータを受信し、それぞれ個別のフレームのサブサンプリングした画素を全体として表わす複数の空間サブバンドを前記ビデオデータから抽出するためのサブバンドビデオ符号化手段と、

前記フレームの前記空間サブバンドのサブサンプリングした対応画素それぞれの間のグローバルモーションの度合を決定するための動き検出手段と、

前記動き検出手段からの前記グローバルモーション測定値に応じて基準フレーム間のスペーシングを指定し調節するための手段と、

前記基準フレームの前記空間的サブバンドをそれぞれ符号化するためのサブバンド符号化手段と、を含むシステム。

59. 前記指定手段は、前記フレームの別々の前記空間サブバンド間についてのグローバルモーションに関係させて前記基準フレームをIおよび／またはPおよびBフレームとして符号化するための手段をさらに含む請求の範囲に58に記載

のシステム。

60．前記動き検出手段は、連続したフレームの空間サブバンドからの累積した動きとこれに対応する直前の基準フレームの空間サブバンドとが所定のT0しき

い値を越える時点を検出するための0型画面変化検出器手段をさらに含み、そして前記指定手段が前記連続フレームの直前のフレームをP1フレームに指定することにより応答する請求の範囲58に記載のシステム。

61．前記動き検出手段は、2つの連続するフレームの対応する空間サブバンドの間のグローバルモーションが実質的な画面乃至ピクチャの変化を表わす所定のT1しきい値を越える時点を検出するための1型画面変化検出器手段をさらに含み、これにより前記指定手段は、前記2つの連続フレームの第1に発生するフレームをP2フレームとして、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームとして指定することにより応答する請求の範囲58に記載のシステム。

62．前記動き検出手段は、2つの連続するフレームの対応する空間サブバンドの間のグローバルモーションが実質的な画面またはピクチャ変化を表わす所定のT1しきい値を越える時点を検出するための1型画面変化検出器手段をさらに含み、これにより前記指定手段は、前記2つの連続フレームの第1に発生するフレームをP2フレームとして、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームとして指定することにより応答する請求の範囲60に記載のシステム。

【発明の詳細な説明】

時間適応型動き補間を用いる画像データの圧縮方法ならびにその装置

技術分野

本発明は、一般にデジタルデータの圧縮技術に関し、さらに特定すれば、選択的に拡張データ圧縮を提供する方法でビデオデータの連続フレームの符号化技術に関する。

背景技術

高速デジタル装置と大容量高速メモリが利用可能となることにより、連続フレームまたはフレーム群の間の変化を表わす符号化デジタル信号だけを送信することによって、ビデオ伝送のための任意の帯域幅をいっそう効率的に使用する、と言う古くからのアイデアを具現化することが可能になった。高圧縮を実現するには、冗長性の減少だけではなく、不適切性の減少及び人間の視覚的認識特性を活用する大まかな符号化も解決する必要がある。人間の視覚の空間的限界は多くのシステムで広範囲に活用されており、特に離散コサイン変換（DCT：Discrete Cosine Transform）を用いる適応量子化（例えばDCT量子化マトリクスにおいて）や、その他の技術、例えばサブバンド符号化やマルチ解像度表現においても活用されてきた。

時間データの減少は、ビデオ画像の連続したフレーム間に高い相関が存在する、という認識に基づいている。しかしながら、人間の視覚の時間的特性を画像符号化システムへ応用する点では、例えばフレーム速度を例えば24～60フレーム／秒に決定する、といった最も基本的な方法を除いてほとんど業績が見られなかった。これは部分的には空間処理より時間処理に高い複雑性が予想されるためであり、またビデオシーケンスの認知画質の標準測定法を定義する上で時間的時点を含めることの困難さによるものでもある。

動画エキスパートグループにより1991年11月に公表された規格つまり（ISO-IEC/JTC1/SC2/WG12）と識別されるMPEG規格では、複数の生画像データフレームのシーケンスを複数の連続したグループ、即ち

GOP（グループオブピクチャ）にそれぞれ分割し、そして符号化したGOPに

は独立フレーム I、予測フレーム P、双方向予測フレーム B を含む構成とされており、GOP は例えば次のように構成される。

I、B、B、P、B、B、P、B、B、P、B、B、P、B、B。

第 1 の P フレームは直前の I フレームに由来し、残りの P フレームは直前の先行する P フレームに由来する。I および P フレームは基準フレームである。各 B フレームは、そのどちらかの側で最も近くにある基準フレームに由来するので、直接関係する P フレームはその前の B フレームを派生させる前に派生させる必要がある。

各 GOP の初めにある高品位の独立フレーム I は、フレーム差分符号化を用いて積算エラーを回避するために必要とされる。量子化の目的は、フレーム間の変化を表わすために用いるビット数を制御することである。複数のフレーム同士で対応する部分は、基準フレーム内のブロックが、この基準フレームから派生するフレーム内のどこに配置されることになるかを表わす動きベクトルによって伝達される。フレーム間の差分は一般的に動きによって起こり、そして P フレームー B フレーム間よりも P フレームどうしの方がより多くの動きが起こり得るので、P フレームのどちらかの側で P フレームから B フレームを派生させるよりも P フレームから P フレームを派生させる方がより多くのビットを必要とする。

典型的な MPEG システムでは、多数のビットを使用する基準フレームについて 3 フレームのスペーシングが十分に動きを伝達するために必要とされる。しかし、動きが少ないかまたは動きがない場合には、これらのフレームを表わすために用いられるビット数は余分なものとなる。

発明の要約

本発明の 1 つの目的は、ビデオ圧縮のための方法ならびに装置の改良を提供することである。

本発明の他の目的は、現在のビデオ符号化規格と互換性のあるビデオ圧縮用の動き補償補間符号化のための方法ならびに装置の改良を提供することである。

本発明の 1 つの実施形態において、時間的セグメンテーションは、ビデオ圧縮のための動き補間構造に動的に対応するように用いられる。入力ビデオ信号の時

間的变化は、基準フレーム間の間隔を調節するために用いられる。動的なグループオブピクチャ（GOP）構造のためのビットレート制御は、人間の視覚における時間的マスキングに基づいて行われる。好適実施形態において、基準フレーム間のスペーシングは、異なる時間的間隔についての異なる測定値に基づいており、それは時間適応型動き補間（TAMI）のためのアルゴリズムを使用してなされる。本発明によるこれらの実施形態と他の実施形態は、以下のパラグラフで詳細に要約する。

従来のMPEGシステムのようにGOP内で基準フレームを固定的に配置するのに代えて、本発明においては、基準フレームの位置及び使用ビット数は、フレーム間でのグローバルモーションの量に依存している。本発明で用いるこのグローバルモーションというのは、全体としてのフレーム間の動きと定義する。そしてこの動きは、多数の周知の方法、例えばヒストグラム差、差分のヒストグラム、ブロックヒストグラムの差、ブロック変動差、および動き補償エラーなどで測定できる。

以下の説明において、MPEGのI、P、Bフレームに対応するフレームはI1、P1、B1フレームと標記する。

あるフレームとI1即ち第1のフレームとの間のグローバルモーションが経験的に決定した値 T_0 を越えるようなフレームがGOPに含まれていない場合には、残りのフレームは全てB型であり、そしてこれら残りのフレームはこのGOPのI1フレームと次のGOPのI1フレームとから派生する。したがって、本発明のこの実施形態では、P1型のフレームは使用されず、多くのビットを節約できることになる。

あるフレームとそのフレームの前にある基準フレームとの間のグローバルモーションが T_0 を越える場合、当該基準フレームは、本明細書においてP1フレームとする。つまりP1フレームは、動きを十分に伝達するのに必要な場合に使用される。

隣接するフレーム間のグローバルモーションも測定する。これが経験的に決定した値 T_1 を越える場合は、急激な画面変化がフレーム間に発生したことを示している。この場合、本発明の実施形態において、隣接するフレームのうち後のフ

フレームはI 2フレームとし、これはI 1フレームより少ないビット数で独立して処理され、そしてI 2フレームの直前のフレームはP 2フレームとし、これはP 1フレームより少ないビット数を有する。P 2フレームの相対的な荒さは肉眼的に観察されないが、これは後方マスキングとして公知の現象によるものである。またI 2フレームの相対的な荒さも肉眼的に観察されないが、これは前方マスキングとして公知の現象によるものである。

従来のMPEGシステムならびに本発明のシステムの両方において、基準フレームを処理したあとでこれらの間のBまたはB 1フレームを処理する必要があることは明らかである。

前述した演算方法ではグローバルモーションで必要とされるビットだけを使用しており、時間適応型動き補間(TAMI)と略称される。

例えばデジタルテレビで使用される送信チャンネルで本システムを使用する場合、ビットレートは、処理済みビットをバッファに読み込み、バッファ内の任意のビット数を維持するように量子化回路で使用されるレベル数を制御することによって制御することができる。2つ又はそれ以上の連続フレームが T_0 を越えるグローバルモーションを有しており、これら連続フレームの直前のフレームが高解像度のP 1フレームとして指定される場合には、ビットレートを制御すれば求められるより少ないビット数で第2のP 1フレームを処理することが可能になる。このような場合、本発明の別の実施形態においては、第1のP 1フレームだけを処理し、そしてこの第1のP 1フレームと次の基準フレームとの間のフレームは、P 1フレームとして分類されるような場合であっても、B 1フレームとして処理される。

量子化回路を制御して固定ビットレートを越えないようにする別の方法は、指定したフレームの処理に公称ビット数を使用するような場合であれば、GOPで要求される総ビット数を探し、また固定ビットレートを越えるビットレートが要求されるような場合であれば、公称ビット数を必要に応じて比例的に引き下げることである。そのため、もし非常に多くのP 1フレームが存在するような場合、本発明の別の実施形態においては、これら複数のP 1フレームを全て処理する際に少ないビット数を使用することができるよう量子化レベルを減少させる。

本発明の符号化システムを、例えば非同期転送モード（ATM）や広帯域統合サービスデジタル回路網（ISDN）といった概念で使用する分配システムに結合した場合、別の実施形態において可変ビットレート符号化（VBR）をTAMIと組み合わせて使用すると、このようなチャンネルの非常に広い有効帯域幅のためにVBR-TAMIシステムを形成できる。このシステムは、P1フレームの個数が制限されないと言う点だけでTAMIと異なっている。

固定ビットレートTAMI（FBR-TAMI）では、全てのブロック動き補償符号化システムと同様に、例えば T_0 を越えるグローバルモーションが見られないようなときに基準フレームが離れすぎてしまい、動きのあるエッジで認識的に不快な符号化エラーを発生させてしまう傾向がある。

さらに、FBR-TAMI又はVBR-TAMIで最も長い符号化遅延は、GOPの時間長に等しく、15フレームからなるGOPの場合では1/2秒となり、長すぎることもある。

上述の問題を和らげるためには、本発明のさらに別の実施形態において、N個のP1基準フレームをデフォルトとしてあえてGOPに挿入する。つまりグローバルモーションが関係して必要とされているのではないフレームを、GOP構造に挿入する。これによってGOPをN+1のセグメントに分割し、これを順次処理して、基準フレーム間の時間を減少させ、さらに良好な動きの表現を提供すると同時に、処理時間を減少することができる。Nを増大させるにつれて符号化遅延は減少するが、ビットレートの節約度の減少はそれほどでない。

I1からのグローバルモーションが T_0 を越えないためにP1フレームとして指定されるフレームがGOP内に存在しない場合、P1フレームをB1フレームに置き換えることで|P1| - |B1|の剰余ビットをB型フレームの処理に利用できるようになる（絶対値標記を用いるのはフレームに割り当てたビット数を示すためである）。本発明のこの実施形態では、剰余ビットのあるB型フレームをB2フレームと称する。|B1|と|B2|の間の関連性は次の方程式で与えられる：

$$|B2| = |B1| + \frac{|P1| - |B1|}{M - N - 1}$$

ここでMはGOPの大きさ、Nは挿入したP1フレームの個数である。

GOPのフレームをP1およびB1またはB2フレームと指定したあと、本発明のいずれかのシステムまたは実施形態において、B1またはB2フレームの補間に必要な計算は通常の動き補償エンコーダで実現できるが、テレスコピック動きベクトル検索(telescopic motion vector searching)及び差分ピットレート制御システムで使用するエンコーダを使用するのが好ましい。

本発明の好適実施形態において、P1フレームは先行の基準フレームに対する T_0 を越える動きを有するフレームに配置するのではなく、フレーム間の動きの量ができるだけ同じになるように配置する。各フレームの動きの差が生成され、そして前述のようにI2及びP2フレームをフレーム間の動きが T_1 を越える場合の画面変化で指定される。使用すべきP1フレームの数Nを仮定し、これらといずれかの側の基準フレームとの間の時間的間隔についてn個の位置の全ての組み合わせで計算を行なって、これらの測定値全部の平均に最も近い位置を選択する。本発明のこの実施形態はOSA、つまり最適スペーシングアルゴリズム(optimal spacing algorithm)と称する。

本発明の別の実施形態では、Pフレームの最も有利な個数Nを各GOPにおけるフレーム指定から動的に決定する。

また、本発明の別の実施形態では、TAMIをサブバンドビデオ符号化に応用する。高精度の動きベクトル情報が本発明の各種実施形態に関連したアルゴリズムを実施する上で必要とされないことに鑑み、両方の空間方向に画素サンプリングを用いることで計算回数を減少することができ、より一層の計算回数の減少を図りたい場合には、前方テレスコピック検索ではなく後方テレスコピック検索を用いるようにすればよい。

図面の簡単な説明

本発明の各種実施形態は図面を参照して説明し、図面において実質的に同じ要素は同じ参照番号で識別される。図面において、

図1は、ブロッホの法則の元で人間の肉眼による光の認識を表わす等価強度パルスを示す。

図2Aは、人間の肉眼の時間的周波数応答の1次ローパスフィルタモデルの周波数応答関数のプロットである。

図2Bは、典型的な時間変調伝達関数のコントラスト感受性対時間周波数を示す曲線である。

図3は、本発明の1つの実施形態でグループオブピクチャ（GOP）の時間適応型動き補間（TAMI）を提供するビデオ符号器のブロック図である。

図4は、本発明の1つの実施形態で図3のビデオ符号器に関連したTAMIプログラミングまたはアルゴリズムのフローチャートである。

図5は、P1フレーム個数が制限されていない場合に0～P処理を比較するための信号対雑音比（S/N比）対フレーム番号と、本発明の1実施形態でP1フレーム個数が制限されている場合に得られた信号対雑音比とのプロット又は曲線を示す。

図6は、本発明の1つの実施形態で使用する連続フレーム間の動き予測のテレスコピック検索を示す。

図7Aから図7Dは、それぞれ $N=0$ 、1、2、3として、本発明の実施形態で使用するN個のP1フレームでのグループオブピクチャ構造（GOP）のデフォルトを示す。

図8Aは、本発明の1つの実施形態における1型または0型の画面変化を有する1-P方式でのGOP構造を示す。

図8Bは、1型の画面変化だけで0型画面変化が検出されない1-P方式でのGOP構造を示す。

図9は、本発明の別の実施形態の可変ビットレートTAMI符号器を示す。

図10は、図9の可変ビットレートTAMI符号器に関連した可変ビットレートTAMIアルゴリズムのフローチャートである。

図11は、本発明の別の実施形態における最適スペーシングアルゴリズムを提供するためのフローチャートである。

図12は、1型の画面変化が見られる場合に図11の2-P最適スペーシングアルゴリズムを用いるGOP構造を示す。

図13は、本発明の各種実施形態の最適スペーシングアルゴリズムで使用する

後方テレスコピック検索を示す。

図14(a)から図14(e)は、平均ビットレート736.5Kbit/秒(テニス)の場合で、ほとんど動きがない画像での信号対雑音比を、従来の固定4-P方式、0-P方式、1-P方式、2-P方式、3-P方式とそれぞれ比較するために示す。

図15(a)から図15(e)は、図14(a)から図14(e)のそれぞれのS/N比曲線に関連して、平均ビットレート736.5Kbit/秒(テニス)での対応するフレーム当たりのビットレートを示す。

図16(a)から図16(e)は、それぞれ本発明の実施形態による4-P方式、0-P方式、1-P方式、2-P方式、3-P方式について、平均ビットレート736.5Kbit/秒(テニス)を有する画面変化でのGOPの連続する複数フレームから取り出したS/N比曲線である。

図17(a)から図17(e)は、平均ビットレート736.5Kbit/秒(テニス)の場合に、それぞれ図17(a)から図17(e)に対応した急激な画面変化のある時間的高動領域でのビットレート対連続フレームの数の曲線を示す。

図18(a)から図18(e)は、ビットレート300Kbit/秒(テニス)の時に従来の固定4-P方式と本発明の実施形態での0-P方式、1-P方式、2-P方式、3-P方式それぞれで、わずかな動きの画像のS/N比曲線対連続フレーム数を示す。

図19(a)から図19(e)は、それぞれ図18(a)から図18(e)に対応するビットレート対連続フレーム数を示す。

図20は、従来の固定4-Pと本発明の0-P方式、1-P方式、2-P方式、3-P方式の実施形態で、平均ビットレート736.5Kbit/秒のわずかな動きを有する画像で異なる補間方式の性能を示す表である。

図21は、平均ビットレート736.5Kbit/秒で画面変化を含む画像の異なる補間方式の性能を示すための表である。

図22は、平均ビットレート300Kbit/秒でわずかな動きを含む画像の異なる補間方式の性能を示すための表である。

図23(a)は、それぞれが同じ平均ビットレート663Kbit/秒の本発明のFBR-TAMIとVBR-TAMIの性能を比較するためのS/N比曲線である。

図23(b)は、それぞれ同じ平均ビットレート663Kbit/秒のFBR-TAMIとVBR-TAMIの性能を比較するためのS/N比曲線である。

図24(a)から図24(e)は、それぞれDOH、HOD、BH、BV、MCE測定法を用いてフレーム番号120から180での第1フレームと現在フレームの間の間隔を示す。

図25(a)から図25(e)は、それぞれDOH、HOD、BH、BV、MCE測定法を用いた本発明の最適スペーシングアルゴリズム(OSA)のS/N比曲線を示す。

図26は、5種類の別の間隔測定法と3種類の別のフレーム数範囲でB2フレームのない本発明のOSA実施形態を用いたS/N比の結果とビットレートの結果を表作するための表を示す。

図27は、5種類の別の間隔測定法と3種類の別のフレーム数範囲でB2フレームのない本発明のOSA実施形態を用いたS/N比とビットレート結果を表作するための表を示す。

図28(a)から図28(e)は、それぞれDOH、HOD、BH、BV、MCE測定法を用いB2フレームのない適応型最適スペーシングアルゴリズム(OSA)の本発明の実施形態の使用によるフレーム番号90から150とS/N比との曲線である。

図29(a)から(c)は、本発明のTAMIとOSAを比較するための合成曲線を示す。

図30は、 τ に設定した0型しきい値を用いた時間セグメントに対する1つのフレームと他のフレームの間隔を示す。

図31は、BS-E-TAMI(2進検索等間隔TAMI)と呼ばれる本発明の他の実施形態によるアルゴリズムを示す。

図32は、本発明におけるTAMIとOSAの両方に関連するフローチャートを示す。

図 3 3 は、図 3 2 のフローチャートで一般に要求される画面変化検出ステップに関連のあるステップのフローチャートを示す。

図 3 4 は、図 3 2 のフローチャートの画面検出ステップに関連して N-P T A M I と呼ばれる本発明の他の実施形態による画面変化検出方法のフローチャートである。

図 3 5 は、図 3 2、図 3 6 A、図 3 6 B のフローチャートに図示した 1 つまたはそれ以上の一般化した符号化ステップに関連する符号化ステップを詳細に説明したフローチャートである。

図 3 6 A と図 3 6 B は、それぞれ本発明の別の実施形態において図 3 2 のフローチャートの「M A I N」ステップに関連する処理ステップの一部を示す。

図 3 7 は、図 3 6 A のフローチャートの M E P (ステップ 2 6 8) の詳細を示すフローチャートである。

図 3 8 は、図 3 6 A のフローチャートの M E I (ステップ 2 7 6) を示すフローチャートである。

図 3 9 は、本発明の各種実施形態を実現するためのハードウェア構成を示す概略ブロック図である。

図 4 0 は、図 3 9 に一般化して示した画面変化検出器 3 1 0 の一部を示す概略ブロック図である。

図 4 1 は、図 4 0 の概略図に一般化して示した距離計算ユニット 3 3 8 の概略ブロック図である。

図 4 2 は、図 4 0 に一般化して示した 1 型画面変化検出器 3 4 0 の概略ブロック図である。

図 4 3 は、図 4 0 に一般化して示した 0 型画面変化検出器 3 4 2 を示す概略ブロック図である。

図 4 4 は、図 4 0 に一般化して示した G O P 構造生成ユニット 3 4 4 の概略ブロック図である。

図 4 5 は、図 4 0 に一般化して示した画面検出器制御装置モジュール 3 4 6 の概略ブロック図である。

図 4 6 は、図 3 9 に一般化して示した動き補償モジュール 3 1 8 の概略ブロッ

ク図である。

図４７は、図４６に図示した動き補償モジュール３１８のスイッチ制御ブロック又はモジュールの真理値表を示す。

図４８は、図４６に図示した動き補償モジュール３１８の動き予測モジュールの概略ブロック図である。

図４９は、図４８の概略図に図示したテレスコピック動き予測制御装置４２４の概略ブロック図である。

図５０は、図３９に図示したハードウェアシステムのビットレート制御モジュール３２６についての概略ブロック図と表４４４を示す。

図５１は、本発明のＢＳ－Ｅ－ＴＡＭＩによる図３９の符号器に関連する画面変化検出器３１０の構成を示す概略ブロック図である。

図５２は、図５１の画面変化検出器３１０に付属する２進検索ユニット４５０の概略ブロック図である。

図５３は、本発明の他の実施形態によるＴＡＭＩを含む一般化したサブバンドビデオ符号器４６０の概略ブロック図である。

図５４は、図５３の符号器４６０に関連した多解像度動き予測法を示す概略説明図である。

図５５は、差分パルス符号変調方式（ＤＰＣＭ）で左から水平方向の予測、第１の桁から垂直方向の予測を利用するブロック走査モードを示す。

図５６は、図５３のサブバンド符号化システムに関連するブロック走査水平走査モードを示す。

図５７は、図５３のサブバンド符号化システムに関連する垂直ブロック走査モードを示す。

図５８は、本発明の各種実施形態の間の性能比較の表である。

図５９は、本発明のサブバンドビデオ符号化の実施形態によるシステムに関する詳細な説明を提供するための図５３を追加説明するための概略ブロック図である。

図６０は、図５９のサブバンドビデオ符号化システムのサブバンド分析モジュール４１６４の概略ブロック図である。

本発明による好適実施例の詳細な説明

本発明の符号化方式の1つの実施形態で活用している認識要因の1つは時間マスキングで、これは低レベル認知における時間加重に密接に関連するが、これとは異なる。時間的マスキングの画像符号化における活用についてはほとんど従来の業績が見られない。

時間加重はブロッホの法則として1世紀以上前から知られている。ブロッホの法則では、約100ms（ミリ秒）の臨界時間、即ち持続時間（T）以下のとき、人間の肉眼による輝度認識は、持続時間（T）と輝度（I）の積が一定に保たれる限り一定であるとしている。すなわち、

$$I \times T = K \quad (1)$$

これは一種の時間加重（積分）が人間の視覚系に発生することを表わしている。図1は時間加重効果を示したもので、輝度認識はパルス1、2、3の合計面積にだけ依存し、個別のパルスの持続時間や輝度の強さとは無関係である。時間加重が神経現象であり光受容器(photoreceptor)レベルでは発生しないことが分っているが、これが神経節細胞レベルで、側膝状体核(lateral geniculate nucleus; LGN)で、又は皮質で発生しているのかどうかはまだ分っていない。持続臨界時間は、黒い背景に対して光の点を見た場合（暗視野条件）に約100msである。自然な視覚条件（明視野条件）では臨界持続時間はもっと短く、約20ms程度である。画像内容の認識を伴うに関する作業として、例えば試験画像内の物体の方向をいうことができる等で、臨界持続時間は、数百ms程度まで長くなることがある。この時間加重が作用するため、人間の視覚は時間解像度が制限され、臨界持続時間は一般に20から100ms以下にはならない。これが映画やテレビのフレーム速度の選択に影響を与えた主な心理的物理的要因である。

本発明は、視覚の時間的マスキングの態様に関する。簡単なローパスフィルタモデルを用いることでこの現象は特徴付けられる。人間の時間的処理を洩れの多い積分器、すなわち1次ローパスフィルタとしてモデル化すれば充分である。

ラプラス変換として表現される時間的伝達関数は、次のようにモデル化するこ

とができる。

$$H(S) = \frac{1}{1 + ST} \quad (2)$$

ここでTは復元時間（臨界持続時間）で、約100から200ミリ秒である。
フーリエ変換の項で表現される周波数応答は次式で与えられる：

$$|H(j\omega)| = \frac{1}{\sqrt{(1 + \omega^2 T^2)}} \quad (3)$$

この応答はだまかに時間的変調伝達関数（MTF）を反映しており、見えるか見えないかのサイン波変調振幅の逆数として定義される。これは刺激の時間周波数に対する肉眼の感度応答関数である。図2Aは洩れの多い積分器モデルの周波数応答曲線27を示し、図2Bはそれぞれ空間周波数0.5サイクル/秒と16サイクル/秒を有する曲線31、33で典型的な時間的MTFの周波数応答曲線を示す。

時間的マスキングは2種類あり、前方向と後方向である。到着する刺激が時間に対して前方向で作用して後続の刺激に影響する場合には前方マスキングであり、後に到着した刺激がすでに到着しすぎ去った刺激に影響する場合は後方マスキングである。符号化方式におけるこれらの効果のため、後続のフレームの場合と同様に画面変化の直前のフレームを粗く符号化することができる。この効果は実験で確認されており、オリジナルフレーム群と、粗く符号化した直前フレームを含むフレーム群との間の認識上の品質に少しも差が検出されていない。通常のフレームのビット数を20%ほど減らしてフレームを符号化した場合であっても、わずかな認識上の差が検出される程度であった。

一般に、これらの前方及び後方マスキング効果は、時間マスキングの基礎となる2つの作用により説明することができる。1つは光によるマスキングで、輝度に急激な変化がある場合に発生する。この効果は網膜上の側方抑圧に起因すると考えられている。もう1つは視覚処理雑音によるマスキングで、視覚パターンの

急激な変化があった場合に発生する。これは時間的加算によって空間コントラストが劣化することで説明することができる。画面変化が生じる場合にはこれら2種類のマスキング作用の組み合わせ効果によって、前方及び後方マスキング効果を

発生する。

時間適応型動き補間（TAMI）アルゴリズム

固定ビットレート符号化（FBR-TAMI）：

本発明による新規な動き補間符号化技術は、I（内部フレーム）、P（予測フレーム）、B（双方向補間フレーム）を含む幾つかの術語をMPEG標準から採り入れており、現在のビデオ符号化規格に準拠する装置と一般的に互換性を有する。本発明の1つの実施形態では、時間適応型動き補間アルゴリズム（以下ではTAMIアルゴリズムと称する）が開発された。TAMIアルゴリズムの1つの変型例では、固定ビットレート符号化を使用し、後述するFBR-TAMIを提供する。

TAMIアルゴリズムでは、2つの基準フレームの間隔は、入力ビデオの時間的変動にしたがって対応させるようにする。また、ビットレート制御は、人間の視覚の時間的マスキングを活用している。この方法の重要な問題点は、グループオブピクチャ（GOP）構造が動的に変化することによるビットレート制御の問題である。

画面変化が起こったとき、画面変化後の最初のフレームをIフレーム、つまり内部フレームとして符号化するのが望ましいが、現実的ではない。というのは1つのGOP内にこのような多くの画面変化が存在するとすれば、ビットレートは急激に増加することになってしまうからである。

この問題は、新規のIフレーム、即ち内部フレームを通常のBフレームで使用するビット数と同じビット数で粗く量子化することで解決できる。これによるピクチャ品質の劣化は、前方時間マスキング効果のためシーケンスが連続表示されるときには起こらない。画面変化に続くフレームのビットレート（帯域幅）が最大ビットレート（帯域幅）まで徐々に増加して戻るならば、画面変化後のフレームの劣化は知覚できないことが知られている。

低品質の内部フレームを画面変化後に使用すると、新しい内部フレームが使用

されるまで後続フレームのピクチャ品質に直接影響が及び、後続フレームの品質は相次ぐフレームを経るにしたがって高くなる。このステップ的なフレーム品質

の改善は、フレームごとを基礎とする明示的なビット割り当て制御を行う複雑な方法を用いなくても実現される。

入力ビデオの有意な時間的変動を検出するために、本発明を開発するに当たって、様々な時間的間隔の測定を考慮した。これらの様々な時間的間隔は、実際にはフレーム間のグローバルモーションの測定量である。これらの動きの測定は、ヒストグラムの差 (DOH)、差分のヒストグラム (HOD)、ブロックヒストグラム (BH)、ブロック変動 (BV) 或いは動き補償エラー (MCE) のそれぞれによって決定することができる。これらについては詳細に後述する。本発明のTAMIアルゴリズムでは、6種類の異なるフレーム形式、I 1、I 2、P 1、P 2、B 1及びB 2を使用する。フレーム形式I 1、P 1及びB 1は、MPEG標準で定義されているのと同じ通常フレーム形式である。フレーム形式I 2とP 2は、B 1フレームと同じビット割り当てを有する。すなわち、I 2とP 2とはそれぞれ非常に粗く量子化した内部フレームと予測フレームである。一方B 2は、通常のB 1フレームよりビット数の多い補間フレームで、一般にP 1フレームよりビット数が少ない。I 1とするフレームは完全なフレームであり、詳細に量子化される。

TAMIの1つの実施形態において、I 1フレームは、各GOPで常に第1フレームとなる。直前の基準フレームとGOP内の連続フレームとからの累積した動き又は測定した間隔が0しきい値を越える場合、その連続フレームの直前のフレームは、P 1フレームに指定される。2つの連続したフレーム（直前のフレームと直後のフレーム）間の動き又は測定した間隔が1型しきい値を越える場合には、第1フレーム、即ち直前のフレームがP 2フレームと指定され、第2フレーム、即ち直後のフレームがI 2フレームと指定される。

I 1、I 2、P 1及びP 2フレームは、B 1及びB 2フレームを補間する際に使用される基準フレームである。0型画面変化を発生するGOPでは、基準フレームの間にB 1フレームが指定される。0型画面変化を発生しないGOPでは、基準フレーム間でB 2フレームが、詳細に後述するように指定される。換言すれ

ば、GOP内で0型画面変化が検出されない場合にはB 2フレームが使用され、

可能なデフォルトP1フレーム以外のP1フレームは発生しない。したがって、追加のP1フレームを必要としないことで節約されるビットがB1フレーム間に分配されて、これらが大きい解像度のB2となることになる。したがってB2フレームは基本的にはB1フレームと同じであるが、割り当てられるビット数がわずかに大きいものである。

本発明の他の実施形態では、1つのGOPにおいて第1に発生するPフレームは、直前のIフレームから予測される。続けて発生するPフレームは、直前のPフレーム又はI2フレームどちらか近い方から予測される。

図3はTAMIアルゴリズムのブロックダイアグラム10を示す。TAMIアルゴリズムは、まず第1に現在のGOP内の全てのフレームを検索して1型画面変化を検出し(1型画面変化検出器(SCD12)を使用する)、そして0型画面変化を検出する(0型画面変化検出器(SCD14)を使用する)。次のステップでGOP(グループオブピクチャ)構造内でのPフレームとBフレームの位置を決定する(GS出力検出器16を使用する)。そしてPフレームとBフレームの位置を利用して、動き補償補間符号器18によりフレームを処理する。この動き補償補間符号器18は、典型的な動き補償符号器と類似のものだが、この例ではテレスコピック動きベクトル検索及び異なるビットレート制御機構とを使用する点で異なる。動き補償補間符号器18は、離散コサイン変換(DCT)モジュール4、量子化回路(Q)5、可変長符号生成器6、バッファ7、逆量子化回路(Q^{-1})8、逆離散コサイン変換モジュール(IDCT)9、動き予測回路(ME)15、第1と第2の加算結合17、19を含む。DCT4は従来技術で公知のように、時間ドメインからのデータを周波数ドメインに変換する。

TAMIアルゴリズムのフローチャート10が図4に図示しており、これには画面変化検出器12、14で実行するプログラミングの詳細が含まれる。アルゴリズム10はマイクロプロセッサをプログラミングして、例えば1つのGOPを処理ユニットとして使用して、以下のように一般化されるステップを実行するためのステップ100~110及び16を含む：

A： 1つのGOPからマイクロプロセッサ内に含まれる関連フレームメモ

リヘフレームを読み込む（ステップ101、102）。

B： 1型画面変化の位置を1型SCD12で検出する（ステップ103、106、107）。

C： 0型画面変化の位置を0型SCD14で検出する（ステップ104、108、109）。

D： GOP構造を決定する、すなわちI、P、Bフレーム全部の位置をGS16で決定する（ステップ105、16）。

E： 動き補償符号器18へステップDで生成した情報を出力する。

図示したアルゴリズムを処理するためには、2種類の画面変化検出器12、14が必要である。図4では、第1の画面変化検出器12は、現在のフレーム f_c とその直前のフレーム f_{c-1} の間隔又は相対的な動きの大きさがしきい値 T_1 より大きい場合に、現在フレームに1型画面変化があることを宣言する（ステップ103）。この形式の画面変化は実際の画面内容の変化に対応し、I2フレームとして符号化され（非常に粗く量子化される内部フレーム）、そして直前のフレーム f_{c-1} はステップ106でP2フレームとして符号化される（非常に粗く量子化された予測フレーム）。I2フレームの符号化は、前方時間マスキング効果を活用しており、P2フレーム符号化では後方時間マスキング効果を利用している。

第2の画面変化検出器14は、0型画面変化を検出する。ここでは、処理のために時間的セグメンテーションアルゴリズムを実施する。図4に示すように、このアルゴリズムは、現在フレーム f_c と最後の基準フレーム f_{ref} の間で測定した間隔又は相対的な動きがしきい値 T_0 より大きい場合に、現在フレーム f_c に0型画面変化があることを宣言する。（ステップ104参照）。この場合には直前のフレーム f_{c-1} が通常の予測フレームであるP1フレームになる。時間的セグメンテーションのビット割り当て方法では、各時間的セグメントの終了フレームがP1フレームになり、そしてその間のフレームは、余分なP1フレームが使用されるか否かによってB1又はB2フレームとなるようにする。

実験の結果、1つの変更を行なった。2つ以上の余分なP1フレームが画質劣化を招くことが分ったため、余分なP1フレームの個数を1に設定した。ただし

余分なP1フレーム0個は適応性なしを表わす。多数のP1フレームを使用した場合の劣化の理由については以下に説明する。バッファ7と量子化回路(Q)5の間のフィードバックループ21を用いた固定ビットレート符号化を使用しているため(図3参照)、連続するP1フレームでのビットレートは、フィードバックループ21によりステップ的に減少する(すなわち粗く量子化される)。ところが、粗いP1フレームを使用すると、P1フレームの画質を劣化させるばかりか、P1フレーム間のBフレームの画質をも劣化させる、という副作用を生じる。動きの多い部分では粗く量子化したP1フレームの個数を制限し、除外されるP1フレームをB1フレームに置き換えるのが望ましい。P1フレームの個数を制限しない場合における、P1フレームによる画質劣化の影響は、P1フレームの個数を制限する方式と比較して、それぞれ曲線23、25に関連しており、図5で容易に見ることができる。

2種類の異なるビット割り当て方式を使用することができる。第1の方式は一定ビット割り当て方式で、B型を除く各ピクチャ形式に応じたビット割り当ては、検出されたSSP(画面セグメンテーションポイント、すなわち0型の画面変化)の個数とは無関係であり、GOP間で常に一定している。一定ビット割り当て方式は、2つの理由からある種の用途でより好適である。第1に、Iフレーム及びPフレームのピクチャ画質の変動は、可変ビット割り当て方式を使用したときのBフレームの画質の変動よりも大きい。第2に、Iフレームは15フレームごと(1/2秒ごと)に反復するので、もしIフレームのビット割り当てが可変とされると、2ヘルツのプリンクの問題がでてくることがある。

第2の方式は可変ビット割り当て方式で、各ピクチャ形式に対応するビット割り当ては、検出したSSPの個数にしたがってGOP間で変化できるようにしているが、異なるピクチャ形式間でのビット比は常に一定である。一定ビット割り当て方式を使用した場合、ビット資源の制約のため(固定ビットレート符号化又は一定ビットレート符号化のため)、Pフレーム個数を大幅に変化させることができない。それ故、ある程度の適応性を持たせるため、1つの実施形態で、Pフレーム個数の変化は1に制限されるが、これはBフレーム(B1、B2)に2種類の異なるビット割り当てを行なうことで容易に実現することができる。つまり

余分なPフレームが使用される場合にはB1フレームを使用し、そうでない場合にはB2フレームを使用するようにすればよい。可変ビット割り当て方式は、後述のように、GOP内でPフレーム個数に可変をもたせるために、Pフレームの個数を適合させるのに用いられる。以下の節では一定ビットレート割り当てを詳細に説明する。

固定ビットレート符号化（FBR-TAMI）：

本発明のTAMIアルゴリズムは、簡単なレート制御方法を使用しており、これはバッファ7に入力されたビット数（図3参照）を調整することに基づくもので、1つのフレームの符号化の最中にバッファ7が一杯になり始めた場合、次のフレームの符号化で生成されるビット数を自動的に減少するようにシステムがプログラムしてある。異なるピクチャ形式（I1、I2、P1、P2、B1、B2）のためにビットをGS出力16を介して割り当てたあと、1つのスライスを設定するための目標ビットが動き補償補間符号器18を介して計算される。スライスはMPEG標準で一連のマクロブロックとして定義されている（符号化シンタックスの層の1つ）ことに注意する。またマクロブロックも同様にMPEGにおいて「ピクチャの16×16区画の輝度成分からそれぞれ由来する8×8の4個の輝度データブロックと、8×8の2つの色差データブロック」と定義されている。各スライスの終端で、バッファ7の内容をモニタする。目標バッファ内容以上または以下の場合には、QP（量子化パラメータ）はそれぞれ減少または増加される（スライスレベルのビットレート制御）。入力ビデオシーケンスの変化する符号化の問題に適応させるため、現在のピクチャで作成されるビットは、同じピクチャ形式のフレームが次に発生する際の目標ビットとして用いる。直前のフレームで作成したビットが目標ビットより多いか又は少ない場合には、次のピクチャへのビット割り当てを所定の方程式により調節して每秒ビットレートの受け入れ可能な範囲を維持する（フレームレベルのレート制御）：

$$TB = XTB \left[\frac{TB R_{GOP}}{AB R_{GOP}} \right] \quad (4)$$

ここで TB は目標ビット割り当て、 ABR_{GOP} は実際のGOPビットレート、

TBR_{GOP} は目標GOPビットレート、 XTB は直前フレームの目標ビット割り当てである。

現在のフレームと基準フレームの間のフレーム間隔は最大15までになる（GOPのサイズ15のとき）ため、動き予測に困難が生じる。これは、隣接フレーム間での検索領域が7だと仮定すると、動きベクトルの検索領域が最大105になり得ることを意味する。全検索に対応する一致基準として平均絶対差（MAD）を用いると、CIFフォーマット（ 352×240 画素、毎秒30フレーム）のシーケンスで毎秒約 2.5×10^{11} 回の演算を必要とする。こうした複雑な計算を減少するには、MPEG標準に記載されているようなテレスコピック検索を使用する。というのは、テレスコピック検索は基準フレーム間の長い間隔を検索するのに最も好適であると思われるためと、コンピュータシミュレーションで非常に良好な動き補償性能を提供するためである。4つのフレーム間の動きベクトルを検索する一例を図6に図示してある。テレスコピック検索の基本的アイデアは、現在フレームのブロックで検索ウィンドウの中心位置を、直前のフレームにおいて対応するマクロブロックで得られた動きベクトルによって移動させ、これを最終フレームに達するまで反復することである。したがって、図示したようにベクトル22は、ブロック20の中心からブロック24の中心へフレーム1で検索ウィンドウの中心を移動し、またベクトル26はブロック24の中心からブロック28の中心へとフレーム2で検索ウィンドウの中心を移動し、更にベクトル30はブロック28の中心からブロック32の中心へフレーム3で検索ウィンドウの中心を移動する。

N=P TAMI アルゴリズム

TAMI アルゴリズムには2つの問題がある。その1つは基準フレーム間に長い間隔を発生しやすい傾向があることである。このことは移動するエッジの周囲に知覚的に好ましくない符号化エラーを惹起するが、これはブロック動き補償符号化に典型的に関連するものとして広く知られている。このエラーは、マクロブロックが2つのオブジェクト（通常一方が移動するオブジェクトで他方が配景で

ある) からなり、これらが2つの別の方向に移動していることに起因する。各ブロックが単一の動きベクトルで動き補償されるため、高周波DCT係数での粗い

量子化のために量子化ステップで失われた主に高周波成分を有する残差を発生させる。このアルゴリズムのもう1つの問題は、TAMIアルゴリズムの実行前に1つのGOP内の全フレームを保存する必要があるため、長い遅延が不可避であることである。この場合最長の符号化遅延は、通常15フレームで構成する1GOP分の大きさで、フレーム速度が毎秒30フレームである場合には、1/2秒に相当する。

これらの問題を緩和するため、TAMIアルゴリズム又はプログラミングステップの一般化が開発された。符号化遅延と基準フレーム間の間隔を減少するためにN個のP1フレームをGOP構造内にデフォルトとして挿入する。変更したプログラムは、本明細書においてN-PTAMIプログラミングステップ又はアルゴリズムと称する。「N」は、デフォルトPフレームの個数である。この変更したアルゴリズムはNの値として0から3までを選択でき、4種類の異なる方式が発生する。すなわち、0-P方式 (IBBBBBBBBBBBBBBB)、1-P方式 (IBBBBBBBBPBBBBBB)、2-P方式 (IBBBBBPBBBBBPBBBB)、3-P方式 (IBBBPBBBBPBBBBPBBBB) である。偶数のNでは、GOPの大きさは、基準フレーム間を等間隔にするため15フレームとする。奇数Nでは、GOPの大きさは、同じ理由から16フレームとしなければならない。図7Aから図7Dでは、それぞれN=0、1、2、3のときのデフォルトGOP構造が図示してある。N=4では、MPEG規格の従来の実施と等しい。図8Aも、本発明による1-PTAMIアルゴリズムで生成したGOP構造の一例を示しており、1型画面変化と、そして少なくとも1回の0型画面変化が存在している。

前述のように、B1フレームはどのような基準フレームの組合せであっても、該基準フレーム対の間に指定されている、すなわち、この例ではI1、I2、P1、及び/又はP2の間にある。図8Bに図示したように、0型画面変化が検出されない場合は、例えばB2フレームは基準フレーム間に指定されて、図8Aの

例に対して少なくとも1つ少ないP1フレームが指定され、Bフレームに多くのビットを使用できるようになる。Nが増加すると、さらに小さい符号化遅延とさらに小さい基準フレーム間インターバル(s)が得られるが、ビットレートの節

約程には分が減少することになる。

ビット割り当て(Kbit/フレーム)が $|I1|=180.0$ 、 $|I2|=6.75$ 、 $|P1|=100.5$ 、 $|P2|=6.75$ 、 $|B1|=6.75$ だとしたとき、B2とB1の間の関係は次のようになる。

$$|B2| = |B1| + \frac{|P1| - |B1|}{M - N - 1} \quad (5)$$

ここでNは使用するP1フレームの個数、MはGOPの大きさである。

上記4方式での毎秒ビットレートBRは、例えば次の計算による割り当てから求められる：

- ・I 従来の固定4-PGOP構造(I B B P B B P B B P B B P B B)
): BR=1299Kbit/毎秒
- ・I I 0-P方式:
BR=736.5Kbit/毎秒、固定方式の56.7%
- ・I I I 1-P方式:
BR=878.9Kbit/毎秒、固定方式の67.7%
- ・I V 2-P方式:
BR=1111.5Kbit/毎秒、固定方式の88.5%
- ・I V 3-P方式:
BR=1230Kbit/毎秒、固定方式の94.7%

可変ビットレート符号化(VBR-TAMI)

B-ISDN(広帯域チャンネル統合サービスデジタル回線網)技術のATM(非同期転送モード)概念の最近の発展により、可変ビットレート符号化(パケットビデオ)がネットワーク指向のビデオ伝送で非常に有力な方式になりつつある。この方式は、符号器のビットレート制御の制約を緩和し、一定ビットレートの代わりに一定ピクチャ画質伝送を可能にする。

前述のFBR-TAMIでの固定ビットレート符号化の実施形態では、P1フレームの個数は、固定出力ビットレートの制限により制限されている。

その結果、出力ビットレートは、大きな動きが見られるインターバル間隔におけるピクチャ画質を犠牲にして維持される。P1フレーム個数の制限とビットレートを制御するフィードバックループが除去されると、TAMIアルゴリズムはVBR (Variable Bit Rate: 可変ビットレート) 符号器となり、より多くのP1フレームを時間的に集中している領域に挿入することで、一定したピクチャ画質(知覚上のピクチャ画質であって、一定S/N比に関してではない)を発生する。したがってVBR-TAMI符号器は、FBR-TAMI符号器のための従来の固定GOP構造符号器より大きなビデオデータ圧縮を可能とする。

図9は、本発明のVBR-TAMI符号器34の1つの実施形態のブロック図を示す。図3のFBR-TAMI符号器18と比較して、VBR-TAMI符号器34はバッファ7、つまり固定ビットレートを維持するための速度制御フィードバック21を含まない。その代わり、ネットワーク36がバッファとして機能し、ネットワーク予測回路35がネットワーク36と量子化回路5及び可変長符号器6の間でネットワークフィードバックループ37内に含まれている。

VBR-TAMIアルゴリズム38のフローチャートが図10に図示してある。図4のFBR-TAMIアルゴリズム10のステップ104における、P1フレーム数を制限するためのP1フレームの数についてのステートメントは、図10のVBR-TAMIアルゴリズム38のステップ104'には不要である。これがアルゴリズム10とアルゴリズム38の間の唯一の相違である。B2フレームの使用は、VBR-TAMIアルゴリズム38においては、P1フレームの個数をいくつにしようとも許容されるため、意味がない。

VBR-TAMIアルゴリズム38において、1型画面変化がある場合、時間マスキングが画面変化における2つのフレームに対して適用される(すなわち先行フレームがP2フレームで、後続フレームがI2フレームである)。

以下はVBR-TAMI符号器34の簡単なビットレート性能分析である。単純化するため、P1イベント(すなわち0型画面変化の宣言)はベルヌーイのラ

ランダム変数であると仮定する。次にGOP内のP1フレーム個数が次の方程式に示すように2項分布のあるランダム変数Kであるとする：

$$P[K=k] = P_{M-1}(k) = \binom{M-1}{k} p^k (1-p)^{M-k-1} \quad (6)$$

ここでMはGOPの大きさ、kはP1イベント個数、pは1フレームにおいてP

1イベントを有する確率である。分布の確率の平均が $\bar{k} = E[K] = (M-1)p$ である。(M-1)は、GOPの第1フレームが常にI1フレームでなければならないので、P1について考えられる位置の個数である。GOP内の第1フレームの除外のために必ずしも正確ではないが、P1の到着についての到着間隔分布は次のように幾何学的分布でモデル化することができる。

$$P(T) = P(1-p)^{T-1} \quad (7)$$

ここでT=0、1、2、……は、連続するP1フレームの到着間隔の時間である。

この分布の平均は、2項分布から $E[T] = 1/p$ かつ $p = \bar{k} / (M-1)$ で与えられる。ここから $\bar{k} = (M-1)E[T]$ が得られる。

ここにパラメータとして \bar{k} を有する出力ビットレートの平均と変動は簡単に計

算でき、入力ビデオの動き活動の大まかな測定値が得られる。例えば、1つのGOPにk個P1フレームイベントが存在すると仮定する。そして1つのGOPに1つのI1フレーム、k個のP1フレーム、(M-1-k)個のB1フレームが存在すると、ビットレートは次のように計算される：

$$R_{GOP}(k) = R_{i1} + k R_{p1} + (M-1-k) R_{b1} \quad (8)$$

$$R(k) = \frac{30}{M} R_{GOP}(k) \quad (9)$$

ここで $R_{GOP}(k)$ はGOPビットレート、 R_{i1} 、 R_{p1} 及び R_{b1} はI1、P1及びB1フレームでのビット割り当て、またR(k)は毎秒ビットレートである。ビットレートの平均と変動は次の方程式で与えられる：

$$E[R] = \sum_{k=0}^{m-1} P_{m-1}(k) R(k) = \frac{30}{M} (R_{P1} - R_{b1} \bar{k} + R_0) \quad (10)$$

$$\sigma^2[R] = \frac{30^2}{M^2} \frac{(R_{P1} - R_{b1})^2}{(M-1)} \bar{k} (M-1-\bar{k}) \quad (11)$$

ここで $R_0 = R_{i1} + (M-1) R_{b1}$ であり、これはP1フレームが存在しない時のビットレートである。これはつまり、平均ビットレートは予想される到着個数に直線的に比例し、そして変動は、到着が最も不確実な場合に（すなわち $p = 1/2$ ）最大になることを表わしている。

一例として、 $M = 15$ 、 $\bar{k} = 2$ 、 $R_{i1} = 180$ 、 $R_{p1} = 100.5$ 及び $R_{b1} = 6.75$ のとき、 $E[R] = 924 \text{ Kbit/sec}$ 、かつ $\sigma^2[R] = 245.5 \text{ Kbit/sec}$ である。同様に1-P方式では、次の方程式が適用され、

$$R_{GOP}(k) = R_{i1} + (k+1) R_{p1} + (M-1-1-k) R_{b1} \quad (12)$$

$$R(k) = \frac{30}{M} R_{GOP}(k) \quad (13)$$

次のような平均 $E[R]$ と変動 σ^2 についての方程式も適用される。

$$E[R] = \frac{30}{M} [(R_{P1} - R_{b1}) \bar{k} + R_0(1)] \quad (14)$$

$$\sigma^2[R] = \frac{30^2}{M^2} \frac{(R_{P1} - R_{b1})^2}{(M-1-1)} \bar{k} (M-1-1-\bar{k}) \quad (15)$$

ここで $R_0(1) = R_{i1} + 1 R_{p1} + (M-1-1) R_{b1}$ であり、これはP1フレームが1つのときのビットレートである。

時間的セグメンテーションのための間隔の測定

例として、時間的セグメンテーションのための5種類の間隔測定について考察する。第1に記号を定義する必要がある。画像の画素数は N_{pix} で標記し、幅 W 、高さ H 、照度レベルの個数 q 、フレーム番号インデックス n 、とする画像シーケンスは次のように定義する：

$$F = \{f_n \mid f_n : L \times L \rightarrow F, n = 0, 1, 2, \dots\} \quad (16)$$

ここで $L_x = \{0, 1, \dots, W-1\}$ 、 $L_y = \{0, 1, \dots, H-1\}$ 、また $F = \{0, 1, \dots, (q-1)\}$ である。対応するヒストグラムのシーケンスは次のように定義する：

$$H = \{h_n \mid h_n : F \rightarrow Z^+, n = 0, 1, 2, \dots, (q-1)\} \quad (17)$$

ここで Z^+ は一組の全て非負の整数である。画像からヒストグラムへのヒストグラム演算子 H は次のように定義する：

$$h_n = H f_n \quad (18)$$

ここで $H : F \rightarrow H$ である。

1) ヒストグラムの差分 (DOH) : f_n と f_m の間の間隔の測定は、次のようなヒストグラム差分の 1 項で定義する：

$$\begin{aligned} D(f_n, f_m) &= \|h_n - h_m\|_1 \\ &= \sum_{i=0}^{q-1} |h_n(i) - h_m(i)| \end{aligned} \quad (19)$$

照度ヒストグラムが画像内容について非常に有効なインデックスであると報告されている。2つのピクチャの間のヒストグラム差分は、これらの間の内容的な

相関を示す良い測定となり得る。DOH間隔測定を用いる別の重要な利点は、局所的な動き活動に対する非感受性であり、例えばズーム、パン、画面変化といったグローバルモーション活動に対する感受性と比較した場合に、動きの速度とは関係しない（例えば固定した配景に対して移動するオブジェクト）。なぜならば、良好な時間的セグメンテーションが全体的変化を効率的に検出し、そして典型的な動き予測アルゴリズムによって補償され得る局所的な動きに対して感受性が高すぎないことによる。

DOHは、局所的な動きよりもむしろ全体的な変化の検出に良好である。

2) 差分画像のヒストグラム (HOD) : 2つの画像の間の差分のヒストグラムは、次のように標記される：

$$HOD(\cdot) = H(f_n - f_m) \quad (20)$$

ここでHODは h_{od} として定義される関数である。即ち、

$\{- (q-1), -(q-2), \dots, -1, 0, 1, \dots, q-1\} \rightarrow \mathbb{Z}^+$.

これは対角線と平行な線に沿った共発生マトリクスのエントリの合計と基本的に同じ量である。もしHOD原点から遠くに画素が多く存在するような場合には、画像に多くの変化があることを表わす。動きの基準は、非ゼロ位置におけるカウントとHODのカウント総数との比率で大まかに定義できる。したがって間隔の測定は次のように定義される。

$$D(f_n, f_m) = \frac{\sum_{i \in [-\alpha, \alpha]} h_{od}(i)}{\sum_{i=-q+1}^{q-1} h_{od}(i)} \quad (21)$$

ここで α は、ゼロへの位置の近さを決定するためのしきい値である。このHOD測定は、DOHとは幾らか異なる特性を有する。HODはDOHよりも一層、局部的動きに敏感である。

3) ブロックヒストグラム差分 (BH) : HODの問題は、局部的な動きの情報が全体のヒストグラムを計算することで失われてしまうことである。この問題は、各ブロックのヒストグラムを計算し、2フレーム間の各ブロックヒストグラムの差分の絶対値を加算することで減少できる。フレーム当たりのマクロブロック総数を $mbnum$ で表わすことにする。フレーム f_n の任意の b_{th} マクロブロックについて、ブロックヒストグラムは次のように定義される :

$$h_n(b, \cdot) = H_b f_n \quad (22)$$

ここで H_b は b_{th} マクロブロックのヒストグラムジェネレータ、また $b \in [0, 1, \dots, mbnum-1]$ である。間隔の測定は次のように定義される :

$$D(f_n, f_m) = \sum_b \sum_i |h_n(b, i) - h_m(b, i)| \quad (23)$$

ここで $b \in [0, 1, \dots, (mbnum-1)]$ はマクロブロックのインデックス番号であり、また $i \in [0, 1, \dots, (q-1)]$ である。

4) ブロック変動差分 (BV) : この測定を用いるアイデアはブロックヒス

トグラム差分と同じであるが、変動がヒストグラムの代わりに用いられている点で異なっている。和を用いる間隔は2つのフレームの間のブロック変動の絶対差の和で定義され、次のように与えられる：

$$D(f_n, f_m) = \sum_b |var_n(b) - var_m(b)| \quad (24)$$

ここで $b \in [0, 1, \dots, (mbnum-1)]$ である。ブロックヒストグラムの差分と同様に、この方法はブロックごとの差分を計算することで局所的な動き活動に対して敏感になる。

5) 動き補償エラー (MCE) : フレーム f_m が動き予測により f_n から予

測されるとする。符号化の困難さは、 f_m と f_n からの予測である \hat{f}_m との間の

エラーによって直接求めることができる。動き補償エラーは、 f_m と \hat{f}_m の間のエラー画像の符号化を測定する方法を提供することができる。したがってこの動き補償エラーを用いる間隔の測定は、次の方程式で定義される：

$$D(f_n, f_m) = \sum_{(i,j) \in L_x \times L_y} |f_m(i,j) - \hat{f}_m(i,j)| \quad (25)$$

この測定は予測エラーから直接計算されるので、予測エラーの符号化の困難さについてほとんど理想的な測定である。しかし、最も良い測定はこの画像符号器により生成されるビット数であろうが、これは前処理ステップで符号化の結果を必要とするので、実現不可能である。動き補償エラーを使用するこの方法はほとんど最適だが、欠点はこれの計算が高価なことである。

最適スペーシングアルゴリズム

本発明の別の実施形態において、基本的となるTAMIアルゴリズムを0型画面変化の検出用に改良した。固定のGOPの大きさが使用されているので、基本的TAMIアルゴリズムは最も良いと思われるスペーシングを基準フレーム間に作成しないことが分った。以下の説明は最適実施形態において、最適スペーシングアルゴリズムを提供することによって、設けるスペーシングを改善するために開発した変更である。図示したように、最適スペーシングアルゴリズム (OSA) を使用する上で、0型画面変化検出回路は使用されない。つまり1型画面変化だけが検出されることになる。

2-P方式でのOSAアルゴリズム60のフローチャートを図11に図示した。アルゴリズム60は次のステップによる：

1. ステップ61で、GOPフレームがメモリに読み込まれ、GOP内の各フレームの差分測定値がステップ61で生成される。
2. 2つの隣接フレーム間の間隔測定値を用いて、1型画面変化をステップ62で検出する。画面変化直前のフレームはP2フレームとして宣言し、画面変化直後のフレームはI2フレームとして宣言する（すなわち、この方式でも時間的マスキングを使用している）。図4と図10は1型画面変化検出回路によりP2及びI2フレームを決定するためのステップ106

と107を示している。これらのポイントに対応するPフレームは、Pフレームの総数（すなわちP1フレーム）に含まれない。

3. 排他的検索（ステップ63～69）を用いて等間隔でP1フレームの最良の位置を発見する、すなわち0型検出で指定されたであろう候補P1フレームを含む位置とGOP構造が決定される（ステップ70）1型画面変化のポイントとの間の平均間隔からの偏差を最小にする。

ステップ「3」で平均からの偏差は、次のような標記を用いて定義することができる。それぞれのセグメントが2つの基準フレームからなるセグメントにGOPが分割されているとする。この1番目のセグメントの第1のフレームと最後のフレームの番号を $f_{pn}(i)$ と $l_{pn}(i)$ とで定義すると、 i 番目の区間の間隔は次のように表現することができる

$$d_i = D(f_{pn}(i), l_{pn}(i)) \quad (26)$$

ここでDは間隔測定値である。したがって偏差 dev は：

$$dev = \sum_{i=1}^s |d_i - \bar{d}| \quad (27)$$

ここで

$$\bar{d} = \frac{1}{S} \sum_{i=1}^s d_i \quad (28)$$

図12は、1型画面変化が起こった場合に2-P最適スペーシングアルゴリズム

ムを用いるGOP構造の例を示している。

GOPの大きさがMに等しいと仮定し、使用するP1フレームの個数をNとし、1型画面変化の回数をuとし、そして隣接する1型画面変化の対の個数をvとすれば、検索の回数Sは次のようになる：

$$S = \binom{M - 2u + v - 1}{N} \quad (29)$$

これはP1型のフレームN個の全ての組み合わせを検索する。検索される位置の個数は $(M - 2u + v - 1)$ である。なぜならば、第1のフレームは常にIフレームとして符号化され、各1型画面変化について2つの隣接フレームが排除されるからである。しかし、画面変化の組がvだけ存在する場合には、共通に隣接するフレームがvだけ存在するので、画面変化による排除の総数は $(2u - v)$ となる。Nは5以下の一定数なので、これは多項倍検索アルゴリズムである。GOPの大きさMは一般に20以下で $(2u - v)$ は常に正なので、このような場合に排他的検索でも計算が高価にならない（Sはおおよそ100の桁にある）。幾つかの最適な解答が存在する場合には、基準フレーム間の間隔（フレーム番号の差）が最も等しく分布するような、即ち間隔の大きさの平均からの偏差が最小となるような解決方法を選択する。

OSA（最適スペーシングアルゴリズム）は、他の実施形態において、1つ余分に予約したP1フレームをTAMIアルゴリズムで使用するにより、さらに適応性を改善させることが可能である。ここでB2フレームは、局所的な動き活動にしたがって使用する。もし基準フレーム間の平均間隔がしきい値以上の場合には、1つ多いP1フレームがデフォルトで割り当てられる（すなわち、B1フレームを使用する $[(N + 1) - P]$ 方式になる）。一方、基準フレーム間の平均間隔がしきい値以下の場合には、B2フレームを使用する（すなわち、B2フレームを使用する $N - P$ 方式になる）。また、更なる改良を得たい場合には、P1フレームの個数を局部動き活動の基準に対応させればよい。

OSAアルゴリズム60の演算は、OSAアルゴリズム60のステップ61～66（図11）で間隔測定にヒストグラム又は変動方式が用られる場合には、過

剰に高価にならない。すなわちフレーム当たりの演算回数の桁は、 N_{pix} を画素数とすると、 $O(N_{\text{pix}}) \approx 10^5$ 程度となり、したがって 352×240 の画像寸法だとOSAアルゴリズムでの演算はおよそ $S \times 10^6 \approx 10^8$ となる。こ

こでSは、式29に与えた検索の回数である。しかし、動き補償エラー方式を用いる場合（式25以下参照）、複雑さは、Sを 10^2 と仮定すればおよそ $S \times 10^{11} \approx 10^{13}$ ほどになる。それ故、OSAアルゴリズムを実用化すべく、高速動きベクトル検索アルゴリズムを用いる必要がある。

セグメンテーションについては高精度の動きベクトル情報を必要としない。そのため、画素サンプリングにより両方向で2の倍数だけ演算回数を減少することができる。すなわち、 $1/4$ ほど演算回数を節約することが実現される。演算回数を更に少なくさせるには、図13に示すように、後方テレスコピック検索を用いるようにすればよい。この後方テレスコピック検索において検索シーケンスは、通常のテレスコピック検索（図6参照）の方向に時間的に対向して後ろ向きに実行する。後ろ向き動きベクトルの精度は、通常の前方テレスコピック検索より良好である。現在の検索の予測として用いる直前の動きベクトルは、前方検索におけるよりも後ろ向き検索において、現在のマクロブロックとの相関がより一層強い。なぜなら、一致すべき現在のマクロブロックは常に固定されているのに対して、前方検索の現在マクロブロックは前方検索において常に変化しているためである。

実験結果：

FBR-TAMIアルゴリズム；

FBR-TAMIアルゴリズム10（図4参照）の試験を行うため、CIFフォーマット（ 352×240 画素）のテニスシーケンスを用い、 $N=0, 1, 2, 3$ での異なるN-P方式でシミュレーションを実行した。MPEG標準（MPEG91）におけるハフマン符号化テーブルを可変長符号化に使用した。ヒストグラム差（DOH）をその単純さからTAMIアルゴリズムでのシミュレーションの間隔測定に使用した。

図5はP1を無制限とした場合（VBR-TAMI）とP1を制限した場合（

FBR-TAMI)の実施形態におけるS/N比を示している。B1フレームを使用する方がP2フレームを使用するより良好で、非常に動き活動がはげしいため0型の画面変化が多く検出される場合であってもB1フレームを使用する方が良好であることを示している。それ故、VBR-TAMI以外のシミュレーシ

ョンについては、制限つきP1方式を使用している。図14(a)から図14(e)では時間的平滑領域でのS/N比の結果を示しており、これに対応するフレーム毎のビットレートも図15(a)から図15(e)に提供してある。より詳しくは、図14(a)から図14(e)は、通常の4-Pと、0-P、1-P、2-P、3-P方式それぞれで平均ビットレート736.5Kbit/毎秒のテニス画面で、それぞれがわずかな動きのフレームまたは画像に対するS/N比を示している。図15(a)から図15(e)は、図14(a)から図14(e)のそれぞれに対応するわずかな動きの画像でのビットレートを示す。図14(a)と図14(e)から、幾つかのそれぞれのN-P方式のうちでも、1-P方式がS/N比と対象の画質について最高で、1-P方式のS/N比は従来の4-P固定方式に対して約1dB良好である。図16(a)から図16(e)は、急激な画面変化のある時間的な活動が大きな領域での結果で、対応するビットレートの結果がそれぞれ図17(a)から図17(e)に示してある。1-P方式のS/N比は、画面変化のある場合で従来の4-P方式よりもわずかに良かった(約0.5dB)。1-P方式での複合化した画質は、従来の方法の4-P方式のそれと好適に比較するために決定してある。1-P方式を用いる性能の改善は、低いビットレート符号化(300Kbit/毎秒-テニス)で顕著であり、目標ビットレートでのS/N比とビットレートの結果が図18(a)から図18(e)と図19(a)から図19(e)にそれぞれ示してある。図14、図16、図18でのS/N比の平均とビットレートの平均は、図20、図21、図22にそれぞれ図示してある表に示す。本発明の1-P方式FBR-TAMIアルゴリズムは多くの場合で従来の固定4-P方式を凌駕することが分る。

VBR-TAMIアルゴリズム；

図23(a)と図23(b)は、VBR-TAMIと0-P方式FBR-TA

MI との S/N 比とビットレートの比較で、この例の場合では同じ平均ビットレート 663 Kbit/秒を有している。したがって画質には時間的変化が少ない。予想されるように、VBR-TAMI での S/N 比は、FBR-TAMI より安定している。可変ビットレート出力の引き替えとして、本発明の VBR 符号化方式では顕著な画質損失なしに急激な動きのある画面を扱うことができる。

最適スペーシングアルゴリズム；

図 24 (a) から図 24 (e) は、現在フレームと第 1 フレーム (フレーム 120) の間で、例えば DOH、HOD、BH、BV、MCE 測定法といった 5 種類の異なる測定方法をそれぞれ用いた場合の相対間隔を示す。プロットにおいて、DOH と MCE 基準が局所的な動きよりもグローバルモーションに対して敏感で、他の 3 種類の基準はグローバルモーションと局所的な動きの両方について前述したように敏感であることが分る。さらに詳しくは、図 25 (a) から図 25 (e) が S/N 比と、それぞれ間隔測定法として DOH、HOD、BH、BV、MCE を用いた OSA のフレーム番号との曲線を示している。HOD は最も優れた結果となっている。なぜならフレーム 120 とフレーム 180 との間でグローバルモーションがなく、ある程度の局所的な動きだけしかないときには、局所的動きに対する感度が重要であるからである。

図 26 の表では、MCE 基準が、各種動きの活動で全体として最高の性能を発揮することを示している。同表において、フレーム 89 ~ 149 は動きのある画面を表わし、フレーム 120 ~ 180 は急激な画面変化がフレーム 148 で起こった画面、またフレーム 0 ~ 60 は非常に全体としての動きがはげしい画面 (フレーム 30 からフレーム 60 でズームアウトしている) である。MCE の性能が良好なのは MCE がほぼ理想に近い間隔測定であり各種の動き活動に対していっそう強靱であると予想されるためである。

図 28 (a) から図 28 (e) は 5 種類の異なった間隔測定法 DOH、HOD、BH、BV、MCE それぞれによる B2 フレームの適応型最適スペーシングアルゴリズムを使用した S/N 比の結果を示す。BH は、局所的動きの良好な測定でもあり、そしてフレーム 120 から 180 の間にはグローバルモーションがな

いことから最高である。しかし図 27 の表では、BH 基準が各種動きの活動で全体として最高の性能を発揮することを示している。図 26 と図 27 の表を比較すると、異なる間隔測定の方法では互いに類似していることが示される。図 20 と図 27 の表を比較すると、FBR-TAMI と OSA の性能も類似しており、どの間隔測定法を使用するかによる差は僅かしか見れない。

前述の説明で示したように、本発明は、ビデオ基準フレームの位置が入力ビデオ

動き活動に適応し、そしてビットレート制御を用いて視覚的認識におけるマスキング効果を活用することを提供する。3 種類の主な別々のアルゴリズム、FBR-TAMI、VBR、OSA が示され、固定 GOP 構造での従来の動き補間符号化に対して好適な比較を示している。FBR-TAMI と OSA は性能的に類似しているが、TAMI はアルゴリズムの複雑さが少ない。この方法では、小数の予測フレームを有する方式が大きな符号化遅延と引き替えに良好な圧縮比を有することが兼ね合いとなる。本発明の実施形態は幾つかの異なる領域で、例えば可変ビットレート符号化、低ビットレート符号化、CD-ROM への保存用符号化、及び時間適応 3D サブバンド符号化などで有用であると予測される。FBR-TAMI アルゴリズムは、ビデオ会議またはテレビ電話などの急激な動きがほとんどない方が非常に有利であるような低ビットレート符号化に特に好適で、符号化の比較的大きな遅延が許容できるような CD-ROM 等への保存用途でも好適である。

図 29 では、3 つの曲線の組み合わせが画像の動きに対する本発明の TAMI と OSA 実施形態の間の比較を示している。いちばん上の曲線 120 は画像の動きに対する 15 フレームの GOP でのフレーム番号のプロットを示す。この例では、画像の動きの曲線 122 はフレーム 1 と 7 の間の「時間的に活動が多い」領域 124 と、フレーム 8 から 15 の間の「時間的な動きが低い」領域 126 を示している。図示してあるように、領域 124 では、P フレームは頻繁に発生し或いはこの領域で互いに接近しているが、これは多くのデータ変化が存在しているためで、フレームごとに大きな画像の移動があることを示している。これと逆に、領域 126 では画像の動きが実質的に小さく、P フレームは出現頻度が小さく

または互いにもっと離れているが、これはフレーム間でのデータ変化または画像の動きが小さいことによる。曲線部分 1 2 8 では、フレーム符号化のための TAMI 処理がフレーム間隔のプロットとして図示してある。これはフレーム番号に対するフレーム間の全体的なピクチャの動きである。0 型しきい値が検出されたフレーム間隔または動きが破線 1 3 0 で図示してある。図示したように、フレーム間のフレーム間隔または画像の動きが 0 型しきい値を越えるたびに、0 型しきい値の発生直前のフレームが P 2 フレームに指定される。前述したように、この例

において、GOP は 1 5 フレームから構成され、フレーム番号「0」から「1 4」で指定され、「1 5 番目」に指定されるフレームは実際には次の GOP の第 1 フレームになる。第 1 フレームは常に「I」フレームに指定される。いずれか 2 つの基準フレームの間に配置される次のフレーム、例えば P フレームと I フレームは図示したように「B」フレームに指定される。曲線部分 1 2 8 に図示したように TAMI 処理を用いる場合、P フレームは、時間的活動がはげしい領域 1 2 4 に比べ時間的活動が小さい領域 1 2 6 でさらに離れる。OSA 処理を用いることで、曲線部分 1 3 2 に図示したように、P フレームの幾つかの指定は、できるだけ P フレームを等間隔にすべく右または左にシフトするように変更される。したがって、図示したように TAMI ではフレーム 1 0 を P フレームに指定するが、OSA 処理では、この例において、P フレームはフレーム 1 0 からフレーム 9 へ左に移動される。同様に、TAMI 曲線 1 2 8 では、フレーム 1 3 が P フレームに指定されるか、OSA 処理では、曲線部分 1 3 2 に図示してあるように P フレームがフレーム 1 3 からフレーム 1 2 へ移動される。またこの移動の結果として、TAMI で B フレームに指定されるフレーム 9 は、OSA では P フレームに指定され、TAMI で P フレームに指定されたフレーム 1 0 は OSA で B フレームに指定され、TAMI で P フレームに指定されたフレーム 1 3 は OSA で B フレームに指定される。結果として、領域 1 2 6 の P フレームは互いに等間隔に近く配置され、TAMI に対して OSA によるビット割り当てが効率的に行なえるようになる。

基準フレームの個数（N）の適応選択；

主としてTAMIで、本発明による他の実施形態のための変数Nを許容するようなビットレート制御アルゴリズムについて説明する。前述したようにNはP1フレームの個数である。Nを適合させる1つの単純な方法は、0型画面変化の検出に一定のしきい値を使用することと、それぞれの検出された変化に1つのPフレームを使用することである。Nを強いて固定ビットレートに適合させるには、前述したような可変ビット割り当てを使用する。異なるピクチャ形式に対応する目標ビット割り当ては、これにあわせて更新される。

アルゴリズムを説明するために、チャンネルビットレートをR（ビット／毎

秒）で表わし、GOPの大きさをM、予測されるGOPビットレートをG、ピクチャ形式tでの目標ビット割り当てを D_t とする。I1、I2、P1、P2、B1フレームのビット割り当ては、それぞれ $D_{I1}=C_{I1}x$ 、 $D_{I2}=C_{I2}x$ 、 $D_{P1}=C_{P1}x$ 、 $D_{B1}=C_{B1}x$ となる。ここでxは共通の係数、また C_{I1} 、 C_{I2} 、 C_{P1} 、 C_{P2} 、 C_{B1} はI1、I2、P1、P2、B1フレームでの定数、 $C_{I2}=C_{P2}=C_{B1}$ である。前述の一定ビット割り当て方式とは異なり、ここでxはGOPからGOPへ変化できるので、これにより本発明の可変ビット割り当て方式を提供することができる。1だけに制限されたNの変化に使用されたB2フレームが必要とされないことに注意する。共通の係数xは比例関係、即ち $R=2G$ で決定する。ここで $G=(C_{I1}+NC_{P1}+(M-N-1)C_{B1})x$ である。次式は目標ビット割り当てを発生する：

$$D_t = C_t \frac{R}{2(C_{I1} + NC_{P1} + (M-N-1)C_{B1})} \quad (30)$$

このビット割り当ては、式（30）を各GOPの先頭で使用して更新する。

位置決め的高速ヒューリマティックアプローチ（BS E-TAMI）

BS E-TAMIと呼ばれる本発明の他の実施形態（2進検索等間隔TAMI）について説明する。n個のSSP（画面セグメンテーションポイント、即ち0型画面変化）が一定しきい値を用いて画面変化検出アルゴリズム14（図4参照）により検出される。間隔測定値が整数であり、ヒューリマティックアプロー

チを展開するためのベースとして2つのフレームの間で時間分離に対して一様に増加する関数だと仮定する。HOD（差分のヒストグラム）は、一般に間隔測定値が一様になり易いことから、間隔測定値によって動きを測定するシミュレーションで使用される。

問題は、SSP即ちO型画面変化のほぼ等間隔についての位置を発見することである。本発明の高速ヒューリマティックアプローチ検索は、最良位置に近い位置についてのものである。図30は、初期しきい値 τ_0 を使用して、2つのSSP即ちO型画面変化をSSP検出器14で検出する例を示しており、これはn個のSSPを発生する。最後のSSPとGOPの最終フレームの間の間隔はa（

τ ）で表わす。また $a_0 = a(\tau_0)$ とも表わす。問題は、 $\tau_0 > a(\tau_0) = a_0$ で開始し、 $\tau \geq a(\tau)$ を満たす $[a_0, \tau_0]$ で最小の τ を見つけることである。間隔測定は一様であると仮定しているので、 $a(\tau)$ は τ が τ_0 から減少した時に増加するか一定に留まる。さらに詳しくは、 τ が τ_0 から減少すると、最終的に $\tau \leq a(\tau)$ に到達する。換言すれば、点Aがしきい値の減少により（図30参照）何らかの点で点Bに交差又は到達する。

τ は整数であり $[a_0, \tau_0]$ の有限範囲を有するので、2進検索を解 τ 、に使用する。言い換えれば、 $a(\tau_{new})$ は中点を用いて計算し、

$$\tau_{new} = \frac{\tau + a(\tau)}{2} \quad (31)$$

また τ_{new} と $a(\tau_{new})$ を比較する。 $\tau_{new} > a(\tau_{new})$ なら、 $[a_0, \tau_0]$ の後半について検索を行ない、 $\tau_{new} < a(\tau_{new})$ なら前半を検索する。新規の検索領域の新規中点について停止基準が満たされるまで $a(\tau)$ を計算することで継続する。

BS-E-TAMIアルゴリズムで使用するべき術語は次のように定義する：

- ・ b：検索領域の底辺
- ・ t：検索領域の上辺
- ・ m：検索領域の中点
- ・ SSPDET(N, τ)：しきい値 τ を用いるSSP検出器

ここでSSPの最大許容数はNである。

・ $N(\tau)$: SSPDET (N, τ) で検出されたSSPの個数

ここで、 $N(\tau) < N$ である。

・ $pos(\tau)$: SSPDET (N, τ) で検出されたSSPの位置

・ $d\tau : m > a(m)$ を満たす直前のしきい値m

・ $dpos$: $d\tau$ に対応する直前の位置

n個の位置を発見するアルゴリズムは、一般に次のように説明される。

1. n個のSSPを作成する初期しきい値 τ_0 を取り出す。
SSPDET (N, τ_0) を実行し、 $a_0 = a(\tau_0)$ を計算する。

$d\tau \leftarrow \tau_0$ また $dpos \leftarrow pos(\tau_0)$ に設定する。

2. $\tau_0 \leq a_0$ なら、ステップ6へ進み、それ以外では $\{b \leftarrow a_0; t \leftarrow \tau_0\}$

3. $m \leftarrow (b + t) / 2$

SSPDET (N, m) を実行し、 $a(m)$ を計算する。

4. $m > a(m)$ なら、 $\{t \leftarrow m - 1;$

$N(m) = N$ なら、 $\{d\tau \leftarrow m; dpos \leftarrow pos(m)\}$

それ以外では、 $\{b \leftarrow m - 1\}$

5. $m = a(m)$ または $b > t$ になるまでステップ4を反復する。

6. $\tau \leftarrow d\tau$ で停止する。

$dpos$ はSSPの所望の位置であり、 τ に対応する。

ステップ6で、 $d\tau$ は所望の解になるが、これは τ が $a(\tau)$ より大きくなる位置の直前に位置するためであり、 τ は $a(\tau)$ に最も近いことになる。BSE-TAMIのアルゴリズムのさらに詳細な説明は、図31のステップ133から145に示してある。

τ についての強力な検索を用いた場合、必要な計算は、 $\tau_0 \div 10^4$ かつ $a_0 \div 0$ とすると 10^4 の桁にのぼる。2進検索を用いて行う必要な計算は、データの大きさがLの場合に $\lceil (\log_2 L) + 1 \rceil$ で、 $L = 10^4$ のとき約15になる。2進検索を使用することによって、ほぼ1000倍の計算を節約することができることになる。例えば、周期的な動きのため一様性が得られない時、ヒューリ

スティックアプローチは初期SSP位置pos(τ_0)を使用することになる。

2進検索を使用する方法は、前述した適応性N方式と容易に組み合わせることができる。この2進検索法の利点は、高速であり且つE-TAMI（等間隔TAMI）と比較して非常に単純なことである。欠点は、一様性の仮定が満たされない場合に失敗することである。しかし、通常のビデオ素材では大半のGOPで仮定が有効である。

ハードウェアシステム／ソフトウェアの実装：

本発明者は、本発明によるTAMI及びOSAの実施形態のソフトウェアによ

る実装を図32から図38に図示したように考案した。これについて以下で説明する。本発明のTAMI実施形態のハードウェアによる実装は、すでに説明したように図3に図示してある。

TAMIとOSA実施形態の双方のソフトウェア実装による実施形態のフローチャートは、図32において示すように、ステップ150から161を含む。このソフトウェア実装は、標準的なTAMI、VBR-TAMI及びFBR-TAMIを含む全てのTAMI実施形態に応用可能である。より詳しくは、ステップ150でソフトウェアルーチンを開始したあと、画面変化検出ステップ151に入り積算した低速変化又は完了した低速変化を検出している。それによって、本発明の各種実施形態では別のソフトウェアルーチンが必要とされることがある。次のステップ152、即ちソフトウェアルーチン「I1ピクチャ符号化」では、ピクチャのグループ又は処理しているGOPの初期化を提供する。第1フレームは、MPEG標準に準拠してIフレームとして符号化する。しかし本発明において、第1フレームは、さらに特別な符号化が、最大解像度符号化を提供するI1ピクチャとしてなされ、その一方で前述したように1型画面変化の検出に関連する処理中のGOP内部の他のフレームにはI2符号化を用いることができ、それによってI2符号化はI1符号化より粗くなる。次のステップ153では、現在のピクチャインデックス又は実際のピクチャ番号(CPIC I)がGOPの第1フレームに対応する時点を決定する。このステップでは、変数が第1ピクチャ番号(FPN)になるよう設定される。次のステップ154では、画面セグメント

についてインデックス「i」を提供し、このインデックスは第1の画面セグメントでゼロに初期設定され、さらなる画面セグメント又はフレームを処理するごとに1つずつ順次増加されていく。

次のステップ155では、後述するように本発明者により考案された新規ステップを追加した形のMPEG標準の幾つかが含まれる符号化アルゴリズム(MAIN)によりデータを処理する。

次のステップ156では、処理を次の画面セグメントに進めるために、画面セグメント「i」のインデックスが1つ増加させられる。

次のステップ157は、インデックス「i」が画面セグメント個数(SCNU

M) よりも小さいか又はステップ151で画面変化の検出により決定したようにループするかを決定するための決定ステップである。多数の画面変化が存在する場合、多数のセグメントが割り当てられる。換言すれば、セグメントの個数は、検出した画面変化の個数に直接比例するので、本システムが適応型システムになる。

ステップ155から157を含むループを通じて最後の画面セグメントを処理した後、決定ステップ157は、最後の画面セグメントを処理したと判定してから、処理ループを抜けてステップ158に進む。ここでは、処理したばかりのGOPの第1フレームに対応する実際のピクチャ番号を15ずつ増加させる。この実施形態では、前述したように、選択したGOPの大きさが本発明の好適実施形態では15であるが、MPEG標準では15以外のことも有り得る。

次のステップ159のSCDETは、次の15フレーム、即ち次に処理するGOPのフレームでの画面変化を検出する。

次のステップ160では、15ずつ増加させて現在のピクチャインデックス又は実際のピクチャ番号CPICIが最後のピクチャ番号LPNより小さいかどうかを調べる。小さい場合には、現在処理しているフレームのデータをステップ154に供給し、ステップ154から160で表わされるループでの処理を継続する。最後のピクチャ番号LPNを処理したら、決定ステップ160はループから抜け、ステップ161の符号化処理を終了する。

図33には、FBR-TAMI、即ち固定ビットレートTAMIでの画面変化検出処理SCDETが図示してある。このフローチャートは、図4のフローチャートに類似しているが、処理のさらに細部を提供している。VBR-TAMI用のSCDETが図示してあり、そして図10との関連で前述したことに注意する。同様に、本発明のOSA実施形態のためのSCDETの実施形態を図示し図11との関連で説明してある。

図33において、FBR-TAMI、即ち固定ビットレートTAMIのSCDETは、ステップ170でメモリへGOPのフレームの読み込みを行うことで始まる。ステップ171では、システム内のカウンタを初期化する。図示した実施形態のステップ172では、画面変化の画面インデックスが2に設定されるよう

に図示してあり、処理中のフレームについての画面セグメントにおける第1フレームのピクチャ番号は0に設定されるように図示してあり、そして画面セグメントのインデックスは次のステップに進む前に1だけ増加される。ステップ173では、画面セグメントデータ f_0 をフレーム基準メモリ f_{ref} に複写し、現在のピクチャフレームカウンタを1に設定する。次に、決定ステップ174では、現在フレーム f_c と直前の基準フレーム f_{c-1} の間の間隔又は動きが1型画面変化のしきい値 T_1 より大きいかなんかを決定する。大きい場合には、ステップ178に進む。大きくない場合には、ステップ175に進み、現在フレームと直前の基準フレームの間の動きが0型しきい値 T_0 より大きいかなんかを決定する。大きい場合にはステップ180に進み、それ以外ではステップ176に進む。

ステップ174からステップ178に進んだ場合、画面変化の種類を1に設定し、画面セグメントの第1フレームのピクチャ番号 c を識別し、直前の画面セグメントの最終フレームを $(c-1)$ で識別し、そして画面セグメントのインデックスを1だけ図示したようにインクリメントする。次に、ステップ179では、現在のフレームデータ f_c を基準フレームデータ f_{ref} に複写する。ステップ179から、ステップ176に進み、現在処理しているGOPの終端に到達したか、つまり15番目のフレームが処理されているかを調べる。処理されていない場合には、ステップ177に進み現在のフレームを1だけインクリメントして次のフ

フレームに進み、その処理はステップ174にループバックする。しかし、該処理が終了している場合、すなわちGOP内のフレームを処理し終わっている場合、ステップ184に進み次のGOPを処理する。図33において図示した設定では、「D (,)」の部分はフレーム間の動き量の間隔測定を表わしている。また、ステップ181.にいう「Cond. A」とは、つまり「sct[scindex-1]=1&(PNSCL[scindex-1]-PNSCF[scindex-1])=0」を意味し、これは直前のセグメントの画面変化の種類が1であり、そしてその画面持続が0であることを表わしている。

図34は、図32のTAMI符号器ルーチンで使用する「N-P TAMI SCDET」画面変化検出器を表わす。N-P TAMI SCDETについての図34のフローチャートにおけるステップの実質数は、図33のフローチャートの一部に図示したステップと同じで、これらのステップでの基準の指定は同一

である。例えば、初期化のステップ170から173は、図33と図34のフローチャートで同一である。図34のN-P TAMIのフローチャートでステップ200から205は、図33のSCDET FBR-TAMIのフローチャートとは異なる。図34のフローチャートでは、ステップ174、178、201、202が1型画面変化を検出するが、ステップ180から183と200は0型の画面変化を検出する。また、1型及び0型の画面変化を提供するために指示したこれらのステップは、ステップ179とあわせて排他的論理和関数を提供することにも注意すべきである。さらにステップ203からステップ205がP1指定フレームのデフォルトポジションの挿入または生成を提供することも注意すべきである。利便のため、本実施形態においてこのようなデフォルトポジションは、2型画面変化として指定してある。

図32に図示したTAMI符号器のフローチャートのピクチャ符号化ステップ152が、図35にさらに詳細に図示してある。ステップ250からステップ256では、図示のようにI1、I2、P1、P2、B1、B2符号化を行う。ステップ250では、データの離散コサイン変換(DCT)を行う。ステップ251では、主データ圧縮を実行し、そして異なる量子化レベルを提供するのに適し

得るステップサイズを有する量子化回路を示している。ステップ252では、例えばハフマン符号化などの可変長符号化VLCを実行する。ステップ256で行うバッファ制御は、出力ビットレートを一定にするためにMPEG標準のビットレート制御の一部として含まれており、これにより過剰ビットを使用する場合に量子化回路を粗い量子化に制御し使用するビットを減少させる。ステップ253とステップ254では、逆量子化と、逆離散コサイン変換処理をそれぞれ行う。ステップ255では、逆離散コサイン変換254からの複合化の結果をメモリ内に保存又は記憶し、この結果は後に動き補償に使用する。例に図示してあるように、本発明の発明者は、ステップ251の量子化回路に6種類の異なるQSレベルを提示してこれらを選択できるようにし、QSの値が大きくなる程ステップ251で行う量子化が粗くなる、つまり解像度が低くなるようにしている。この例に図示してあるように、I1及びP1として指定されるフレームはそれぞれが指定されたQSの量子化レベルを有している。双方向フレームB1又はB2に指定

されるフレームは、それぞれ2QSの量子化レベルを有する。I2に指定されるフレームは10QSの量子化レベルを有し、P2に指定されるフレームは3QSの量子化レベルを有する。

TAMI符号器のために図32のステップ155に図示するMAIN符号化アルゴリズムは、図36Aと図36Bのフローチャートではそれぞれステップ260から278及びステップ280から285において詳細に示してある。さらに詳しく説明すると、ステップ260において、NP1として指定される過去のP1フレームのカウント値は、図示のように「0」カウントを初期値として持つように設定される。ステップ261では、1型画面変化が発生したかの判定を行なう。1型画面変化が発生した場合には、ステップ262に進み、現在のピクチャ番号PNを画面セグメントの「i番目の」フレームのピクチャ番号と等しくする。次に、決定ステップ263に進み、ピクチャ番号がGOPの最終フレームを表わすかを判定する。表わしている場合はステップ264に進みI1フレームとしてフレームを符号化し、違う場合はステップ275に進みI2フレームとしてそのフレームを符号化する。ステップ261で、1型画面変化が現在処理している

フレームで検出されないと、ステップ273に進み、現在処理しているフレームでフレーム間の動きが0型画面変化か、つまり0型画面変化が得られたかどうかを調べる。0型画面変化が得られない場合には、ステップ265に進む。0型画面変化が得られた場合には、ステップ274に進み、図示のように現在の画面セグメントの第1ピクチャ番号を1だけ減少させる。ステップ264のI1符号化のステップと、ステップ275のI2符号化ステップについてのさらなる処理ステップが図35以降のフローチャートに図示してある。

ステップ265では、現在処理している画面セグメントの持続がゼロか否かを調べる。もし画面セグメントの持続がゼロである場合には、図32に図示したフローチャートのステップ156に進む。一方、画面セグメントの持続がゼロでない場合は、ステップ266に進み、処理している画面セグメントの最終フレーム番号にピクチャ番号を設定する。次に、現在処理しているフレームがGOPの最終フレームに位置しているかどうかを調べるために決定ステップ267を実行する。最終フレームである場合には、ステップ276に進み、関連ピクチャ番号の

最初と最後の画面セグメントの間にある全てのBフレームに対してテレスコピック動き予測を実行する。そしてその後ステップ277に進み、フローチャート（図35）のステップ250から256でI1フレームの符号化を実行する。しかし、ステップ267でフレームの位置が最終フレームの位置ではないと判断した場合には、ステップ268に進み、フローチャート（図37）のステップ290から297を通じて、Pフレームと先行するBフレームに対する動き予測を実行する。フローチャート（図37）のステップ297の実行後、ステップ269に進み、MPEG標準にしたがって予測処理を行なう。次に、決定ステップ（ステップ270）に進み、次画面が1型画面変化を有するか否か、また既にP1フレームがいくつか検出されたか否か、を決定する。そして答えが否定であれば、図35のステップ250から256を経由してステップ278において、P2フレームの符号化を実行する。逆に答えが肯定であれば、図35のステップ250から256において、P1フレームの符号化を実行し、次にこれまでのP1フレーム数のカウント値を1だけ増加する（ステップ272）。

次に、ステップ280（図36B）に進み、1だけインクリメントされた最終画面セグメントにおける第1フレームのピクチャ番号に現在のピクチャ番号を設定する。次に、補間ステップ281に進み、MPEG標準に則した補間を実行した後、ステップ282に進み、P1フレームの個数が0と等しいかを調べる。0と等しい場合には、B2フレームの符号化ステップ283に進む。一方、0以外の場合には、B1フレームの符号化ステップ285に入る。前述したようにステップ283と285についてのサブステップ250から256は、図35のフローチャートに示してあることに注意する。次に、決定ステップ284を実行し、現在のピクチャ番号PNが画面セグメント「i」の最終フレームのピクチャ番号より小さいかを調べる。その結果小さい場合には、ステップ281へループバックして処理が継続され、逆に大きい場合には、ステップ156（図32参照）へ進み、画面セグメントのインデックス「i」を1だけインクリメントする。

図36A及び図36Bのフローチャートで説明したように、MAINステップ155（図32参照）、即ちMAIN符号化アルゴリズムでは、Pフレームに関連する動きを決定するための動き予測ステップ268の詳細は、図37のフロー

チャートに示してある。その第1ステップ290では、現在のフレーム番号FNを1だけインクリメントされた「i」画面セグメントのピクチャ番号に送出する。次に、ステップ291で、現在フレームと最後の基準フレームのピクチャ番号画面セグメントとの間で、前方動きベクトル検索を計算する。次に、ステップ292で現在のフレーム番号を1だけインクリメントする。この後、ステップ293に進み、現在のフレームが画面セグメントの最終フレームのピクチャ番号より小さいかを調べる。もし小さい場合にはループを經由してステップ291に進み、逆に小さくない場合にはステップ294に進んで1だけデクリメントされた最後の画面セグメントのピクチャ番号に現在のフレーム番号FNを設定する。次に、ステップ295に進み、この例ではMPEG標準に基づく標準アルゴリズムを利用して、後方動き予測を実行する。次に、ステップ296に進み、現在のフレーム番号FNを1だけデクリメントする。この後、ステップ297に進み、現在のフレーム番号FNが第1フレームの画面セグメントの第1フレームに対するピ

クチャ番号より大きいかを調べる。もし大きい場合には、処理はステップ295へループバックし、大きくない場合には、処理は図36Aに示す予測ステップ269へ進む。

TAMI符号器（図32）によるMAIN符号化アルゴリズムを示す図36Aのフローチャートにおいて、Iフレームの動き予測ステップ276の詳細については、図38のフローチャートに示すステップ300からステップ307で図示してある。Pフレームの動き予測ステップについての図37のフローチャートは、図38のフローチャートとほとんど同一である。換言すれば、図37のステップ290から292及びステップ294から297は、それぞれ図38のフローチャートのステップ300から302及びステップ304から307と同一である。MEPおよびMEI処理での唯一の差は、前者のステップ293と後者のステップ303との間にある。ステップ293は関連する決定ステップにおける最終フレームを含み、一方ステップ303は最終フレームを含まず、そのため現在のフレーム番号が最終フレームより小さいかの決定だけしか行なわない。

前述した本発明の各種実施形態を実現可能とするためのハードウェアシステムについて、図3及び図9のシステムよりさらに詳細に説明する。図39を参照す

ると本システムは、ビデオデータを受信するための画面変化検出器310を含み、これは、0型および/または1型画面変化により各種フレームをI、P、又はBに指定する。関連するGOPは、画面変化検出器310に記憶される。制御信号CSは、前述したように、必要とされるステップを実行すべくプログラムされたマイクロプロセッサ334から入力される。ラインA1上の1つの出力信号は、ピクチャモード信号（PMS）で、これはI、P、或いはBフレームのいずれかとして処理されているフレームの指定を識別する制御信号である。この信号は入力信号として動き補償回路318に接続されている。動き補償回路318の詳細は後述する。ラインA2に沿った他の出力信号は、フレーム出力信号である。この信号は加算結合312と、ラインG1経由で動き補償モジュール318とに接続されている。ラインG0に沿った動き補償回路318からの出力は、加算結合312へ接続される。加算結合312の出力信号、即ちデータは、離散コサイ

ン変換(DCT)モジュール314へ接続され、そしてこのDCTモジュール314は、量子化(Q)モジュール316、可変長符号化(VLC)モジュール324、マルチプレкса(MPX)モジュール328、ビットカウンタモジュール330、バッファ332とカスケード接続してある。フィードバックラインJ1及びJ2は、バッファ332とビットカウンタ330とからそれぞれビットレート制御装置326に接続されており、このビットレート制御装置326の出力はラインJ0を伝って量子化モジュール316へ接続されている。量子化モジュール316の他の出力は逆量子化回路320(Q^{-1})に接続してあり、この出力は逆離散コサイン変換モジュール322への入力として接続してある。逆離散コサイン変換(IDCT)モジュール322の出力は加算結合323に接続し、またこの加算結合323にはラインG0経路を経由して動き補償モジュール318の出力信号も伝送される。加算結合323からの出力は、ラインG2を経由して動き補償モジュール318の入力に接続される。308で示した破線の領域内部に含まれる符号器の部分は、従来技術で周知の典型的なMPEGビデオ符号器を表わすことに注意する。本発明の発明者は、従来技術の符号器に画面変化検出器モジュール310、ビットレート制御装置326及び動き補償モジュール318を追加しこれを改良して、本発明の各種実施形態を実現するようにしている。動き補

償モジュール318からマルチプレкса(MPX)328への出力線MVは、マルチプレксаへ動きベクトルビットを伝送する。また逆量子化回路320と逆離散コサイン変換モジュール322は、従来技術において一般的な復号化を実行する。ビットカウンタ330は、このシステム内で生成されたビットをカウントし、システムの出力動作を決定して、使用するビット数がシステムの能力を越えないような方法で量子化回路316を制御する。ビットレート制御装置326は量子化回路316による粗い量子化を調節する。

画面変化検出器モジュール310について図40から図45を参照し実質的に更なる詳細を説明する。また前述したアルゴリズム、特に図32のアルゴリズムも参照する。図40に図示してあるように、画面変化検出回路310は、距離計

算ユニット338に接続したフレームメモリ336と、画面変化検出回路制御装置346とを含んでいる。フレームメモリ336は、画面変化検出回路制御信号(SCDCS)にも応答する。フレームメモリ336は、16フレーム用の標準フレームメモリであり、この例では15フレームのGOPを仮定している。距離計算ユニット338は、現在のフレームと後続または次のフレームの間の距離や動きを計算する。この距離計算ユニット338もまた、SCDCS信号に応答する。距離計算ユニット338は、図示したように、0型画面変化検出器モジュール342からの又は1型画面変化検出器モジュール340からの基準フレーム番号信号 F_{ref} にも応答する。フィードバック信号 F_{ref} は、前述したように、フレーム間の距離計算又は動き計算に使用する基準フレームの位置を再設定するため距離計算ユニット338が応答するフィードバック信号である。1型画面変化検出モジュール340は、図示したように、0型画面変化検出回路342とGOP構造生成ユニット344の両方に出力信号を提供する。前記2つの画面変化検出モジュール340、342の詳細は後述する。GOP構造生成ユニット344は、SCDCS制御信号で制御され、そしてラインE3を伝って画面変化検出器制御装置346への出力する一方で、ラインE2を伝って当該制御装置346からの出力信号を受信する。画面変化検出器制御装置346は、ラインF0を伝ってフレームメモリモジュール336からの信号も受信し、ライン即ちバスA2にフレーム出力信号を、また信号線A1にピクチャモード信号PMSをそれぞれ提

供する。GOP構造生成ユニット344は、MPEG標準にしたがって完全なGOP構造又はマップを生成するために使用される位置を検出する。また、SCD制御モジュール346は、小型マイクロプロセッサによって、又は結線論理回路によってタイミング、データフロー、同期その他のために提供できることにも注意する。

距離計算ユニット338の更なる詳細が図41に図示してある。図示のように、距離計算ユニット338にはヒストグラムモジュール348が含まれており、これにより、B1を伝って送られるデータに基づいて直前の基準フレームのヒストグラムを生成する一方で、他のヒストグラムモジュール350も含まれており

、ラインB0を伝送するデータに基づいて現在フレームのヒストグラムを作成する。ヒストグラムモジュール348は、メモリ352に接続されて、画面変化検出モジュール340又は画面変化検出モジュール342によりメモリ352がリセットされるまでの間、メモリに直前の基準フレームデータを記憶する。メモリ352の出力は、絶対差ユニット354に接続されており、また絶対差ユニット354にはヒストグラムモジュール350により現在フレームのヒストグラムデータが出力される。これらの間の絶対差は、絶対差ユニット354により計算され、この結果を加算モジュール356に出力し、この加算モジュール356の出力がヒストグラム差としてラインB2を伝い画面変化検出モジュール340及び342へ入力される。距離計算ユニット338についての図41の例ではヒストグラムモジュール348及び350を用いるように図示しているが、このヒストグラム技術に換えて、ブロック変動処理、差分のヒストグラム処理その他を使用しても良い。これらその他の技術についてはすでに説明した通りである。

図42を参照して1型画面変化検出モジュール340について説明する。1型画面変化検出モジュール340は、コンパレータ358を含んでおり、距離計算ユニット338からラインB2を伝って受信した距離信号又は動き信号と、1型しきい値信号 T_1 とを比較する。そしてラインB2からの信号が T_1 より大きい場合にはコンパレータ出力はデジタル値の「1」を表わし、ラインB2からの信号が T_1 より小さい場合にはコンパレータ出力358はデジタル値「0」を表わすようになる。コンパレータ358からの出力は、図中下端がC2で又上端がB

1で表わしてある各ラインに沿って、バッファとして機能する検出信号ユニット360と、F。(現在のフレーム番号)に設定される F_{ref} を生成するためのフレーム番号生成回路として機能する位置出力ユニット362の両方へ供給される。バッファ360は、非反転バッファであることに注意する。したがって、デジタル値「1」が入力信号として提供された場合、検出信号生成ユニット360からの出力信号もデジタル値「1」になる。

図43を参照して0型画面変化検出モジュール342について詳細に説明する。図示のように、0型画面変化検出モジュール342にはコンパレータ364が

含まれており、距離または動き測定信号B 2を T_0 しきい値信号と比較し、B 2が T_0 より大きい場合にはデジタル値「1」の出力を発生し、距離B 2が T_0 しきい値より小さい場合にはデジタル値「0」を出力する。コンパレータ3 6 4は、1型画面変化検出モジュール3 4 0からD 1を通じて1型検出信号も受信する。この信号はコンパレータ3 6 4の動作を停止させるための信号である。そして1型画面変化をモジュール3 4 0で検出した場合には、0型画面変化検出モジュール3 4 2の動作を停止させる。コンパレータ3 6 4の出力は、直前のフレーム番号に対して $F_{(C-1)}$ に等しい F_{ref} 信号をB 1に沿って提供する位置出力ユニット3 6 6への入力として接続される。また、位置出力ユニット3 6 6は、0型画面変化がフレーム間で検出されたかを表わす信号をD 3に出力する。

図4 4を参照して、図4 0のGOP構造生成ユニット3 4 4をさらに詳細に説明する。図示したように、GOP構造生成ユニット3 4 4は、0型画面変化位置と1型画面変化位置とをそれぞれ記憶するための2つのメモリ3 6 8、3 7 0を含む構成となっている。これらのメモリ3 6 8、3 7 0は、基準フレーム位置ユニット3 7 2の入力へ個別に接続されており、検出された画面変化に基づいてI及びPフレームの位置を決定する。基準フレーム位置ユニットからの1つの出力は、Bフレーム位置ユニット3 7 4へ接続してあり、Iフレーム又はPフレームに指定されていない残りのフレームをBフレームに指定する。基準フレーム位置ユニット3 7 2は、PMODEメモリ3 7 8にも接続してある。PMODEメモリ3 7 8もBフレーム位置ユニット3 7 4からBフレーム位置を受信し、処理中のGOPについてのI、P、Bフレーム位置を記憶する。この実施形態では、P

MODEメモリ3 7 8は、フレーム「0」から「1 5」にそれぞれ対応する0から1 5のレジスタとして指定された1 6個のレジスタを含む構成となっている。PMODEメモリ3 7 8は、ラインE 2を通じてPMODE制御信号を受信し、ラインE 3に対してPMODEリード信号を出力する。

図4 0の画面変化検出器制御モジュール3 4 6について図4 5を参照してさらに詳細に説明する。画面変化検出器制御装置3 4 6は、小型プロセッサを含むか又は結線論理回路で提供される制御回路3 8 0を含む。制御回路3 8 0は、E 3

を通じてPMODEリード信号を受信し、E2を通じてGOP構造生成ユニット344（図40参照）に対してPMODEメモリ制御信号を出力する。制御回路380は、画面変化検出制御信号SCDCSも出力する。さらに図示してあるように、制御回路380は、ピクチャモード信号（PMS）生成ユニット384と、フレームシーケンスユニット382に接続してある。フレームシーケンスユニット382は、バッファとして機能し、フレームメモリ336からラインF0を通じてフレームデータを受信する。そして、このフレームデータが処理中のフレームの実際の画像データを表わすので、フレームシーケンスユニット382は処理中のフレームを表わす出力としてラインA2を通じてフレームデータを出力する。また、ピクチャモード信号生成ユニット384は、処理中のフレームの詳細な識別かできるようにするために、ラインA1に対してスイッチ制御信号を表わすピクチャモード信号（PMS）を出力する。

図46では、図39に図示した動き補償モジュール318を詳細に示してある。破線の四角い部分385に囲まれた各構成部は、従来技術で周知の動き補償回路を表わす。本発明の発明者は、周知の動き補償ネットワークに2つのモジュールを追加し、これらモジュールは図示したようにテレスコピック動き予測（ME）モジュール396とスイッチ制御ブロックモジュール408とを含んでいる。従来技術の動き予測ネットワーク385は、1つのIMODE、即ちフレーム間モードスイッチ386と、4つのBMODEスイッチ388、394、400、402をそれぞれ含む。他に3つのデータ転送スイッチ398、410、412も図示したように含まれている。これらのスイッチのそれぞれは、A1を通じて受信したピクチャモード信号PMSに応じてスイッチ制御ブロック408により生

成されるモードスイッチ制御信号、すなわちMSCによって制御される。図47には表414としてスイッチ制御ブロック408の真理値表を示す。また、図示したように、スイッチのそれぞれはMSC信号に応じて「0」と「1」接点の間で関連する切り換えアームを切り換えるように動作する。Bフレーム補償回路390は、スイッチ388、394、400、402へそれぞれ接続されている。

Pフレーム補償回路392は、スイッチ388、394、398のそれぞれに個別に接続されている。スイッチ394は、テレスコピック動き予測モジュール396に接続されている切り換えアームを備えている。スイッチ398は、Pフレーム補償回路392へアームが接続してあり、「1」及び「0」接点がスイッチ400の「0」接点とスイッチ402の「0」接点とにそれぞれ接続してある。スイッチ400のスイッチアームは、フレームメモリF0（404）へ共通接続してあり、ラインH2を経由して動き予測モジュール396へ接続してある。スイッチ402のスイッチアームは、フレームメモリF1（406）に共通接続してあり、ラインH3を経由して動き予測モジュール396へ接続してある。フレームメモリ404と406は、それぞれスイッチ410と412の「1」接点にも接続してある。410と412のスイッチアームは、ラインG2経由で加算結合323（図39参照）に共通接続される。

動き補償モジュール318の動作について図46と図47を参照して説明する。Bフレーム補償モジュール390とPフレーム補償モジュール392は、それぞれBフレームとPフレームを処理するための必要補間関数を提供するように動作する。PMS信号が「0, 1」の時、IMODEスイッチ386は0信号を加算結合312に接続する。スイッチ410、412は、フレームメモリF0（404）またはフレームメモリF1（406）のどちらかの入力を加算結合323へ交互に接続するように動作する。これらのスイッチは、ピクチャモード信号PMSの値が0、1、2、3のいずれかである間、メモリ404、406を加算結合323へ交互に接続するように交互に切り換る。しかし、PMS信号の値が4または5のどちらかである場合、スイッチ410、412は、PMS信号が4又は5である限り、最後のスイッチ位置に留まる。PMS信号の値が0または1の場合、スイッチ386が動作して0Vを信号ラインG0を通じて加算結合312に

接続する。またBモードスイッチ388が動作してPフレーム補償回路392の出力を回路又はネットワークから切り離す。更にBモードスイッチ394が動作してPフレーム補償回路392への入力として動き予測モジュール396の出力

を接続し、スイッチ398が動作してPフレーム補償回路392の入力をそれぞれフレームメモリ404、406へ、これらのフレームメモリのどちらがデータをもっとも新しく読み込んだかによってスイッチ400又はスイッチ402のどちらかを經由して接続する。そしてスイッチ400、402が動作してフレームメモリ404、406の出力をBフレーム補償回路390の入力に接続する。PMS信号の値が「2」又は「3」に変化すると、スイッチ386、388が動作して加算結合312にPフレーム補償回路392の出力を接続し、そしてスイッチ400、402が動作してメモリ400、406の出力をスイッチ398に接続するので、それによってスイッチ398が動作してメモリ404と406からフレームメモリ出力の一方を、その時点のスイッチ398のスイッチアームの位置にしたがってPフレーム補償回路392の入力に接続する。

動き予測モジュール396についてさらに詳細に説明する。図48を参照すると、動き予測モジュール396は、動きベクトルメモリ420がテレスコピック動き予測制御装置424と予測モジュール426の間に接続してある。フレームメモリ422は、予測モジュール426とテレスコピック動き予測制御装置424に接続される。別のフレームメモリ428は、予測モジュール426と制御装置424に接続される。第3のフレームメモリ430もテレスコピック動き予測制御装置424と予測モジュール426に接続される。動きベクトルメモリ420は、現在フレームを基準として前方と後方にある基準フレームについての動きベクトルと、これらの基準フレーム間に配置したBフレームについての動きベクトルとを蓄積するためのものであり、テレスコピック動き予測制御装置424により制御アクセスされる。フレームメモリ422は、現在のフレームデータを使用するように要求されるまで、該現在のフレームデータを一時的に記憶する。予測モジュール426は、実際の動きベクトル検索を実行し、この際、全検索法を含む何らかの従来の動き予測方法又は本明細書で前述したようなその他の従来技術の方法のいずれかの方法を使用する。テレスコピック動き予測制御装置424

は、関連する動き予測モジュール396の他のモジュールのタイミングを制御し、動きベクトルメモリ420から動きベクトルを読み取り、信号線H1を經由し

てBフレーム補償回路390又はPフレーム補償回路392へ予測した動きベクトルを出力する。フレームメモリ428、430は、基準フレームを記憶するために使用され、任意の時刻にこれらのメモリの内の1つが直前の基準フレームを記憶し、これらのメモリの他のメモリは、後方の基準フレームを記憶する。フレームデータは、信号線H2を経由してフレームメモリ428へ入力されるほか、他の信号線H3を経由してフレームメモリ430へ入力される。

テレスコピック動き予測モジュール396のテレスコピック動き予測制御装置424について図49を参照してさらに詳細に説明する。図示したように、テレスコピック動き予測制御装置424は、制御回路436に接続されたメモリ432を含む。制御回路436は、2つのROM434、438にそれぞれ接続してある。ROM434は、前方動き予測（FME）シーケンスに関連し、一方ROM438は後方動き予測（BME）シーケンスに関連する。制御回路436は、信号線13に沿って予測制御信号を、信号線I1に沿って動きベクトルメモリ制御信号を、I2に沿ってフレームメモリ制御信号をそれぞれ出力するように動作する。

ビットレート制御装置326について図50を参照してさらに詳細に説明する。図示したように、ビットレート制御装置326は、量子化パラメータ（QP）調節モジュール440と、目標ビット調節モジュール442とを含む。真理値表444が図示してあり、これでは各ピクチャ形式でのスケーリング倍率Xが量子化パラメータ調節モジュール440で受信したピクチャモード信号PMSの値に対応してどのように変化するかを表わしている。このモジュールは、式 $Q_p = 31X (F/J)$ を計算するためにプログラムされている。この量子化パラメータの式の31ステップを用いることで、5ビットでこれを表わすことができる。バッファ満杯量Fとバッファの大きさJとの比は、どれくらいのビットがバッファ332（図39参照）に関連しているかに応じて0と1の間になる。すなわち0からJまでで、典型的にはJは、ビットレートが約1.5メガバイト／毎秒程度の時に5ピクチャ（250キロバイト）程の符号化に必要な平均ビット数を表わす。

さらに真理値表444を参照して、PMSが値「0」を有する時に、スケーリング倍率1がI1フレームに相對することに注意する。PMS信号が「1」の時、スケーリング倍率Xは10で、I2フレームに關連し、このフレームはこの例では粗く量子化されたフレームである。PMS信号が値「2」を有する場合、スケーリング倍率Xは「1」で、P1フレームに關連する。PMS信号が「3」の時、このスケーリング倍率は3で、P2フレームに關連し、これは幾らか粗く量子化されたフレームである。PMS信号が「4」の時、スケーリング倍率Xは2で、B1フレームに關連する。PMS信号が「5」の時、スケーリング倍率は2で、B1フレームに關連する。またPMS信号が「5」の時、スケーリング倍率Xは2でB2フレームに關連する。目標ビット調節モジュール442は、式 $D_t = X_t T_{\text{gop}} / E_{\text{gop}}$ を計算するように動作し、これによって図50の実施形態では D_t の式の要素のそれぞれ一つずつ、すなわちピクチャ形式tについての目標ビット割り当てを定義する。

図31に示したアルゴリズムとの關連で示したBSE-TAMI（2進検索等距離TAMI）の本発明の実施形態は、図39の一般的ハードウェア設定を用いて實現できる。しかし画面變化検出器（SCD）310は、本発明の他の実施形態のために別に設けられるものである。画面變化検出器（SCD）310で必要とする設定を一般化したブロック図が図51に図示してある。フレームメモリ336、GS（GOP構造）生成ユニット344及びSCD制御装置346は、図40の実施形態で前述したとおりである。相違点はフレームメモリ336とGOP構造生成ユニット344の間の2進検索ユニット450の使用に關連する。

2進検索ユニット450の設定を図52にさらに詳細に図示してある。しきい値ユニット452は、検索するフレームの検索領域の midpoint m についてしきい値を計算するように動作する。フレームデータは、フレームメモリ336からバスB0に転送されることに注意する。制御ユニット454は、適切なタイミング信号及び2進検索制御信号BSCSを生成するように動作する。制御ユニット454は、画面變化検出器340、342の出力に応じて、出力線D3に0型画面變化と、線C2に沿って0型画面變化のフレーム位置を表わす信号を出力する。検索領域計算ユニット456は、1つのステップから別の關連するアルゴリズムのス

トップに2進検索を導くための次の検索領域を決定し、図31に図示したように反復的に検索を行なう。

TAMIによるサブバンドビデオ符号化

この分野で、離散的な時刻信号をローパス及びハイパス周波数成分を分離するステップでサブサンプリングすることが広く知られている。この技術は、2つの空間方向のそれぞれでサブサンプリングを適用することによる画像またはビデオフレームの処理にまで拡張されている。適切なハイパス及びローパスフィルタに後続する場合、各空間方向に2の倍数でサブサンプリングすると画像を4つの部分画像に分解することになり、そのそれぞれが元の画像の $1/4$ の量の画素を有することになる。部分画像（サブバンド画像）は、 (L_v, L_h) (L_v, H_h) 、 (H_v, L_h) 及び (H_v, H_h) と標識され、大文字がフィルタの種類を表わし（ H =ハイパス、 L =ローパス）、添字が空間処理方向（ v =垂直、 h =水平）を表わす。サブバンド画像は補間とフィルタ処理で再結合されてこれらを取り出した元の画像を再構成することができる。サブバンド画像のどれか又は全部に対し同じステップの処理を更に実施してより小さいサブバンド画像を作成できる。転送又は記憶システムのアプリケーションを用いれば、一つ一つの異なるサブバンド画像に異なる符号化方法を用いることで周波数選択画像符号化を実現できる。

本発明のさらに別の実施形態において、時間適応型動き補間を有する新規のサブバンドビデオ符号化アルゴリズムを提供する。この実施形態では、動き予測のための基準フレームがビデオ信号の最も低い空間サブバンドにおける時間的セグメンテーションを用い適応的に選択される。ピクチャグループ内の各ピクチャタイプに対する可変目標ビット割り当てを用いることで、一定出力ビットレートの制約をもつ基準フレームの可変数使用が可能となる。ブロック単位でのDPCM、PCM、ランレンクス符号化を丸めハフマン符号化（truncatedHaffmancoding）と組み合わせて使用し、サブバンド内の量子化データを符号化する。以下に示すように、1型及び0型画面変化のしきい値はフレーム内でサブサンプリングした画素数に直接比例して調節する。適応方式のシミュレーション結果を非適応方式のそれと好適に比較する。

サブバンド符号化は、ATMネットワーク内の優先順位のあるパケット化ビデオに好適な固有の階層化解像度構造を有するとして周知である。ビデオ符号化で別の周知の方法はMPEG標準で最近規格化された動き補償である。サブバンドを使用する時間的な冗長性を減少する法としては、2つの方法に分類することができる。その1つは3D空間-時間サブバンド符号化(3D spatio-temporal subband coding)で、もう1つは動き補償2Dサブバンド符号化(2D subband coding)である。図53に図示した本発明による固定出力ビットレートサブバンドビデオ符号器を実現するに当たって、本発明のサブバンドの実施形態は、後者の方法を適用し、動きによる時間的な冗長性を除去する性能の改良を提供する。

Y. Q. ZhangとS. Zafarの論文「カラービデオ圧縮のための動き補償波形変換符号化」、IEEETrans. Circuits Syst. Video Technol., Vol. 2, No. 3, 285～296ページ、1992年9月に説明されているように、動きベクトルを決定する目的に用いられる周知の動き補償2Dサブバンド符号化システムでは、2ステップのサブバンド分離を使用し、 (L_v, L_h) をローパスフィルタとサブサンプリングの第2ステップで分離する。これによって元の画像の最も低い1/4の水平及び垂直空間周波数成分からなる元の画像の16分の1の画素数の低周波サブバンド画像、いわゆる「最低サブバンド」画像を作成する。本発明のサブバンドによる実施形態では、入力ビデオの各ピクチャが両直交フィルタを使用してサブバンドに分解される。動き補償方式では、時間適応型動き補間(TAMI)を前述したように使用する。基準フレームの数と基準フレーム間の間隔は、入力ビデオの時間的変動にしたがって調節される。

より具体的には、本発明のサブバンドの実施形態でのアルゴリズムは前述のTAMIをわずかに変更したものである。これは、各GOP(グループオブピクチャ)におけるPフレームの変数を与える変更である。この新規のサブバンドTAMIアルゴリズムは、各GOPについて次のステップを取る：

- (1) 1型画面変化の位置を検出する。
- (2) 0型画面変化の位置を検出する。
- (3) I、P、Bフレーム全部の位置を決定する。

本実施形態では、全ビット割り当てのあるI、P及びBフレームは、I1、P

1、Bと表わし、減少ビット割り当てしたIフレームはI2、減少ビット割り当てをしたPフレームをP2として、本発明の他の実施形態と同様に標記する。

本発明の他の実施形態ですでに説明したように、2種類の画面検出器がアルゴリズムで必要とされる。第1の検出器は、現在のフレーム f_n と直前フレーム f_{n-1} の間の距離測定がしきい値 T_1 以上の場合に現在フレームについて1型画面変化を宣言する。この種の画面変化は、現実の画面内容の変化に対応する。これをI2フレーム（非常に粗く量子化した内部フレーム）として符号化し、直前のフレーム f_{n-1} をP2フレーム（非常に粗く量子化した予測フレーム）として符号化する。I2フレームの符号化は、前方時間マスキング効果を活用しており、P2フレームの符号化は後方時間マスキング効果を利用する。第2の検出器は、現在のフレームと最後の基準フレームの間の距離測定がしきい値 T_0 を越える場合に現在のフレームについて0型画面変化を宣言する。この場合直前のフレーム f_{n-1} はP1フレームになる。

すでに示したように、0型画面変化検出を実行する際の基準フレームの割り当て方法としては、0型画面変化により決定される各時間的セグメントのエンドフレームはP1フレームとし、その間のフレームはBフレームとすべきものである。TAMIアルゴリズムで生成したGOP構造の例は、図8Aと図8Bで既に図示してある。

図53において、TAMIを使用するサブバンド符号化システム460のブロック図が図示してある。マルチ解像度動き予測を使用するTAMIアルゴリズムは、SCD310と動き予測回路462経由で、サブバンド分析モジュール464によるサブバンド分離された後の最も低い空間サブバンドに適用される。動き補償データはそのとき、量子化回路316で量子化され、そして例えばハフマン符号方式を使用したVLCモジュール324で可変長符号化により符号化される。パッファ332は可変速度から一定チャンネルビットレートまで出力符号化データを変換するために必要である。

サブバンドフィルタリングの2つのステップを使用して7種類の空間帯域「1」から「7」を図54に図示したように生成する。この実施形態では、D. Le GallとA. Tabatabaiが論文「対称カーネルフィルタと算術符号

化技術を使用するデジタル画像のサブバンド符号化」(Proc. ICASSP 88, 7 6 1 ~ 7 6 3 ページ、1988年4月)で教示しているように、フィルタは、ローパス及びハイパス両直交フィルタを使用する分離2Dフィルタである。サブバンド分析では、

$$H_1(z) = \frac{1}{8} (-1 + 2z^{-1} + 6z^{-2} + 2z^{-3} - z^{-4}) \quad (32)$$

$$H_1(z) = \frac{1}{2} (1 - 2z^{-1} + z^{-2}) \quad (33)$$

ローパスフィルタに関する式(32)の定数項 $1/8$ は、DC利得1を提供するために選択されたものである。対応する合成ローパス及びハイパスフィルタは、 $G_1(z) = H_1(-z)$ かつ $G_h(z) = -H_1(-z)$ である。これらのフィルタ対は、それぞれが3種類のサンプル遅延を有する完全な再構成属性を有している。言い換えれば、

$$\hat{X}(z) = z^{-3}X(z) \quad (34)$$

で簡単に示される。ここで $X(z)$ は入力、 $\hat{X}(z)$ は再構成信号である。

時間的セグメンテーション(画面変化検出)アルゴリズムは、最低のサブバンドに適用され、最低のバンドの減少されたピクチャ寸法である16の係数によって計算量を減少させることができることになる。

MRME 4.6.2が提供する動き予測のためのマルチ解像度方法について説明する。サブバンドフィルタリング段階に対応する解像度レベルを s に設定する。最大フィルタリング段階を S で表わすこととし、これが図5.4では2になっている。図5.4ではバンド(1、2、3、4)で $s=2$ 、またそれ以外では $s=1$ である。初期の動きベクトルはバンド1でのみ予測され、他のサブバンドの動きベクトルを生成するように次のように伸縮される：

$$\vec{d}_1(x, y) = \vec{d}_s(x, y) 2^{s-2} + \Delta_1(x, y) \quad (35)$$

ここで $d_i(x, y)$ は、解像度レベル i におけるブロック位置 (x, y) での動きベクトルであり、 $d_s(x, y)$ は初期の動きベクトルであり、また $\Delta_i(x, y)$ は縮小した検索領域にある補正動きベクトルである。初期動きベクトル d_s は、ブロックの大きさも 4×4 になっているところの、 4×4 の検索範囲を全検索で予測する。計算シミュレーションにおいて、本発明の発明者は、 $\Delta_i(x, y) = (0, 0)$ に設定した。というのは、補正のためのオーバーヘッドビットはデータビットのセービングを上回ることが普通であるからである。

GOP内のP1基準フレーム数を可変とするためには、前述したように基準フレームの適応選択について各GOPの始まりにおいて、可変目標ビット割り当てスキーム(a variable target bit allocation schem)を更新する。つまり、目標ビット割り当ての方式は、前述の式(30)と同一である。

GOP内で、各ピクチャ形式に対応する目標ビット割り当てもまた、実際のビデオシーケンスの画面変化の複雑さに適応できるように変化させられる。同じピクチャ形式を有する直前のピクチャで生成されたビット数は、目標ビット割り当てとして使用される。1つのフレームについて生成されたビット数が目標ビット数から外れた場合には、次式に従い、次のピクチャのビット割り当てが調整されてビットレートの受入れ可能な範囲を維持する。

$$D_t = X_t \times \frac{T_{\text{GOP}}}{E_{\text{GOP}}} \quad (36)$$

ここで t はピクチャ形式で、 $t \in \{I1, I2, P1, P2, B\}$ 、 D_t はピクチャ形式 t での目標ビット割り当て、 X_t はピクチャ形式 t の直前フレームでの生成ビット数、 E_{GOP} は各フレーム形式で生成した最新のビットデータにより計算した予測されるGOPのビットレート、そして T_{GOP} は目標GOPビットレートである。 T_{GOP} は $M(R/30)$ で計算し、ここで M はGOPの大きさ、ま

た R は目標ビットレート(ビット/秒)である。 E_{GOP} は次式で計算できる：

$$E_{\text{GOP}} = \sum_{t \in A_{\text{GOP}}} n_t X_t \quad (37)$$

ここで A_{GOP} は現在のGOPで使用される全ピクチャ形式の組、 n_t はGOP内

のピクチャ形式 t のフレーム数、 X_t は形式 t の直前フレームで生成したビット数又はピクチャが G O P の始めにある場合にピクチャ形式 t での初期ビット割り当てである。

ビットレート制御には他にも 2 つの注意点がある。1 つは実際の符号化ビットを目標ビット割り当てに調節することであり、もう 1 つはバッファ 3 3 2 についてバッファのオーバーフロー又はアンダーフローの問題を防止する内容制御を行うことである。これら制御のどちらも次のアルゴリズムで取り扱う。各スライスの終わりで、バッファ 3 3 2 の内容は $F = F + S_{\text{gen}} - S_t$ により更新する。ここで F はバッファ 3 3 2 の内容、 S_{gen} はそのスライスで生成したビット数、 S_t はそのスライスの目標ビット数である。安定したバッファ動作を維持し、フレーム当たりの目標ビット割り当てに近似できるように生成ビットストリームを調整するため、量子化パラメータ Q_p を次の関係を用いてバッファの満杯度にしがって調節する：

$$Q = 31 \times \frac{F}{J} \quad (38)$$

ここで J は 3 から 5 ピクチャ程度のローデータ (raw data) の量としてみたバッファサイズ、数 31 は 5 ビットで符号化される 31 の異なる非ゼロステップのサイズがあることを意味する。

I フレームのサブバンド 1 だけにブロック全体の D P C M と均一量子化回路を用いる。D P C M では、上からの垂直予測を図 5 5 のように用いる第 1 カラムを除き、左からの水平予測を用いる。I フレームの最も低いサブバンドを除く全てのサブバンドは、ピクチャ形式に関係なく、ハイパスフィルタを通したサブバン

ドも動き補償した残りの画像も僅かな空間的相関しかないため、デッドゾーン量子化回路により P C M (パルス符号変調) で符号化される。水平及び垂直走査モードは、ローパスフィルタ処理した方向にあわせて選択する。つまり、図 5 6 の水平走査モードはバンド 2 及びバンド 5 (図 5 4 参照) に使用される。このモードは、デフォルトにより両方向にハイパスフィルタ処理されるバンド 4 及びバンド 7 (図 5 4 参照) にも使用される。図 5 7 の垂直モードは、バンド 3 及びバン

ド6に対して使用される（図5.4参照）。

これらの走査モードの選択は、ハフマン符号化と組み合わせたランレングス符号化による統計的冗長性を減少させるのに寄与する。ハフマン符号化テーブルは、テニス、フットボール、フラワーガーデンを含む幾つかのトレーニング画像シーケンスから得られたランレングスヒストグラムデータに基づいて生成する。丸めハフマン符号化（Truncated Huffman coding）は、符号語の長さを制限するために実際に使用されている。17ビットを越えるビット長を有する符号語エントリは、MPEG標準で定義されている20又は28ビットどちらかの固定長符号語に置き換える。

テニスとフットボールのシーケンスを用いてTAMIアルゴリズムを固定スキームと比較するシミュレーションを行なった。MPEGと同様のPフレームとBフレームでのブロック形式の決定は、 $s=1$ で 4×4 ブロックサイズ、 $s=2$ で 8×8 ブロックサイズ、そして動き予測のために半分の画素精度を有するテレスコピック検索を使用する。2つの時間的セグメンテーションアルゴリズムとして、グレーレベルのヒストグラムの差を距離測定に選択した。使用したしきい値は1型検出に $0.25 N_{\text{pix}}$ 、0型検出に $0.1 N_{\text{pix}}$ で、 N_{pix} は単一フレーム内の画素数である。3色成分全部（Y、U、V）を符号化し、ビットレートの結果は3色の成分についての圧縮データビット、量子化パラメータのビット、動きベクトルビット、ヘッダビットを加算して計算するが、SNR曲線はY成分についてだけである。

図5.8は平均SNRとビットの能力比較の表を示す。TAMIは、固定スキームよりもテニスで0.9 dBまたフットボールで0.7 dB良好なことが示されている。2つのスキーム間のSNRの差は僅かであるように示されているが、T

AMIは固定スキームより安定したピクチャ画質を有している。TAMIは、例えばズーミングのようなグローバルモーションを検出することによりさらにPフレームを自動的に挿入する。

テニスとフットボールの再構成シーケンスのリアルタイム表示では、TAMIと固定スキームとの画質の差はさらに顕著だった。TAMIの画質は明瞭で、固

定スキームよりプリンキングが少ないことが示された。

実験により、サブバンド動き補償のための基準フレームの適応選択が主観的画質と客観的測定SNRについて固定スキームよりも有利に比較されることが示された。これと引き替えに、符号化までにGOPフレームで先読みする必要があるためいくらかの符号化遅延が必要とされる。本実施形態は、サブバンドドメインにおいて動き補償を使用し時間的冗長性を除去するための良好な画面適応方式を提供する。

図59において、図53を補完し拡張するブロック図が図示しており、本発明によるサブバンドビデオ符号化の実施形態のためのシステムについてさらに詳細を提供している。図示したシステムは、図39に図示した符号化システムと非常に類似しており、図59においては図39のシステムと同様の部分が同じ参照番号で図示しており、これらの部分は図39で説明したのと同じ機能を提供する。相違点は、図39の動き補償モジュール318がマルチ解像度動き予測モジュール462に置き換えられていることである。マルチ解像度動き予測モジュール462は従来技術で周知であり、前述のY. Q. ZhangとS. Zafarの論文で説明されている。また、図39の離散コサイン変換モジュール322、逆離散コサイン変換モジュール314は、図59のシステムには含まれていない。別の相違点は、図59では走査モードスイッチ321が量子化回路316と可変長符号化モジュール324の間に含まれていることである。走査モードスイッチ321の目的は、各サブバンドの処理のために各種走査モードを切り換えることである。最後に、別の相違点は、サブバンド分析モジュール464が図59のシステムにおいて画面変化検出器310の前に含まれており、図39のシステムでは含まれていないことである。

図53と図59のサブバンド分析モジュール464は、図60にさらに詳細に

図示してある。図示してあるように、サブバンド分析モジュール464は、制御信号CSに応じて、図示したシステムの残りの部分の各種モジュールの全部を制御するために使用するタイミング制御信号TCを出力するためのタイミングコントローラモジュール526を含む。ラインK0で受信したビデオデータは水平ハ

イパスフィルタ500を通り、水平ローパスフィルタ502を通過する。水平ハイパスフィルタ500の出力はサブサンプリングモジュールまたはデシメータまたはダウンサンプラ505を通過し、従来技術で周知のように、フィルタリングステップの後で冗長なデータサンプルを1つおきに除去する。サブサンプリングしフィルタを通したビデオデータは垂直ハイパスフィルタ504と垂直ローパスフィルタ506をそれぞれ通過し、これらのそれぞれの出力はサブサンプリングモジュール505を通過して、それぞれ「バンド7」及び「バンド6」と標記した出力線経由でフィルタしたサブバンドデータを提供する。

水平ローパスフィルタ502からのフィルタを通ったビデオデータは、サブサンプリングモジュール505を通過し、垂直ハイパスフィルタ508と垂直ローパスフィルタ510の両方に入力データとして提供される。垂直ハイパスフィルタ508からのフィルタを通ったビデオ出力データはサブサンプリングモジュール505を通り、「バンド5」と標記した出力線にビデオサブバンドデータとして出力される。

垂直ローパスフィルタ510からのフィルタを通った出力データは、サブサンプリングモジュール505を通り、水平ハイパスフィルタ514と水平ローパスフィルタ516の両方に入力ビデオデータとして供給される。水平ハイパスフィルタ514からのフィルタビデオ出力データはサブサンプリングモジュール505を通り、垂直ハイパスフィルタ518と垂直ローパスフィルタ520の両方にフィルタビデオ入力データとして提供され、これらの出力それぞれがそれぞれサブサンプリングモジュール505を通り、それぞれ「バンド4」、「バンド5」として示したサブバンドラインへ渡される。

水平ローパスフィルタ516からのフィルタビデオ出力データはサブサンプリングモジュール505を通り、ここから垂直ハイパスフィルタ522と垂直ローパスフィルタ524それぞれにフィルタ入力ビデオデータとして提供される。そ

れぞれの出力はサブサンプリングモジュール505を通り、ここからサブバンドライン「バンド2」と「バンド1」にそれぞれ出力される。破線で示した領域499に囲まれた前述した水平及び垂直のハイパス及びローパスフィルタの全部は

すでに示したように、2重フィルタリングを提供するための周知のサブバンドフィルタリングシステムを表わす。本発明の発明者は、サブバンドライン「バンド1」から「バンド7」それぞれからのサブバンドデータを受信するためのマルチプレクサ512を追加した。多重化した出力データはマルチプレクサ512からの出力線A0を経由して図59に図示したように画面変化検出器310に入力データとして接続するために提供される。

本発明の各種実施形態について本明細書で図示し説明したか、本発明による実施形態はそれらに限定されるものではない。これらの実施形態に対して、添付の請求の範囲の精神と範囲に含まれる幾多の変更が可能であることが当業者には理解されよう。

図面翻訳文

図番

原文	翻訳文
----	-----

図 2 B

CONTRAST SENSITIVITY	コントラスト感度
— SPACIAL FREQ.=0.5 CYCLE/SEC	— 空間周波数 0.5 サイクル/秒
--- SPACIAL FREQ.=0.5 CYCLE/SEC	--- 空間周波数 1.6 サイクル/秒

図 4

ステップ 1 0 1	1つのGOPからマイクロプロセッサ内に含まれる関連フレームメモリへフレームを読み込む
ステップ 1 0 2	<ul style="list-style-type: none"> 画面セグメントデータ f_0 を 11 フレームとする 画面セグメントデータ f_0 をフレーム基準メモリ f_{ref} に複写する 第 1 フレームのピクチャ番号 c を 1 とする
ステップ 1 0 3	現在フレーム f_0 とその直前にある基準フレーム f_{c-1} の間の間隔又は動き D が 1 型画面変化のしきい値 T_1 より大きいかな否かを比較する
ステップ 1 0 4	<ul style="list-style-type: none"> P 1 フレームの数を 0 とする 現在フレーム f_0 と最後の基準フレーム f_{ref} の間で測定した間隔又は相対的な動き D がしきい値 T_0 より大きいかな否かを比較する
ステップ 1 0 5	ピクチャ番号 c を参照して現在処理実行中のGOPの 15 番目のフレームの処理が実行されているかを調べる
ステップ 1 0 6	<ul style="list-style-type: none"> 現在フレーム f_0 を 12 フレームとする 直前にある基準フレーム f_{c-1} を P 2 フレームとする
ステップ 1 0 7	現在のフレームデータ f_c を最後の基準フレームデータ f_{ref} に複写する

〔図 4 の続き〕

ステップ 1 0 8	直前にある基準フレーム f_{c-1} を P 1 フレームとする
ステップ 1 0 9	<ul style="list-style-type: none"> ・基準フレーム f_{c-1} を最後の基準フレーム f_{ref} に複写する ・P 1 フレームのカウント値を 1 インクリメントする
ステップ 1 1 0	ピクチャ番号を 1 インクリメントし、次のフレームに進む
ステップ 1 6	G O P 構造を決定する

図 6

<input type="checkbox"/> CURRENT MACRO BLOCK POSITION IN FRAME 3 <input type="checkbox"/> (点線表示) MATCHED MACRO BLOCK POSITION IN FRAME 0	<input type="checkbox"/> フレーム 3 での現在のマクロブロックの位置 <input type="checkbox"/> (点線表示) フレーム 0 での対応するマクロブロックの位置
→ (点線表示) MV IN THE PREVIOUS FRAME=OFFSET MV → ADJUSTING MV FROM THE OFFSET CURRENT TRUE MV → MV ESTIMATE FOR THE CURRENT FRAME	→ (点線表示) 現在のフレームの動きベクトル=オフセット動きベクトル → 現在のオフセット動きベクトルに基づいてモーションベクトルを調整 → 動きベクトルが現在のフレームを予測

図 8 A B

FRAME NUMBER CODING PICTURE TYPE	<ul style="list-style-type: none"> ・フレーム番号 ・符号化するピクチャの形式
SCENE CHANGE TYPE=0 DEFAULT INSERTION OF P1 FRAME FOR I-P SCHEME SCENE CHANGE TYPE=1	<ul style="list-style-type: none"> ・0 型画面変化 ・1 - P 方式での P 1 フレームを挿入するデフォルト ・1 型画面変化

図 1 0

ステップ 1 0 4'	現在フレーム f_c と最後の基準フレーム f_{ref} の間で測定した間隔又は相対的な動き D がしきい値 T_n より大きいかな否かを比較する
-------------	--

図 1 1

ステップ 6 1	G O P フレーム群をメモリに読み込む
ステップ 6 2	2 つの隣接フレーム間の間隔測定値を用いて 1 型画面変化を検出する
ステップ 6 3	FOR(1 \Leftarrow i < (GOP-1))
ステップ 6 4	FOR((i+1) \Leftarrow j < GOP)
ステップ 6 5	i 番目の区間の間隔を計算
ステップ 6 6	G O P の大きさ M と偏差 d e v を計算
ステップ 6 8	P 1 フレームを i と j とに割り当てる
ステップ 7 0	G O P 構造を決定する

図 1 2

P1 FOUND BY OSA SCENE CHANGE TYPE=1	O S A により P 1 フレームを検出 1 型画面変化
--	----------------------------------

図 1 3

DIRECTION OF TELESCOPIC SERCH	テレスコピック動き予測による検索方向
-------------------------------	--------------------

図 1 4, 2 3, 2 5, 2 8

FRAME NUMBER SNR	・ フレーム番号 ・ S N 比
---------------------	---------------------

図 1 5 ~ 図 1 9, 2 3

FRAME NUMBER BIT RATE	・ フレーム番号 ・ ビットレート
--------------------------	----------------------

図 2 0 ~ 2 2

STATISTICS TARGET BITS AVERAGE BITS USED AVERAGE SNR(Y) AVERAGE SNR(U) AVERAGE SNR(V)	・ 統計表 ・ 目標ビット数 ・ 平均使用ビット数 ・ 平均 S N R (Y) ・ 平均 S N R (U) ・ 平均 S N R (V)
--	---

図 2 4

FRAME NUMBER DISTANCE	・ フレーム番号 ・ 距離
--------------------------	------------------

図 2 9 (a) (b) (c)

<p>IMAGE MOVEMENT REGION AT BUSY TEMPORAL ACTIVITY REGION AT LOW TEMPORAL ACTIVITY P FRAMES ARE CLOSER BECAUSE THERE IS MORE DATA CHANGE P FRAMES ARE PLACED APART BECAUSE THERE IS LESS DATA CHANGE THRESHOLD (TYPE 0) FRAME DISTANCE FRAME NUMBER EQUIDISTANT FRAME DISTANCE CODING PICTURE TYPE</p>	<ul style="list-style-type: none"> ・ 画像の移動 ・ 時間的に活動の多い領域 ・ 時間的に活動の少ない領域 ・ データ変化が多いため P フレームどうしが近接している ・ データ変化が少ないため P フレームどうしが離れている ・ しきい値 (0 型) ・ フレーム間距離 ・ フレーム番号 ・ 等間隔のフレーム間距離 ・ ピクチャの符号化形式
---	--

図 3 0

<p>DISTANCE FRAME NUMBER</p>	<ul style="list-style-type: none"> ・ 間隔 ・ フレーム番号
-----------------------------------	--

図 3 1

ステップ 1 3 3	<ul style="list-style-type: none"> ・ 初期しきい値 τ_0 を取り出す ・ $a_0 = a(\tau_0)$ を計算する。
ステップ 1 3 8	<ul style="list-style-type: none"> ・ SSPDET (N, m) の実行 ・ $a(m)$ を計算

図 3 2

ステップ 1 5 1	画面変化の検出
ステップ 1 5 2	I 1 ピクチャ符号化
ステップ 1 5 3	CPIC I が GOP の第 1 フレームに対応する時点を決定する
ステップ 1 5 4	$i = 0$ に初期設定
ステップ 1 5 5	符号化アルゴリズムによりデータ処理
ステップ 1 5 6	画面セグメント「i」のインデックスを 1 インクリメントする
ステップ 1 5 7	インデックス「i」が画面セグメント個数 (SCNUM) よりも小さいか否かを比較
ステップ 1 5 8	ピクチャ番号を 1 5 インクリメントする
ステップ 1 5 9	次に処理する GOP の画面変化を検出

〔図 3 2 の続き〕

ステップ 1 6 0	C P I C I を L P N と比較
------------	-----------------------

図 3 3

ステップ 1 7 0	G O P フレームをメモリに読み込む
ステップ 1 7 1	P フレームカウンタ、画面変化検出器を初期化
ステップ 1 7 2	<ul style="list-style-type: none"> 画面変化インデックスを 2 に設定 P N S C F を 0 に設定 画面変化インデックスを 1 インクリメントする
ステップ 1 7 3	<ul style="list-style-type: none"> 画面セグメントデータを f_0 をフレーム基準メモリ f_{ref} に複写する 現在のピクチャ番号カウンタを 1 に設定する
ステップ 1 7 4	<ul style="list-style-type: none"> 現在フレーム f_0 と直前の基準フレーム f_{ref} の間の間隔又は動きが 1 型画面変化のしきい値 T_1 より大きいかなんかを判断する
ステップ 1 7 5	<ul style="list-style-type: none"> P フレームのカウント値を 0 に設定する 現在フレーム f_0 と直前の基準フレーム f_{ref} との間隔又は動きが 0 型画面変化のしきい値 T_0 より大きいかなんかを判断する
ステップ 1 7 6	現在処理している G O P の終端のフレームに達しているかなんかを判断
ステップ 1 7 7	<ul style="list-style-type: none"> 次のフレームの処理を行う (ピクチャ番号を 1 インクリメントする)
ステップ 1 7 8	<ul style="list-style-type: none"> 画面変化インデックスを 1 に設定する P N S C F のピクチャ番号 c を識別する P N S C L のピクチャ番号 $c - 1$ を識別する 画面変化インデックスを 1 インクリメントする
ステップ 1 7 9	<ul style="list-style-type: none"> 現在フレーム f_0 のフレームデータを基準フレーム f_{ref} に複写する

〔図 3 3 の続き〕

ステップ 1 8 0	<ul style="list-style-type: none"> ・画面変化インデックスを 0 に設定する ・PNSCF のピクチャ番号 c を識別する ・PNSCL のピクチャ番号 $c - 1$ を識別する
ステップ 1 8 1	COND. A
ステップ 1 8 2	P フレームのカウンタ値を 1 インクリメントする
ステップ 1 8 3	<ul style="list-style-type: none"> ・画面変化インデックスを 1 インクリメントする ・f_{c-1} のフレームデータを f_{ref} に複写する
ステップ 1 8 4	次の GOP の処理を実行する

図 3 4 A. B

ステップ 2 0 0	$DP - pcount \geq 0$ $D(f_{ref}, f_c) > T_0$
ステップ 2 0 1	$c \bmod (GOP/N+1) = 0$
ステップ 2 0 2	$DP = DP + 1$
ステップ 2 0 3	$c < GOP$ $c \bmod (GOP/N+1) = 0$
ステップ 2 0 4	<ul style="list-style-type: none"> ・画面変化インデックスを 2 に設定する ・PNSCF のピクチャ番号 c を識別する ・PNSCL のピクチャ番号 $c - 1$ を識別する ・画面変化インデックスを 1 インクリメントする
ステップ 2 0 5	<ul style="list-style-type: none"> ・現在フレーム f_c のフレームデータを基準フレーム f_{ref} に複写する

図 3 6 A

ステップ 2 6 0	N P 1 フレームのカウンタ値を 0 に設定する
ステップ 2 6 1	1 型画面変化が発生したか否か判断
ステップ 2 6 2	現在のピクチャ番号 P N を画面セグメントの i 番目のフレームのピクチャ番号と等しくする
ステップ 2 6 3	ピクチャ番号が G O P の最終フレームを表すか否かを判断
ステップ 2 6 4	I 1 フレームの符号化
ステップ 2 6 5	$PNSCF[i] = PNSCL[i]$
ステップ 2 6 6	処理中の画面セグメントの最終フレーム番号にピクチャ番号を設定する
ステップ 2 6 7	現在処理中のフレームのピクチャ番号が G O P の最フレームに位置しているか否か判断
ステップ 2 6 8	M E P の実行
ステップ 2 6 9	M P E G 標準に基づく予測処理
ステップ 2 7 0	次画面が 1 型画面変化を有するか、既に P 1 フレームが検出されているか判断
ステップ 2 7 1	P 1 フレーム符号化
ステップ 2 7 2	P 1 フレームのカウンタ値を 1 インクリメント
ステップ 2 7 3	0 型画面変化を検出
ステップ 2 7 4	現在の画面セグメントの第 1 ピクチャ番号を 1 デクリメントする
ステップ 2 7 5	I 2 フレームの符号化
ステップ 2 7 6	B フレームについてテレスコピック動き予測を実行
ステップ 2 7 7	I 1 フレーム符号化
ステップ 2 7 8	P 2 フレーム符号化

図 3 6 B

ステップ 2 8 0	第 1 フレームのピクチャ番号に現在ピクチャ番号を設定する
ステップ 2 8 1	フレーム補間処理
ステップ 2 8 2	P 1 フレーム数が 0 かを判断する
ステップ 2 8 3	B 2 フレーム符号化
ステップ 2 8 4	B 1 フレーム符号化
ステップ 2 8 5	現在のピクチャ番号が画面セグメント i の最終フレームのピクチャ番号より小さいか比較する

図 3 7

ステップ 2 9 0	現在のフレーム番号を 1 インクリメントされた i 画面セグメントのピクチャ番号に送出する
ステップ 2 9 1	前方動きベクトル検索を実行
ステップ 2 9 2	現在のフレーム番号を 1 インクリメントする
ステップ 2 9 3	現在のフレームが最終フレームのピクチャ番号より小さいかを判断する
ステップ 2 9 4	現在のフレーム番号を 1 デクリメントされた最後の画面セグメントのピクチャ番号に設定する
ステップ 2 9 5	後方動き予測を実行
ステップ 2 9 6	現在のフレーム番号を 1 デクリメント
ステップ 2 9 7	現在のフレーム番号が第 1 フレームの画面セグメントの第 1 フレームに対するピクチャ番号より大きい判断

図 3 8

ステップ 3 0 0	現在のフレーム番号を 1 インクリメントされた i 画面セグメントのピクチャ番号に送出する
ステップ 3 0 1	前方動きベクトル検索を実行
ステップ 3 0 2	現在のフレーム番号を 1 インクリメントする
ステップ 3 0 3	現在のフレームが最終フレームのピクチャ番号より小さいかを判断する
ステップ 3 0 4	現在のフレーム番号を 1 デクリメントされた最後の画面セグメントのピクチャ番号に設定する
ステップ 3 0 5	後方動き予測を実行
ステップ 3 0 6	現在のフレーム番号を 1 デクリメント
ステップ 3 0 7	現在のフレーム番号が第 1 フレームの画面セグメントの第 1 フレームに対するピクチャ番号より大きい判断

図 3 9

VIDEO IN CS PMS MV	<ul style="list-style-type: none"> ・ビデオ画像入力 ・制御信号 ・ピクチャモード信号 ・動きベクトルビット
-----------------------------	---

図 4 0

SCDCS FRAME OUTPUT PMS	<ul style="list-style-type: none"> ・画面変化検出回路制御信号 ・フレーム出力信号 ・ピクチャモード信号
------------------------------	--

図 4 1

PREVIOUS REFERENCE FRAME CURRENT FRAME HISTOGRAM DIFFERENCE	<ul style="list-style-type: none"> ・直前の基準フレーム ・現在のフレーム ・ヒストグラム差
---	--

図 4 2

DISTANCE THRESHOLD TYPE1 DETECTION SIGNAL	<ul style="list-style-type: none"> ・距離又は動き信号 ・1 型しきい値信号 T_1 ・1 型画面変化検出信号
---	--

図 4 3

THRESHOLD DISTANCE TYPE1 DETECTION SIGNAL	<ul style="list-style-type: none"> ・しきい値信号T_0 ・距離又は動き信号 ・1型画面変化検出信号
---	---

図 4 4

TYPE 0 POSITION TYPE 1 POSITION PMODE MEMORY CONTROL PMODE READ	<ul style="list-style-type: none"> ・0型画面変化位置 ・1型画面変化位置 ・PMODE制御信号 ・PMODEリード信号
--	---

図 4 5

PMODE MEMORY CONTROL PMODE READ FRAME MEMORY PMS FRAME OUTPUT	<ul style="list-style-type: none"> ・PMODE制御信号 ・PMODEリード信号 ・フレームメモリ ・ピクチャモード信号 ・フレームデータ出力
---	---

図 4 6

MSC PMS MV	<ul style="list-style-type: none"> ・モードスイッチ制御信号 ・ピクチャモード信号 ・動きベクトル信号
------------------	---

図 4 8

CURRENT FRAME REFERENCE FRAME	<ul style="list-style-type: none"> ・現在フレーム ・基準フレーム
----------------------------------	--

図 4 9

MV MEMORY CONTROL FRAME MEMORY CONTROL FME SEQUENCE BME SEQUENCE ESTIMATOR CONTROL SIGNAL	<ul style="list-style-type: none"> ・動きベクトルメモリ制御信号 ・フレームメモリ制御信号 ・前方動き予測シーケンス ・後方動き予測シーケンス ・予測制御信号
---	---

図 5 1

SCDCS PMS FRAME OUTPUT	<ul style="list-style-type: none"> ・画面変化検出回路制御信号 ・ピクチャモード信号 ・フレームデータ出力
------------------------------	---

図 5 2

BSCS	<ul style="list-style-type: none"> ・2進検索制御信号
------	---

図 5 9

VIDEO IN	・ビデオ画像入力
CS	・制御信号
PMS	・ピクチャモード信号
MV	・動きベクトルビット

図 6 0

TC	・タイミング制御信号
CS	・制御信号

【図 1】

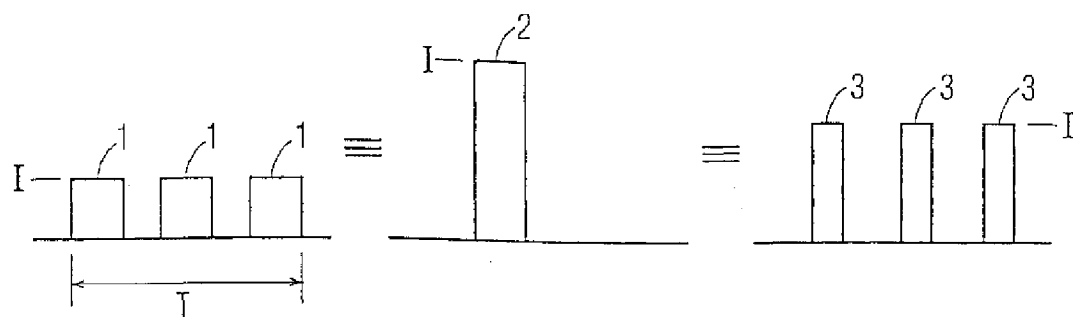


FIG. 1

【図5】

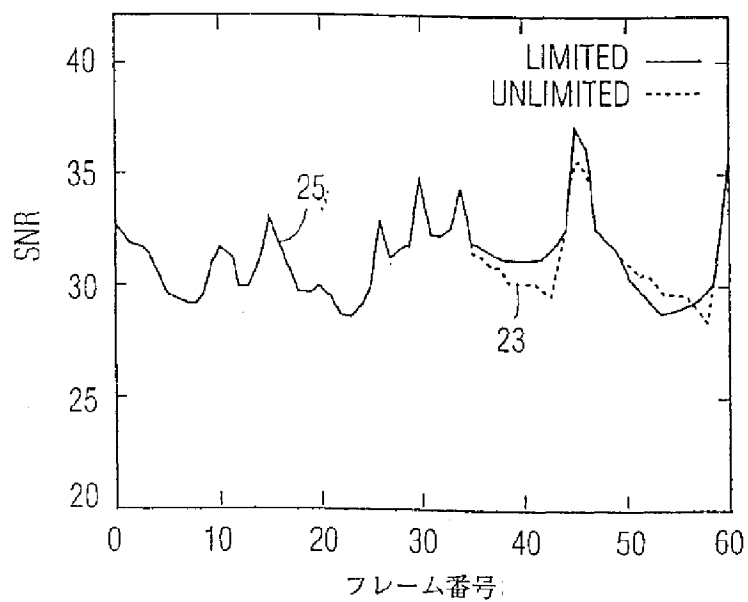


FIG. 5

【図2】

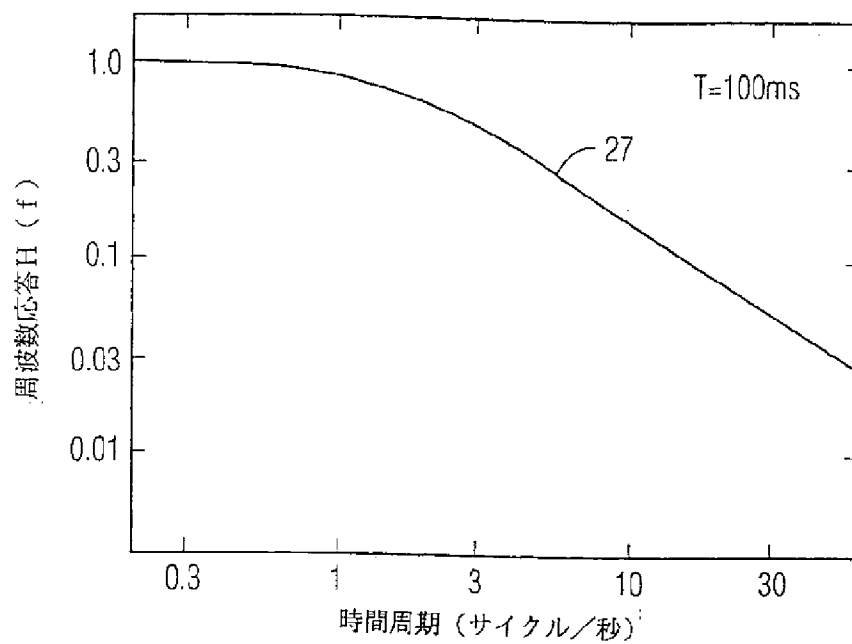


FIG. 2A

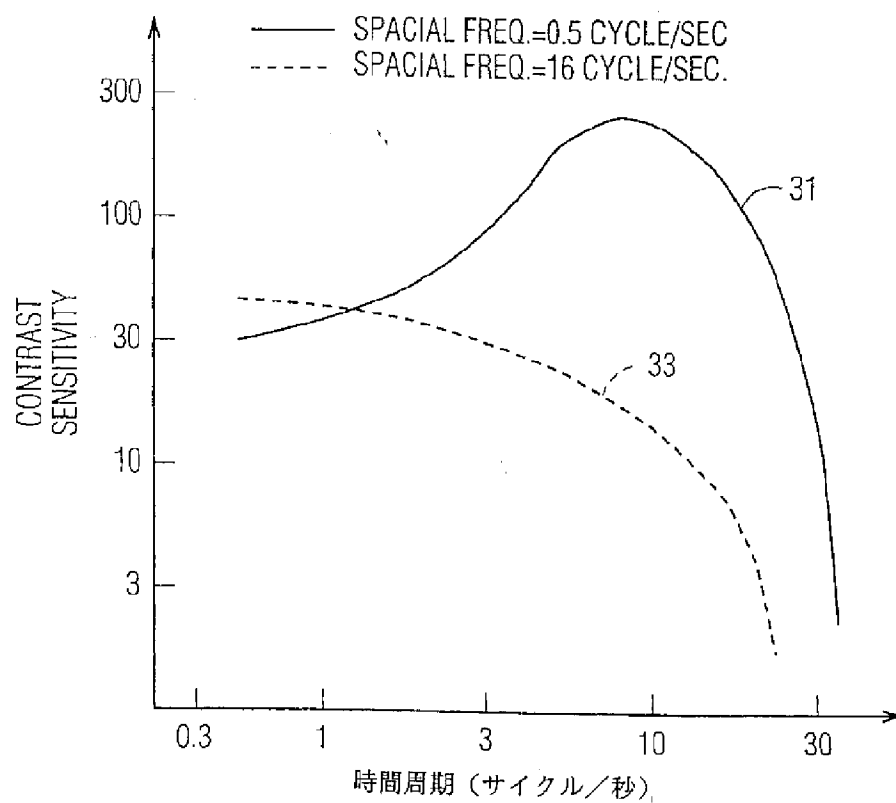
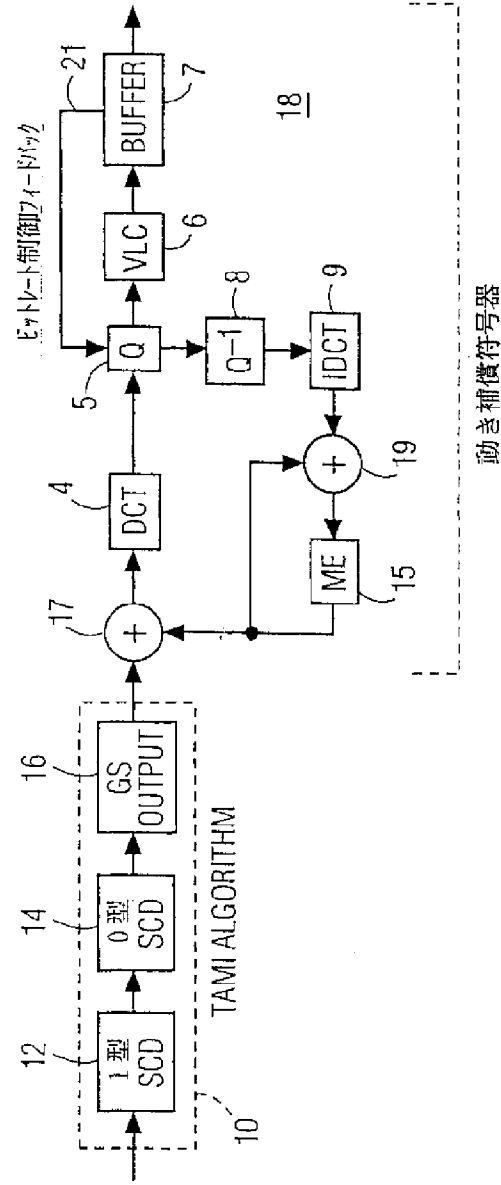


FIG. 2B



【図4】

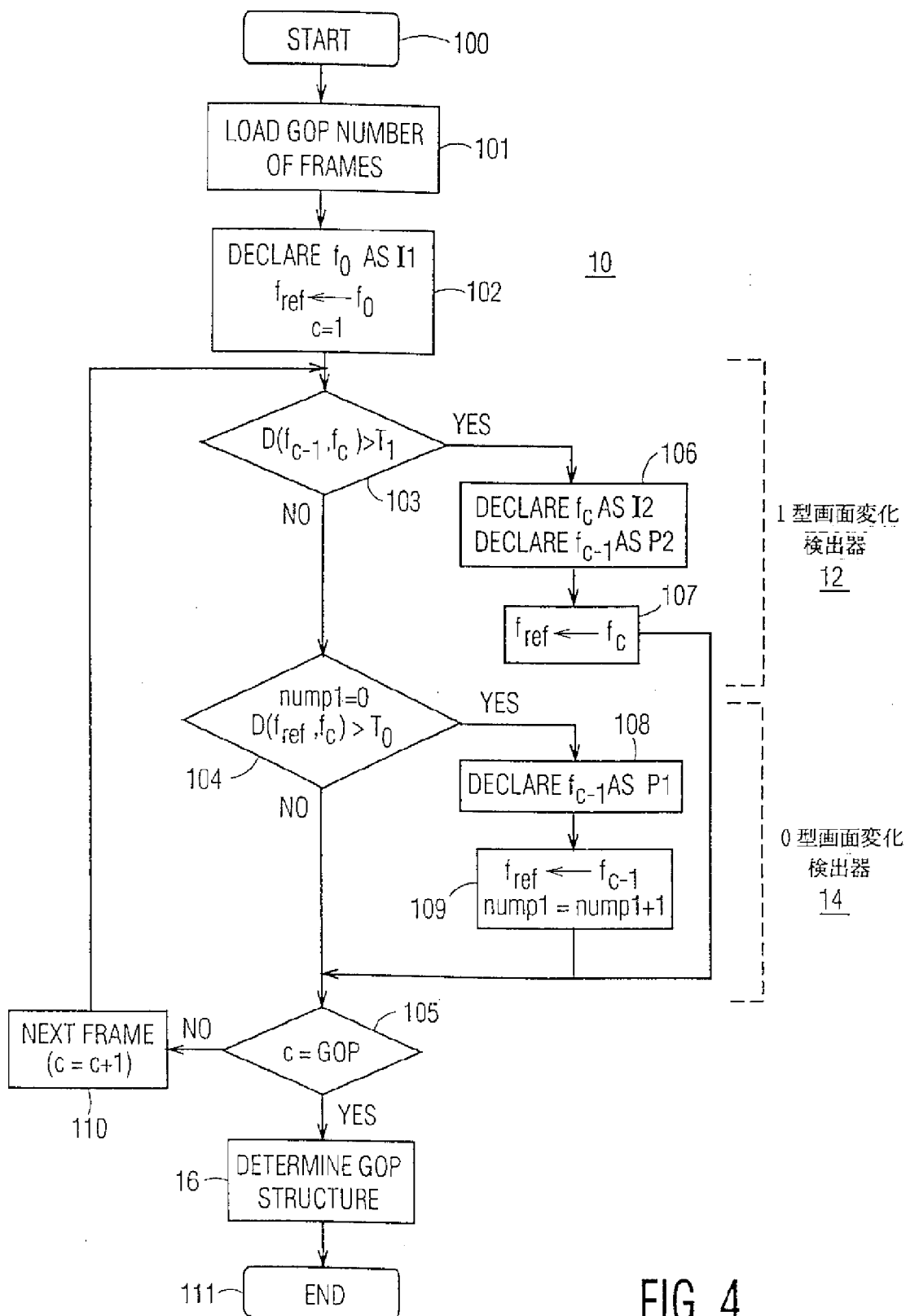


FIG. 4

\longrightarrow MV IN THE PREVIOUS FRAME=OFFSET MV
 \longrightarrow ADJUSTING MV FROM THE OFFSET FOR THE CURRENT TRUE MV
 \longrightarrow MV ESTIMATE FOR THE CURRENT FRAME

[] CURRENT MACRO BLOCK POSITION IN FRAME 3
 [] MATCHED MACRO BLOCK POSITION IN FRAME 0

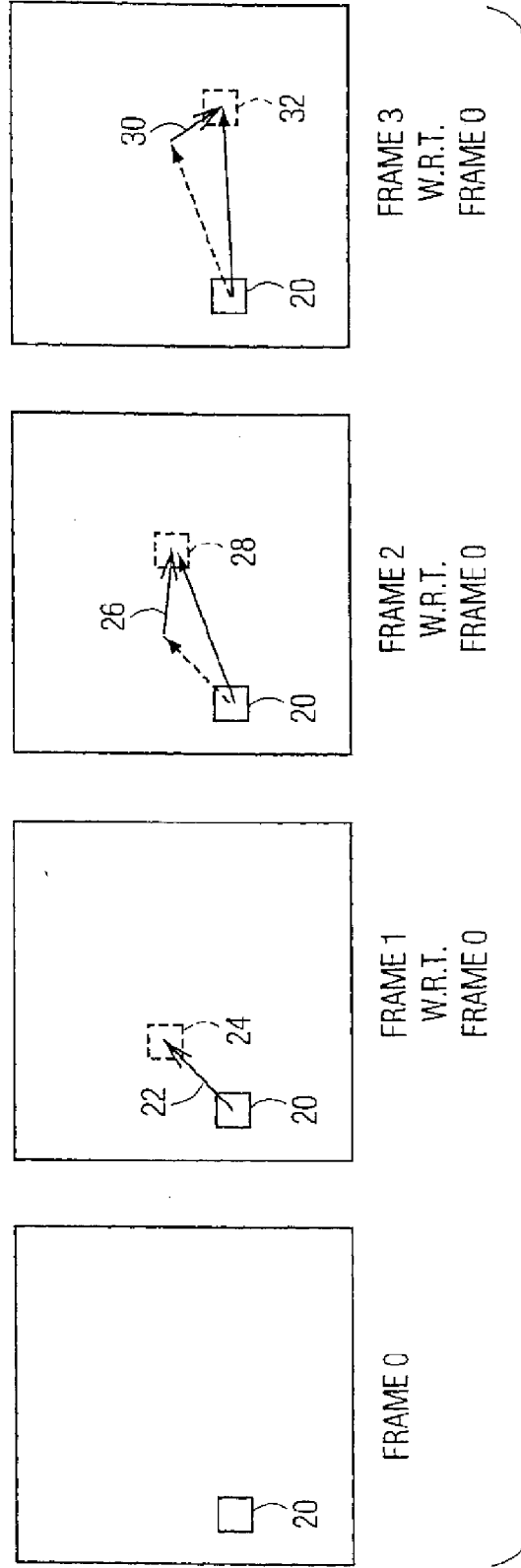


FIG. 6
PRIOR ART

【图 7】



FIG. 7A

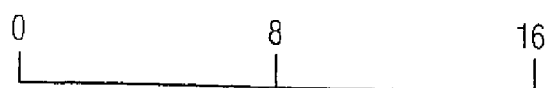


FIG. 7B



FIG. 7C

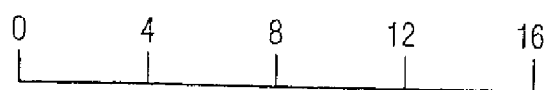
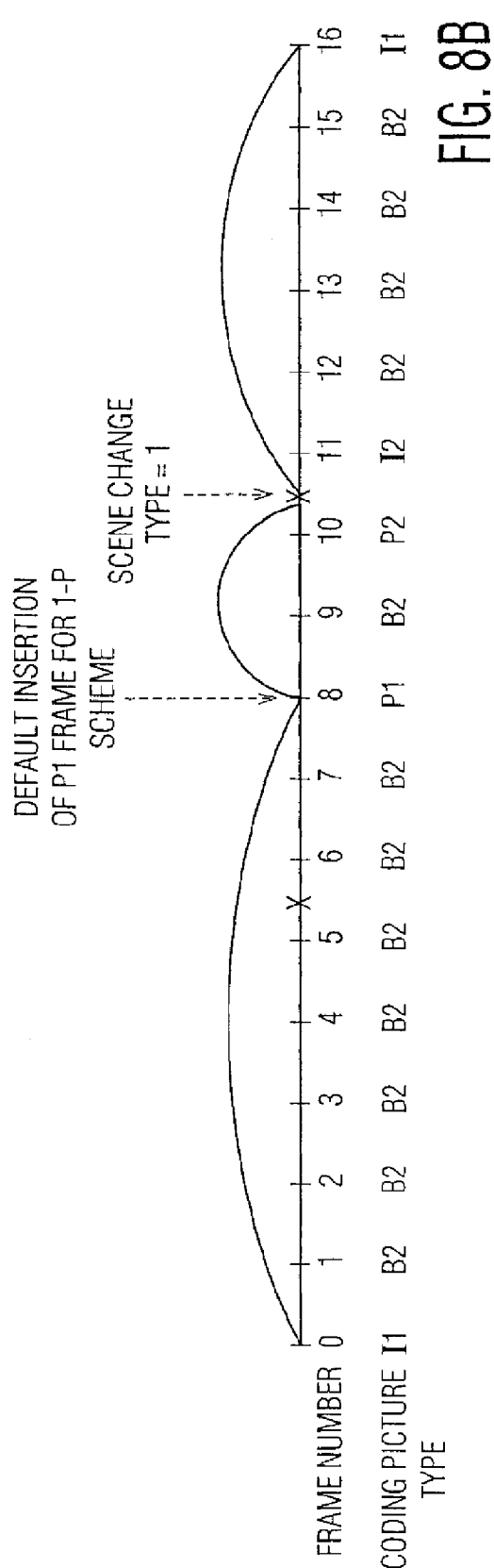
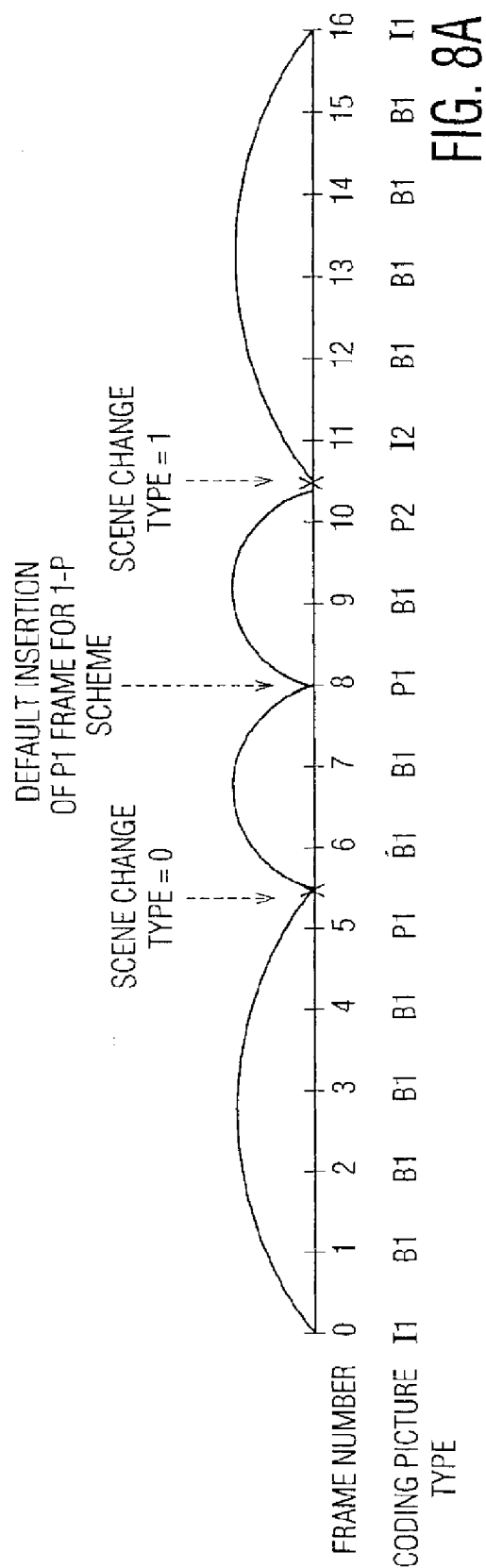


FIG. 7D



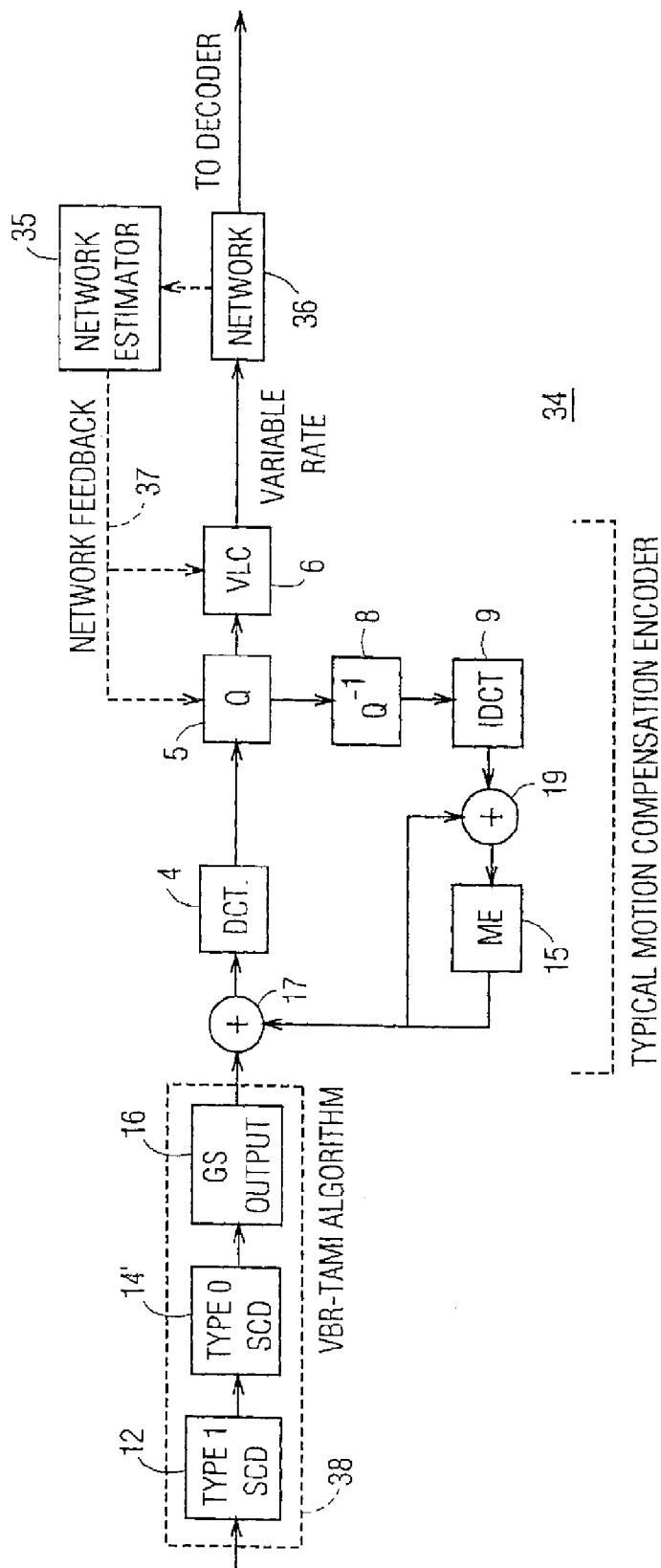


FIG. 9

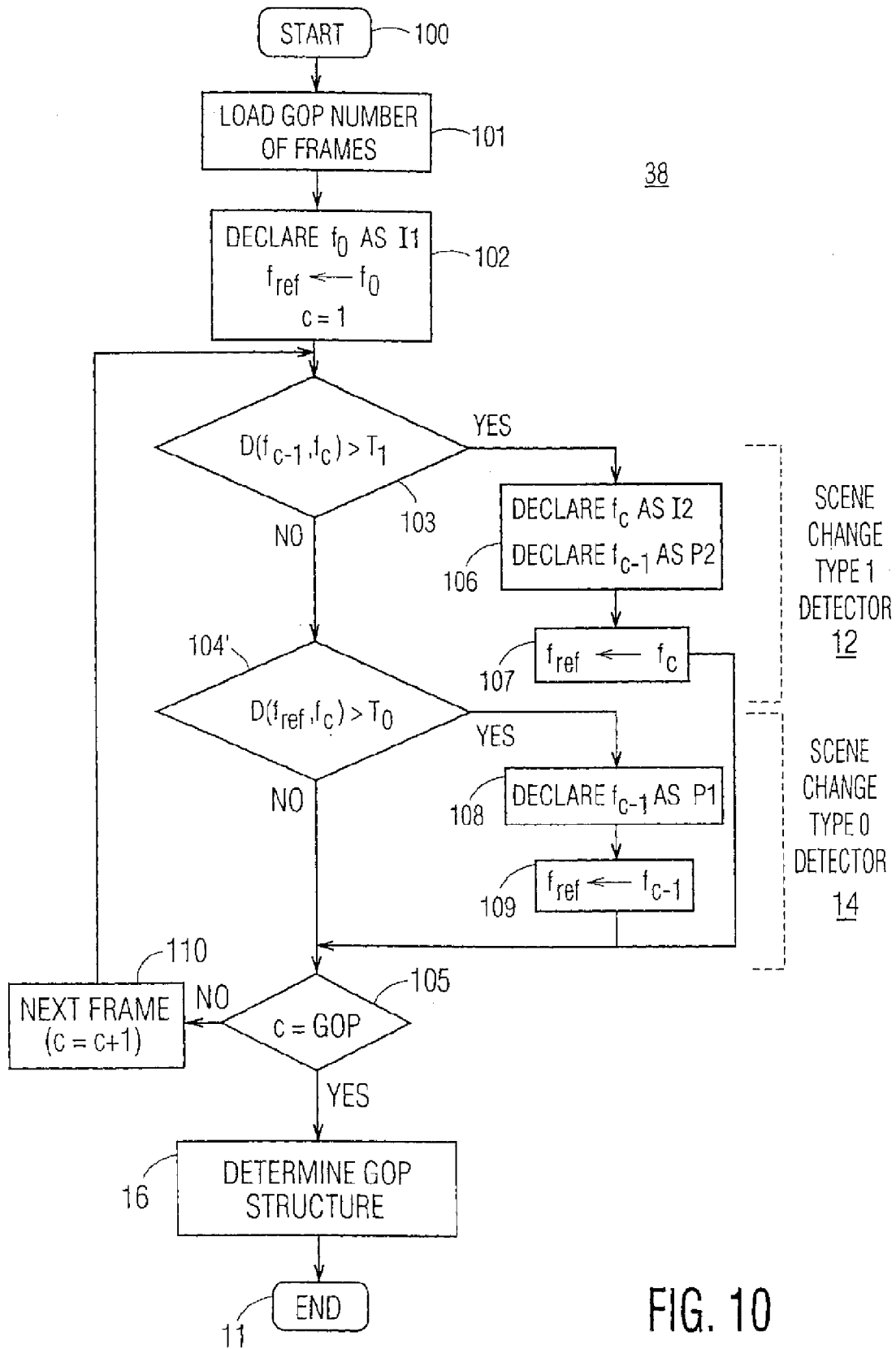


FIG. 10

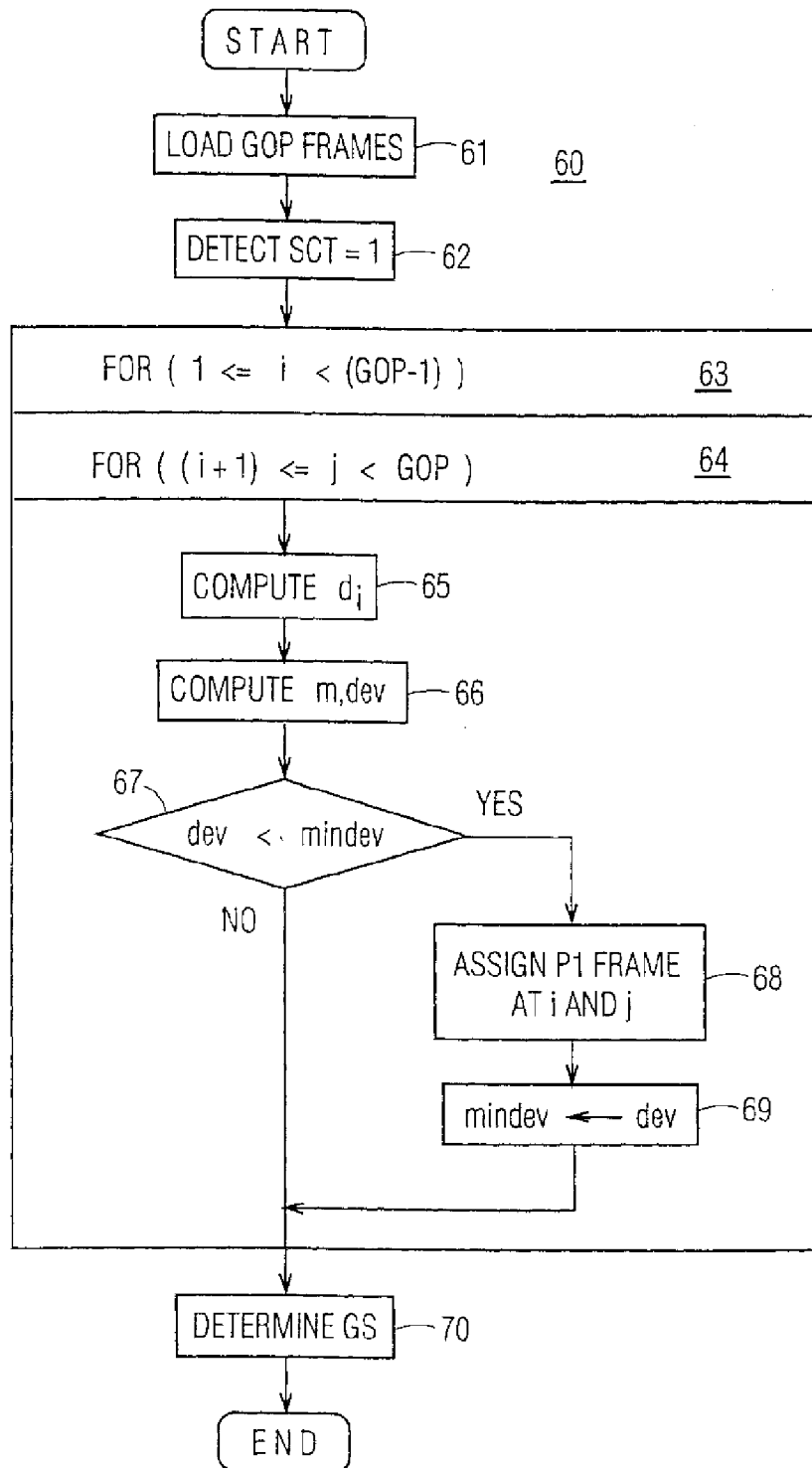


FIG. 11

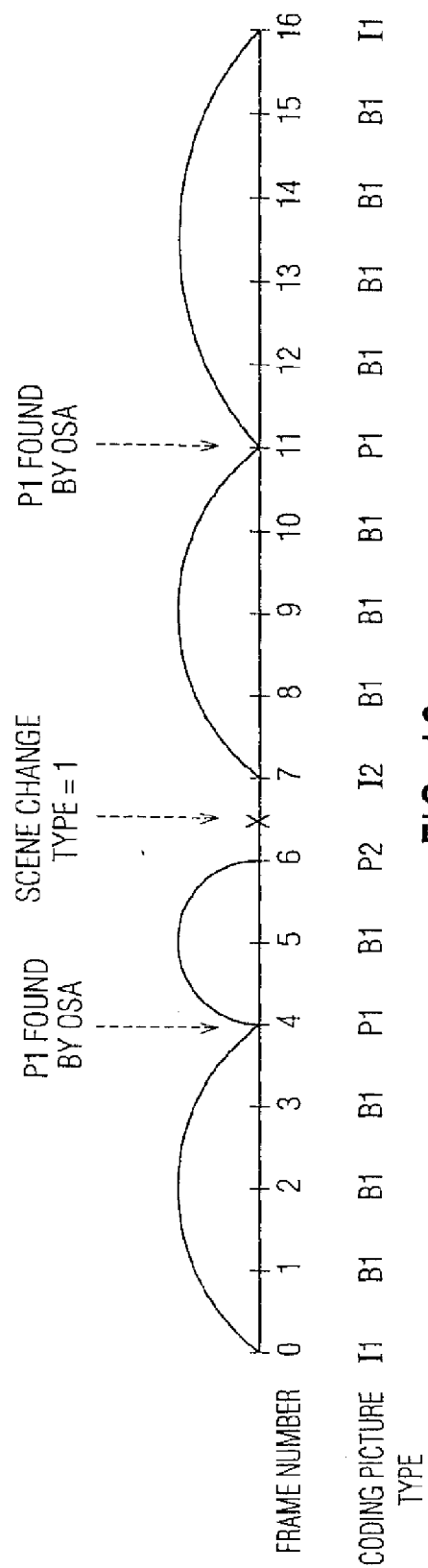


FIG. 12

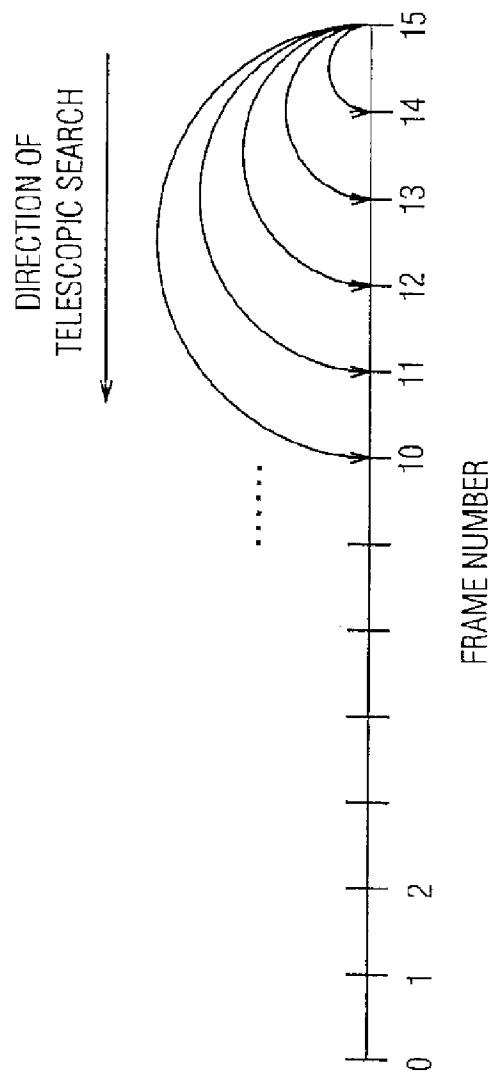


FIG. 13
(PRIOR ART)

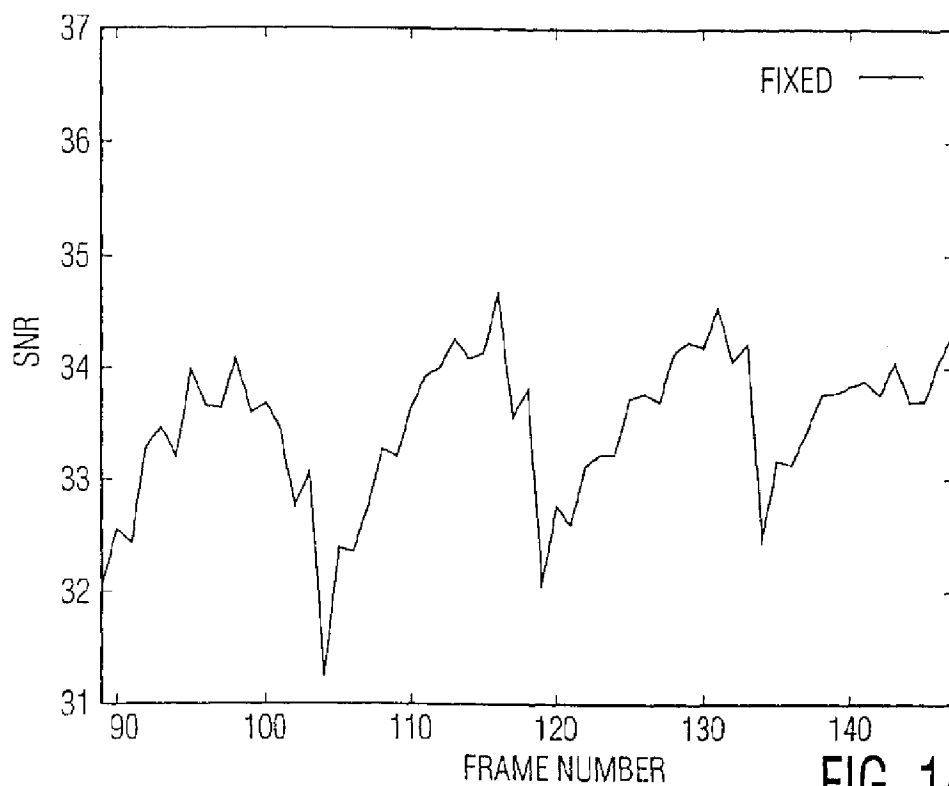


FIG. 14(a)

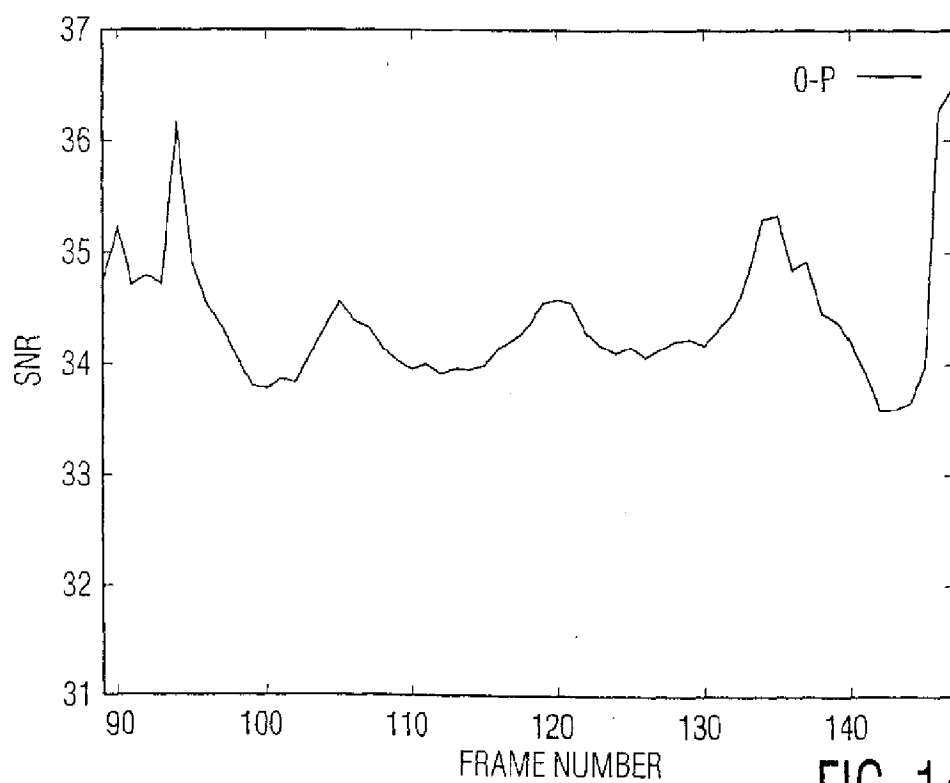
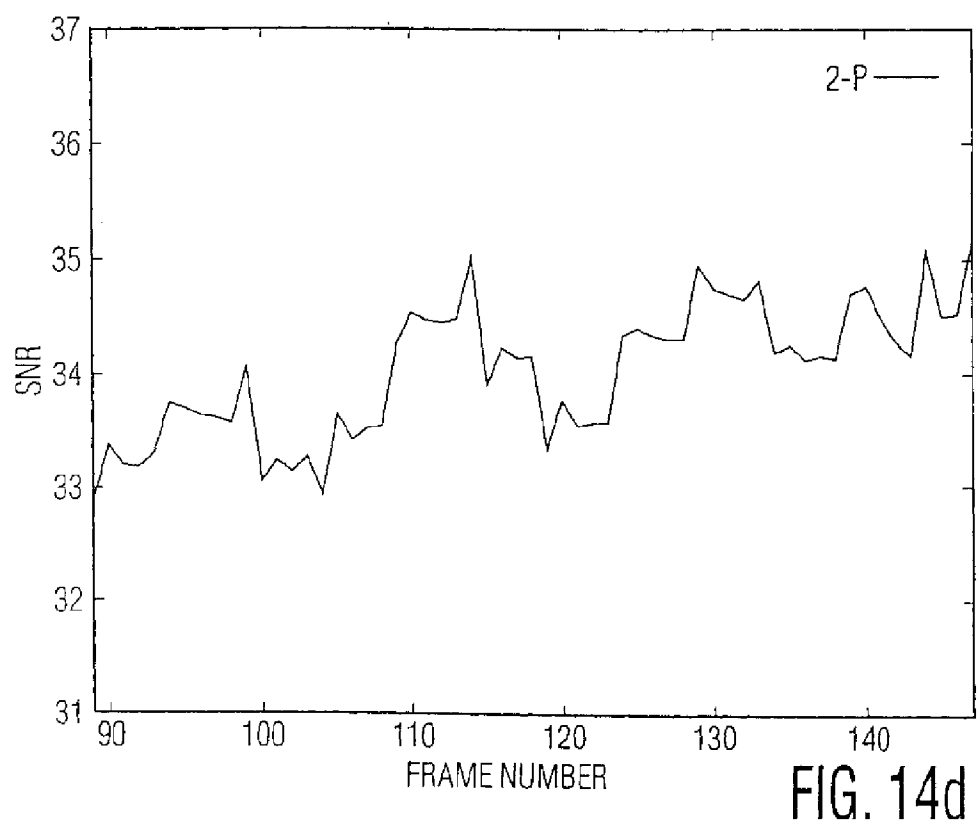
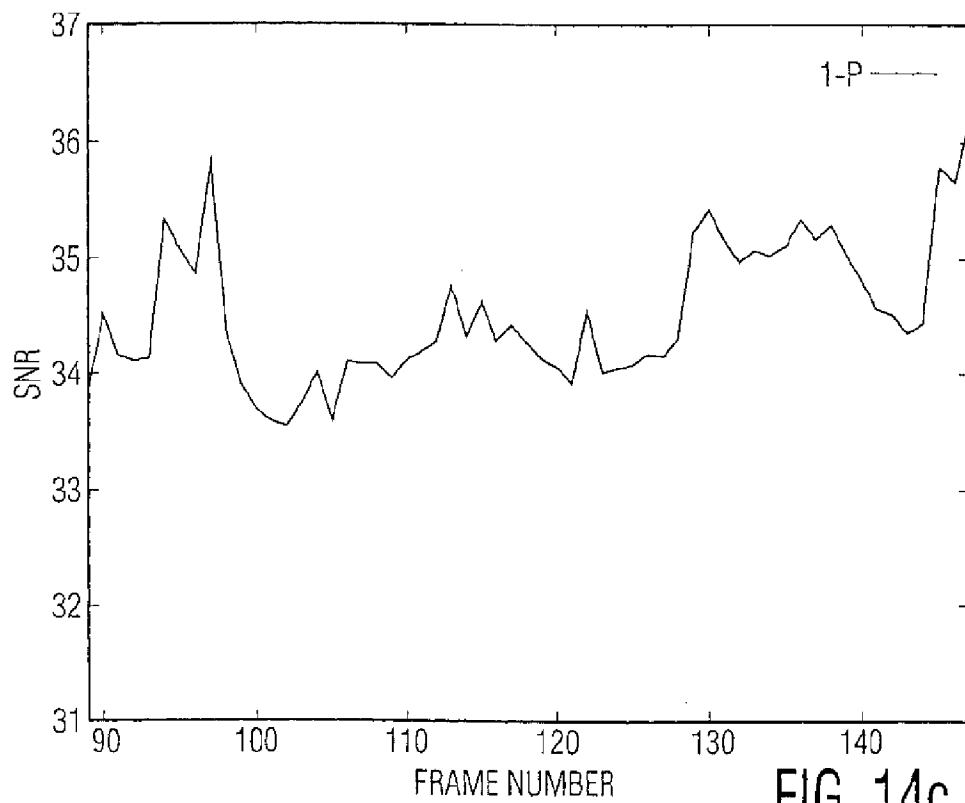


FIG. 14(b)



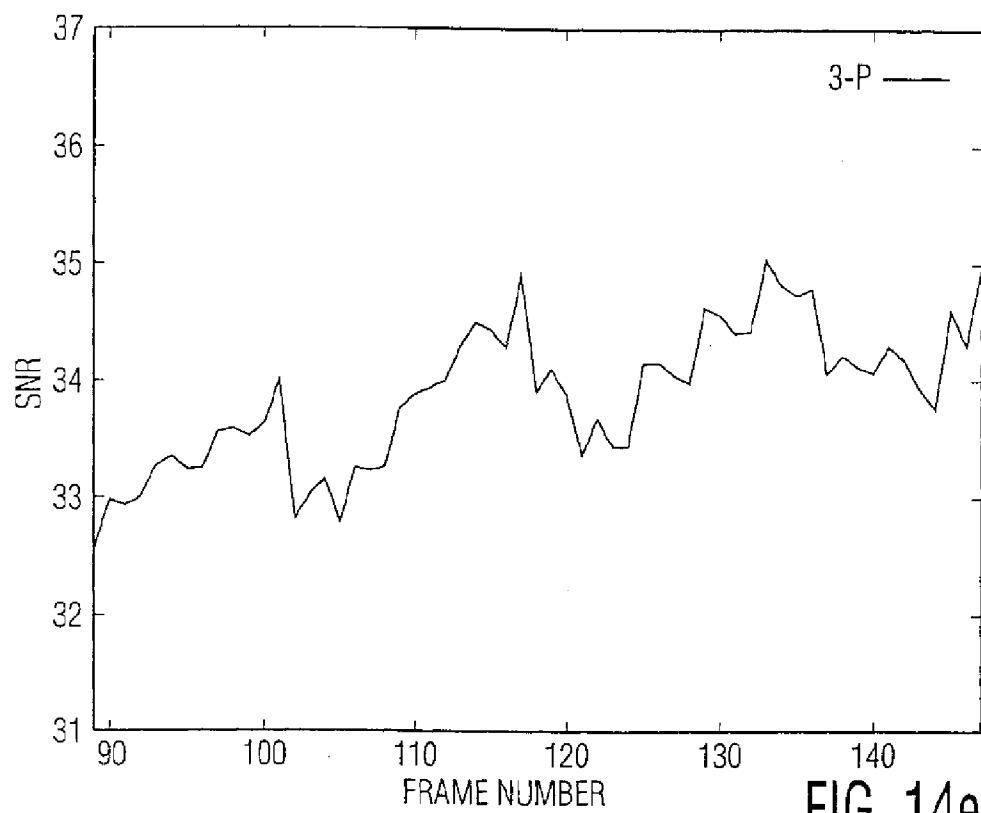


FIG. 14e

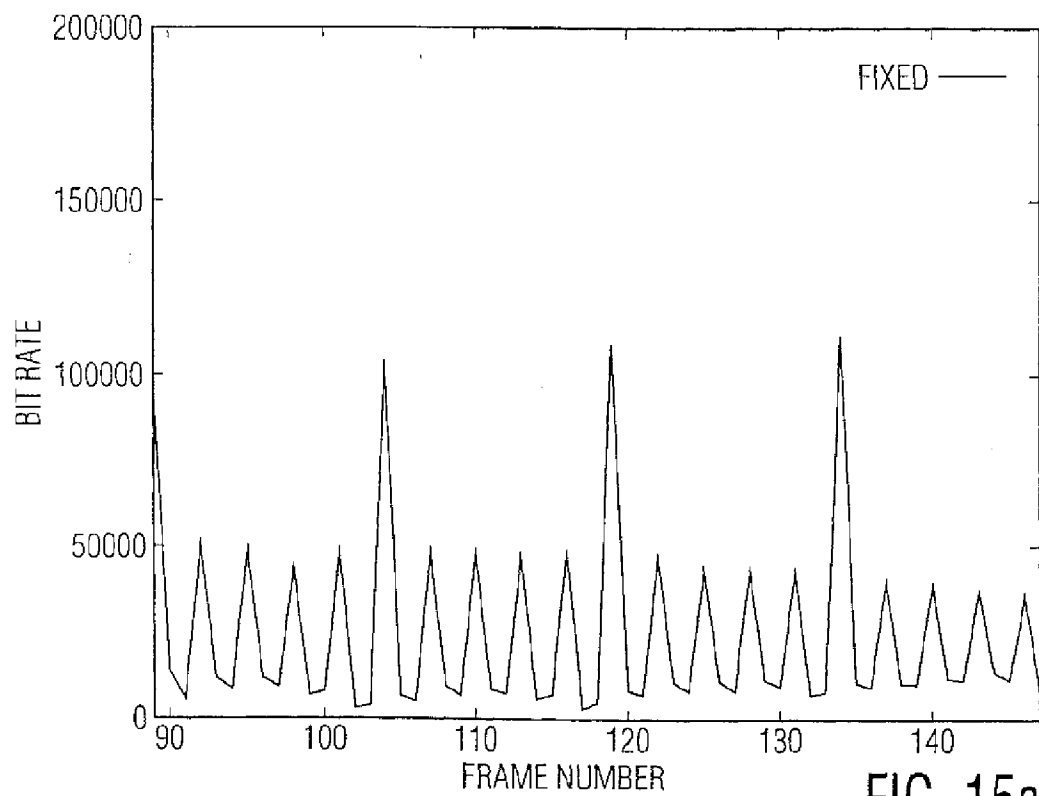


FIG. 15a

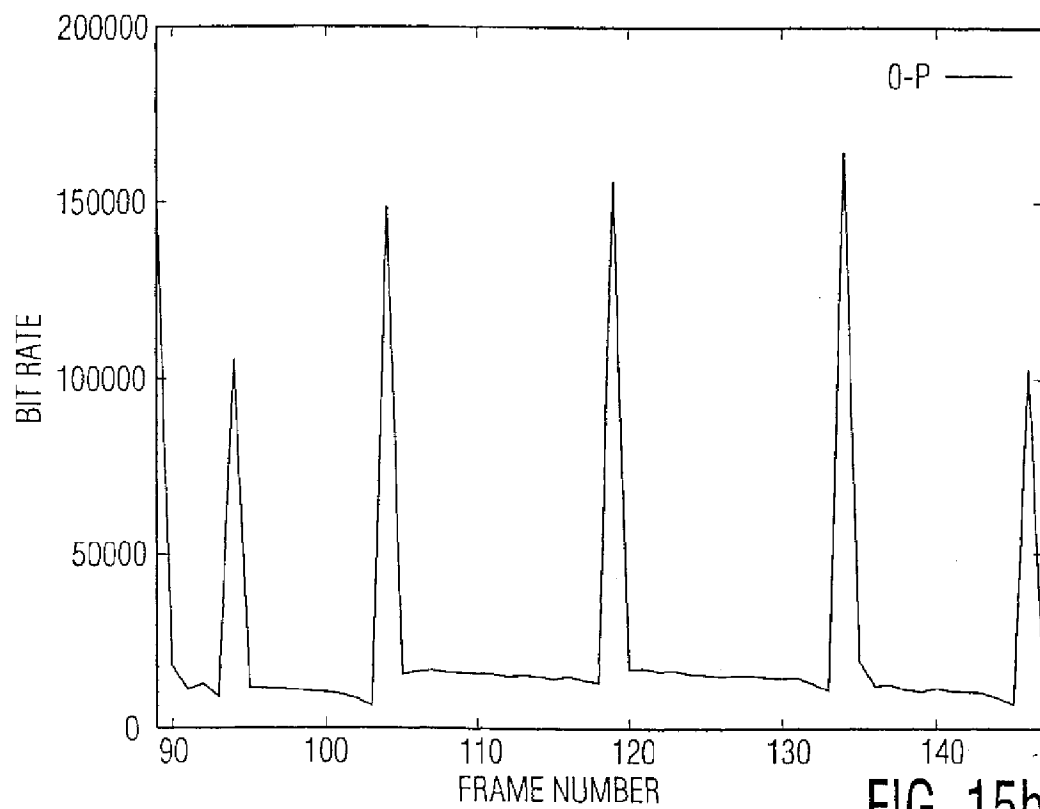


FIG. 15b

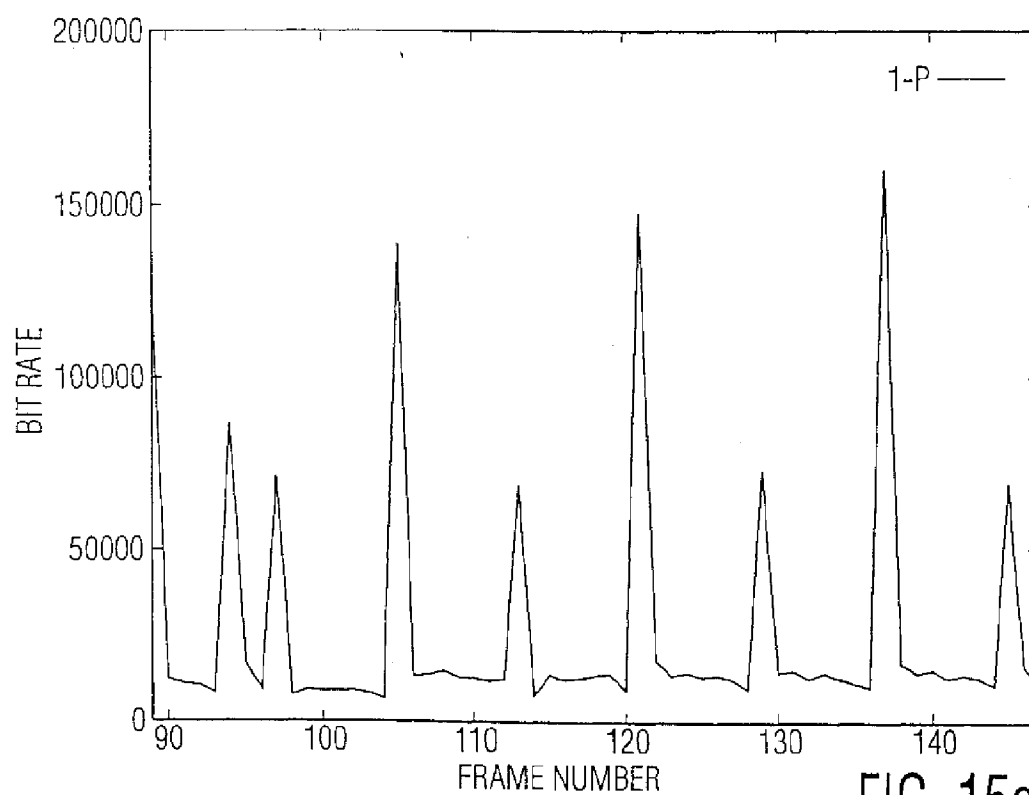


FIG. 15c

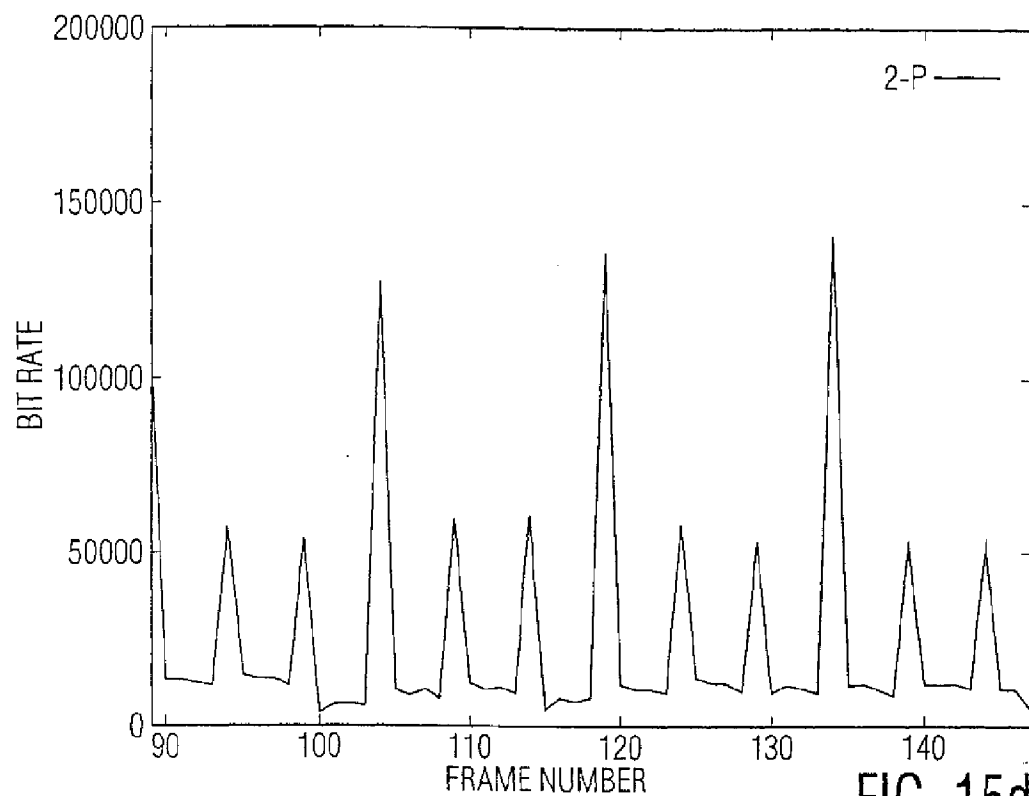


FIG. 15d

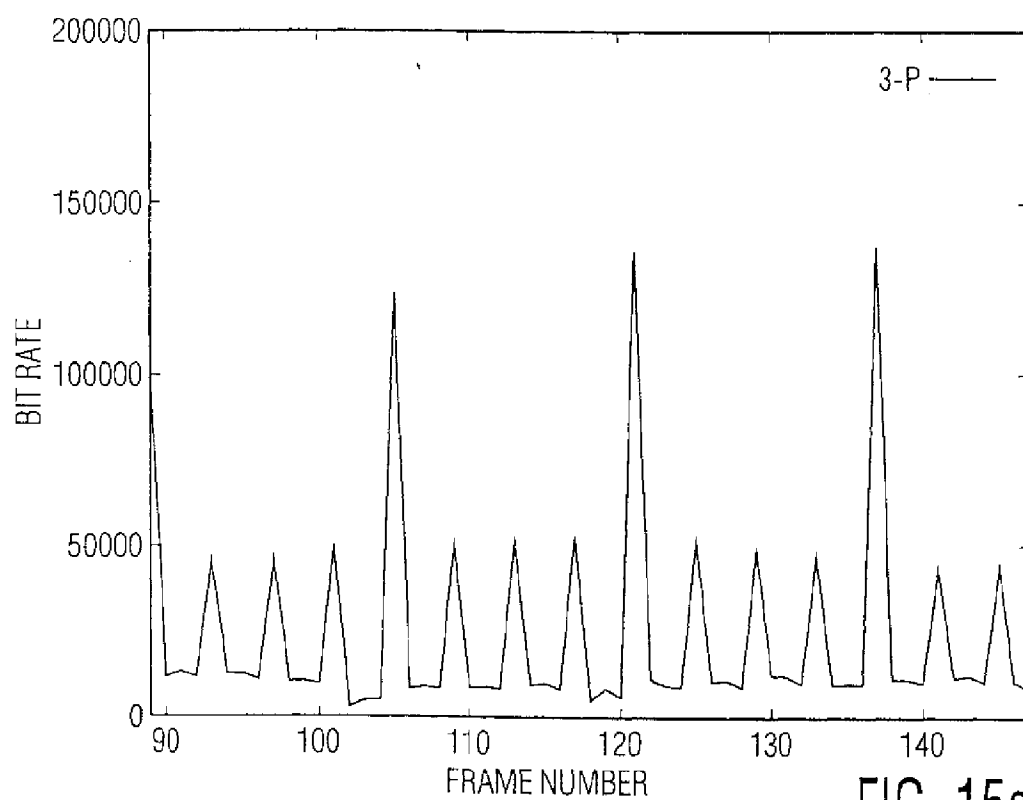
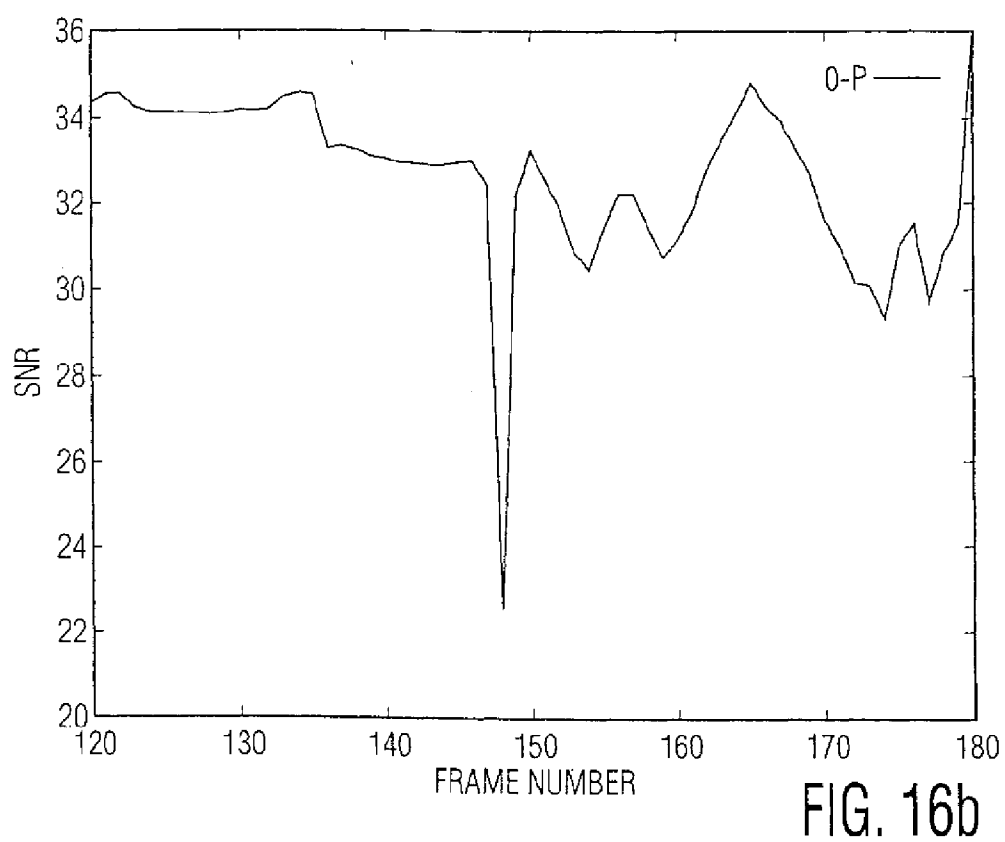
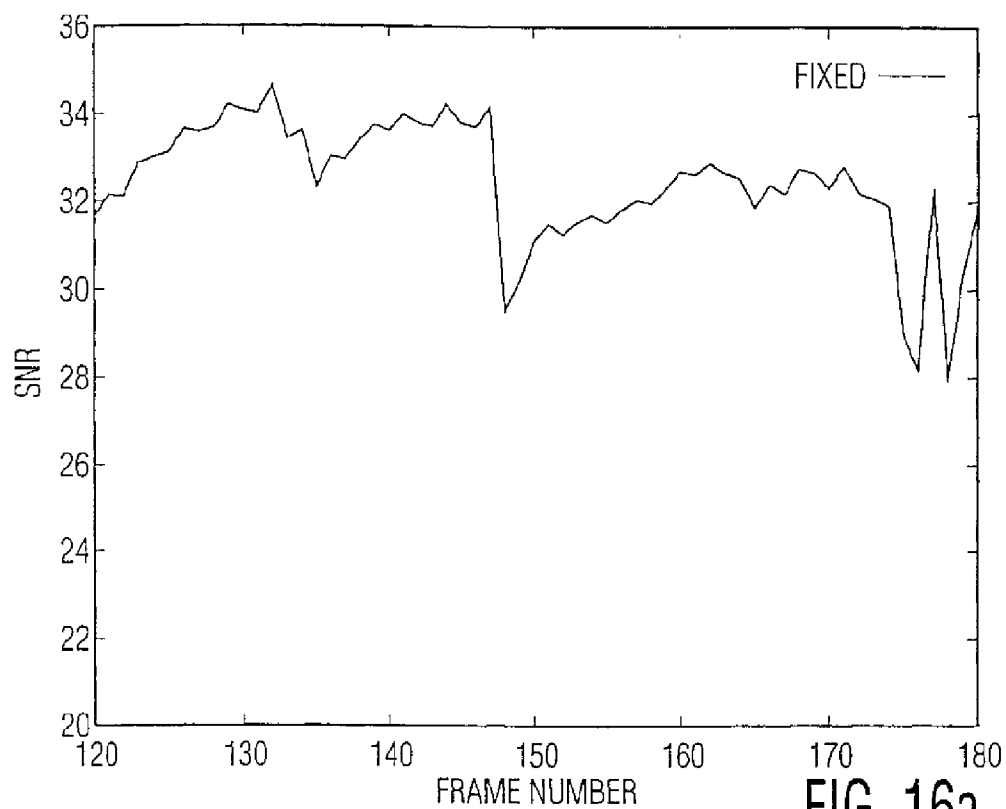
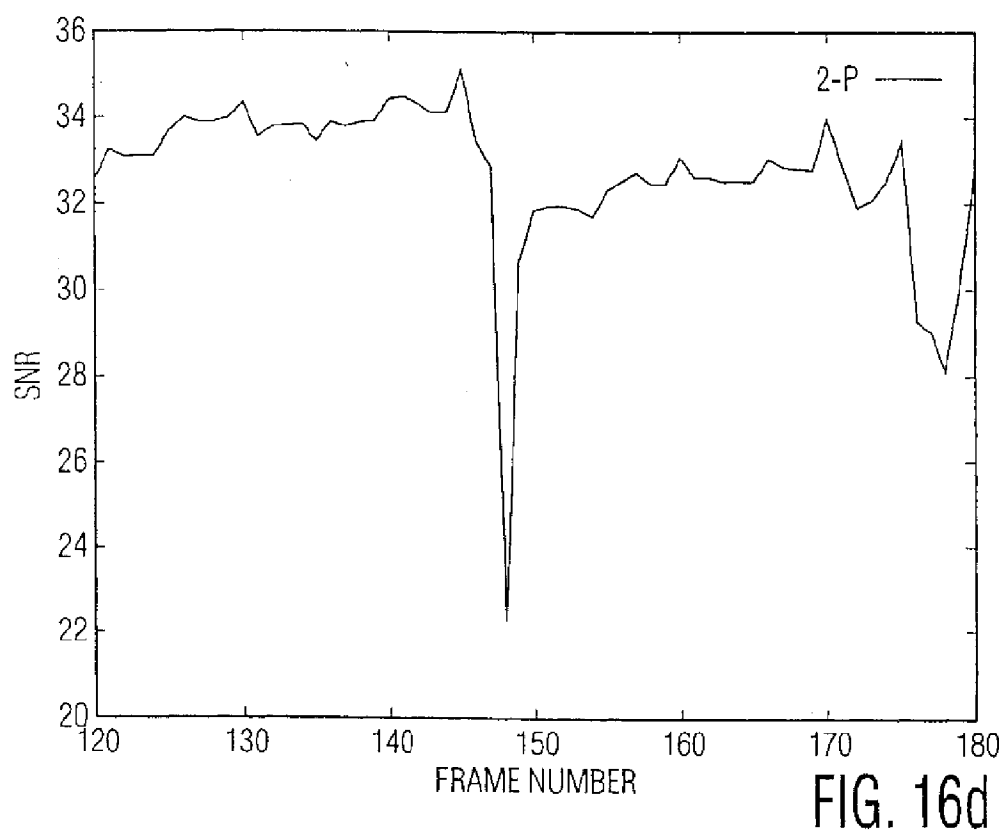
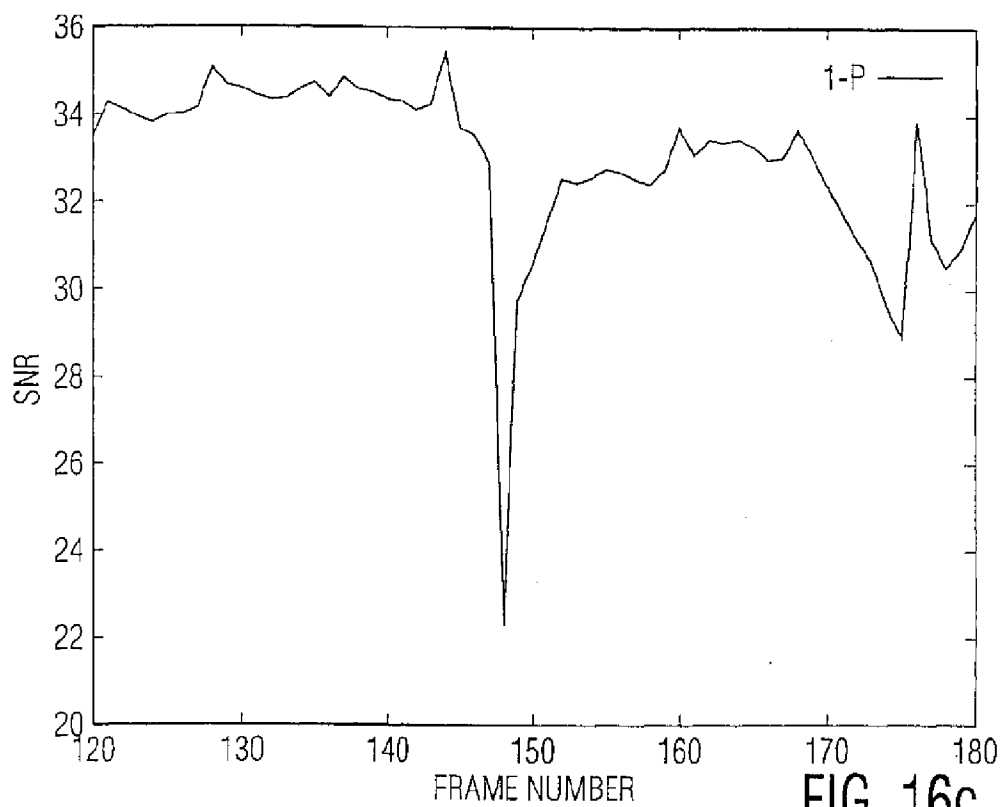


FIG. 15e





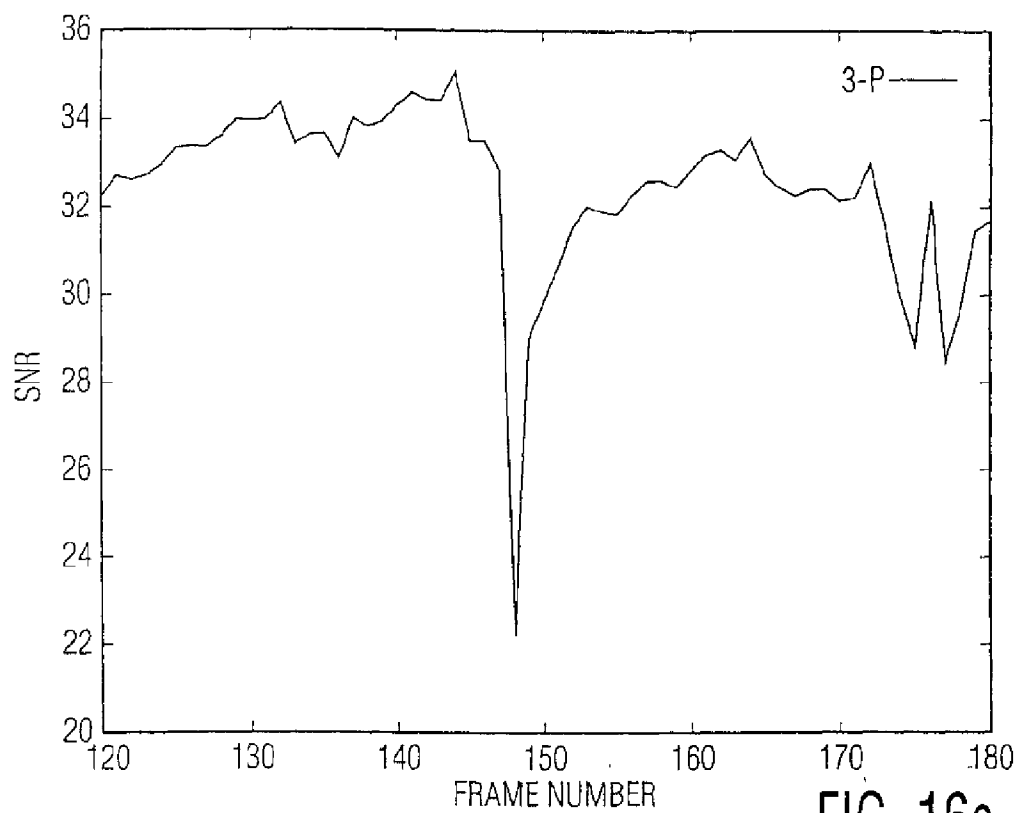


FIG. 16e

【図 17】

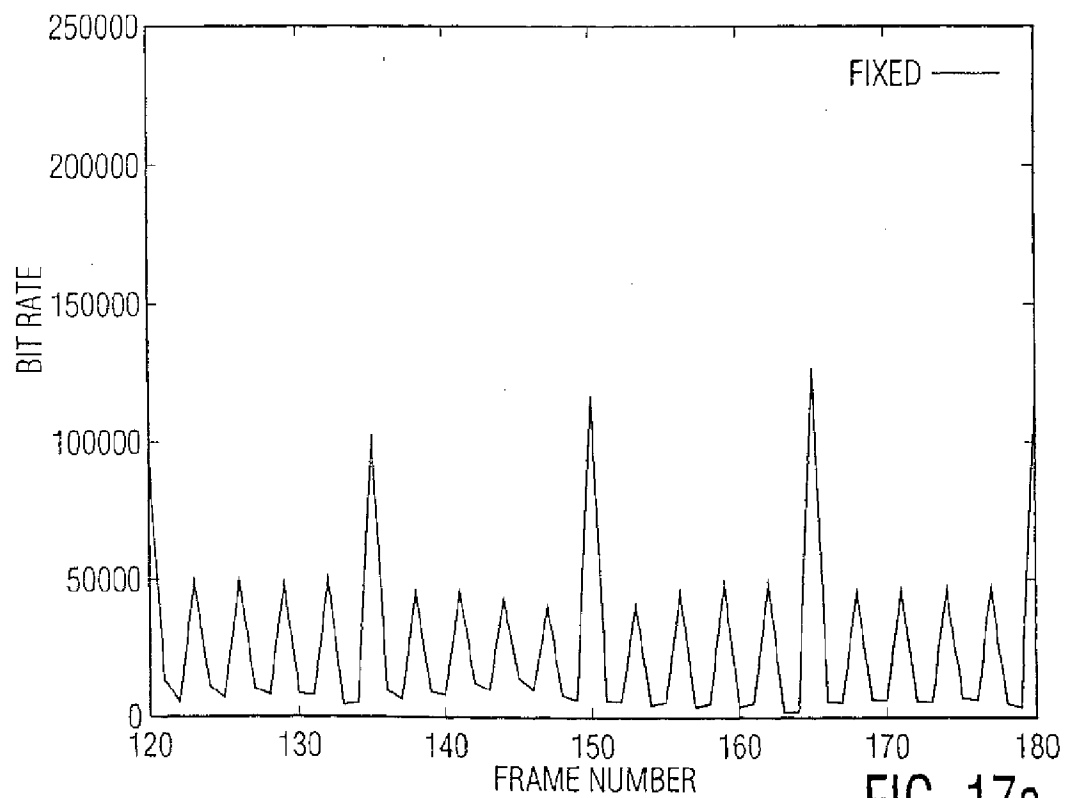


FIG. 17a

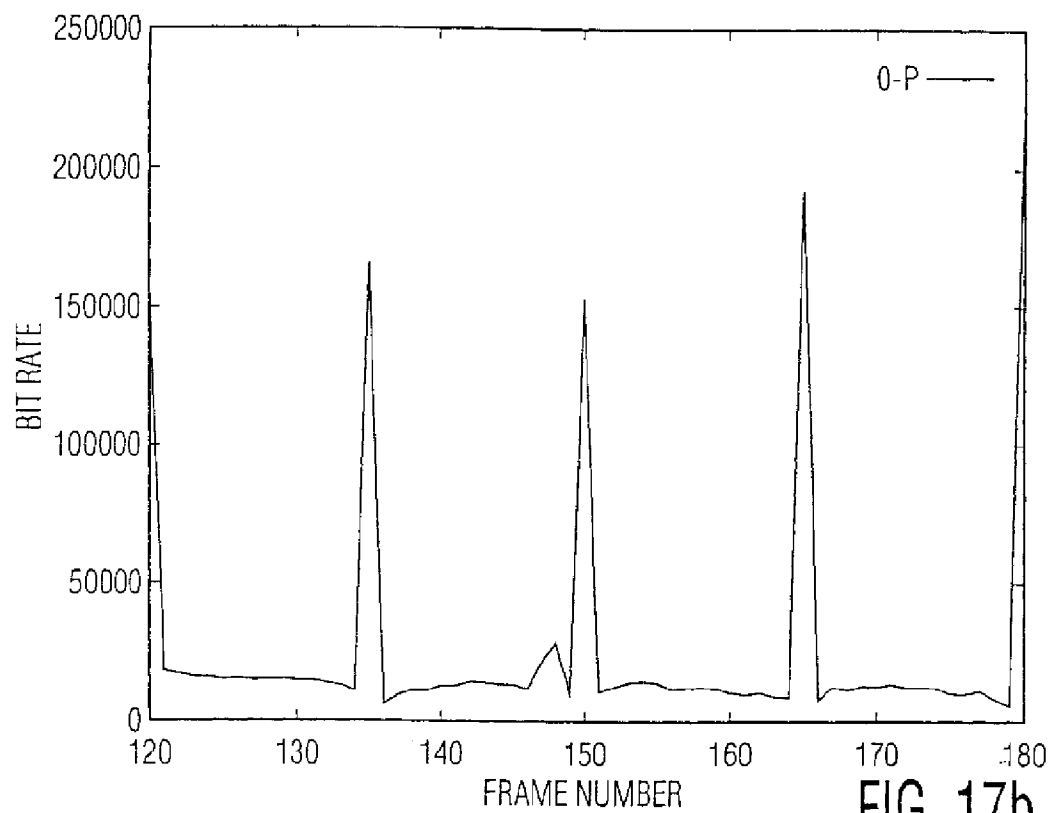


FIG. 17b

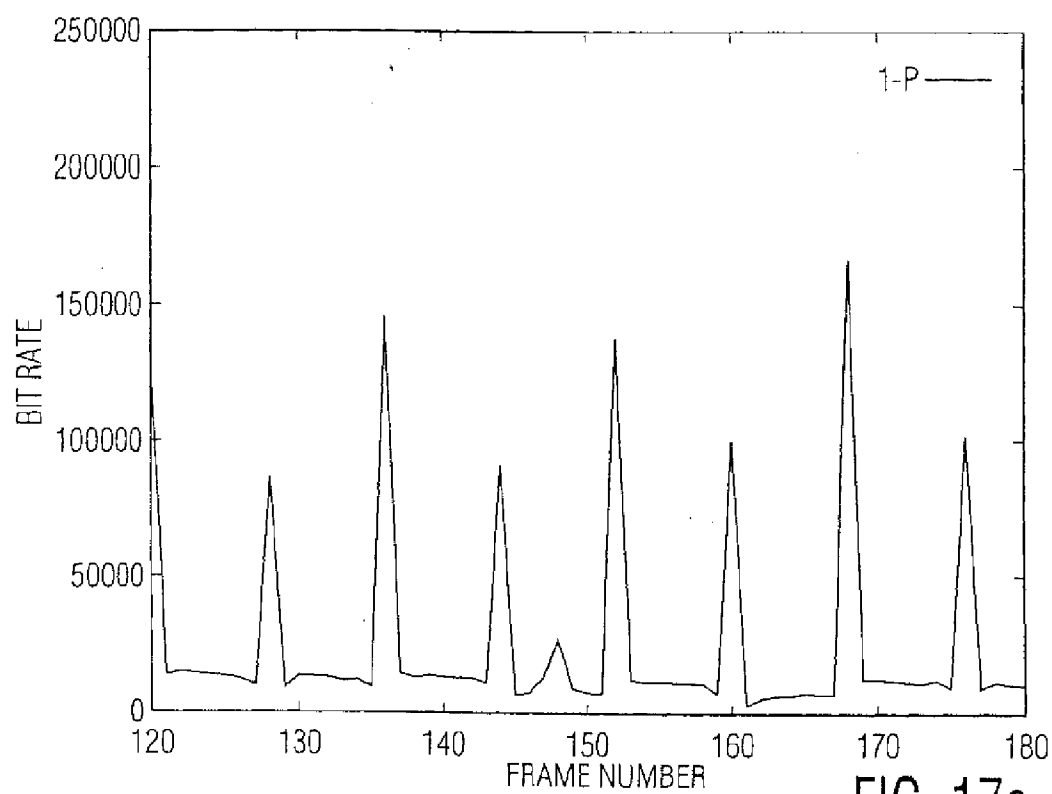


FIG. 17c

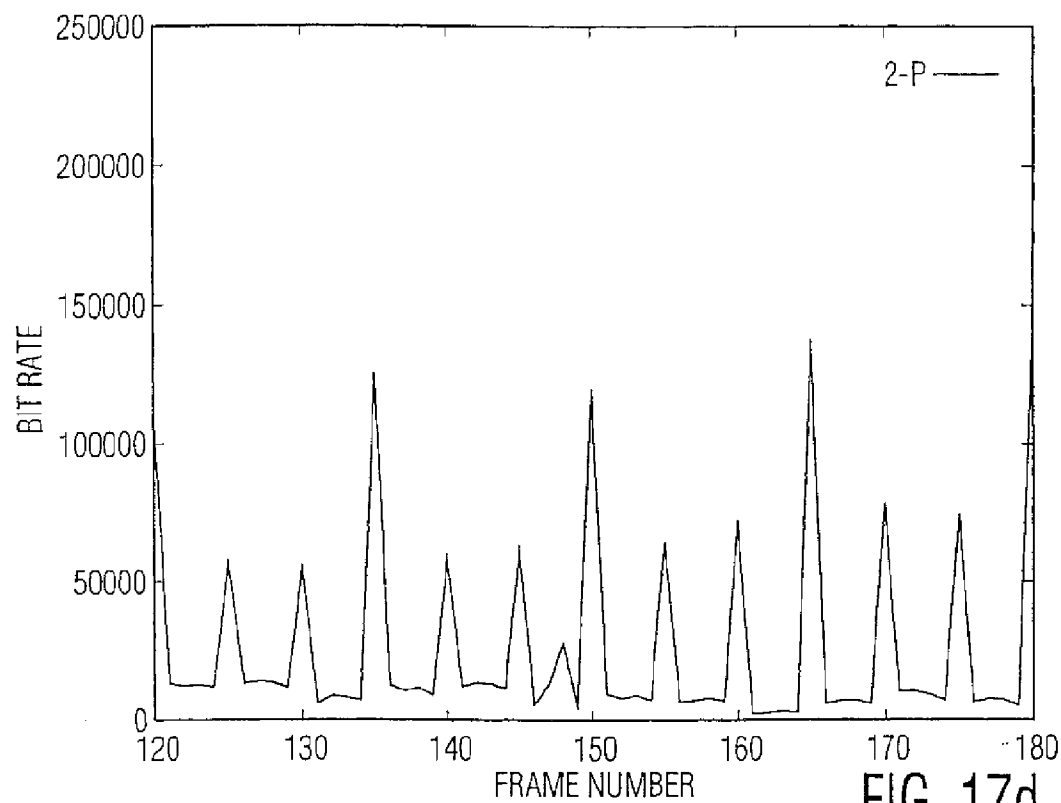


FIG. 17d

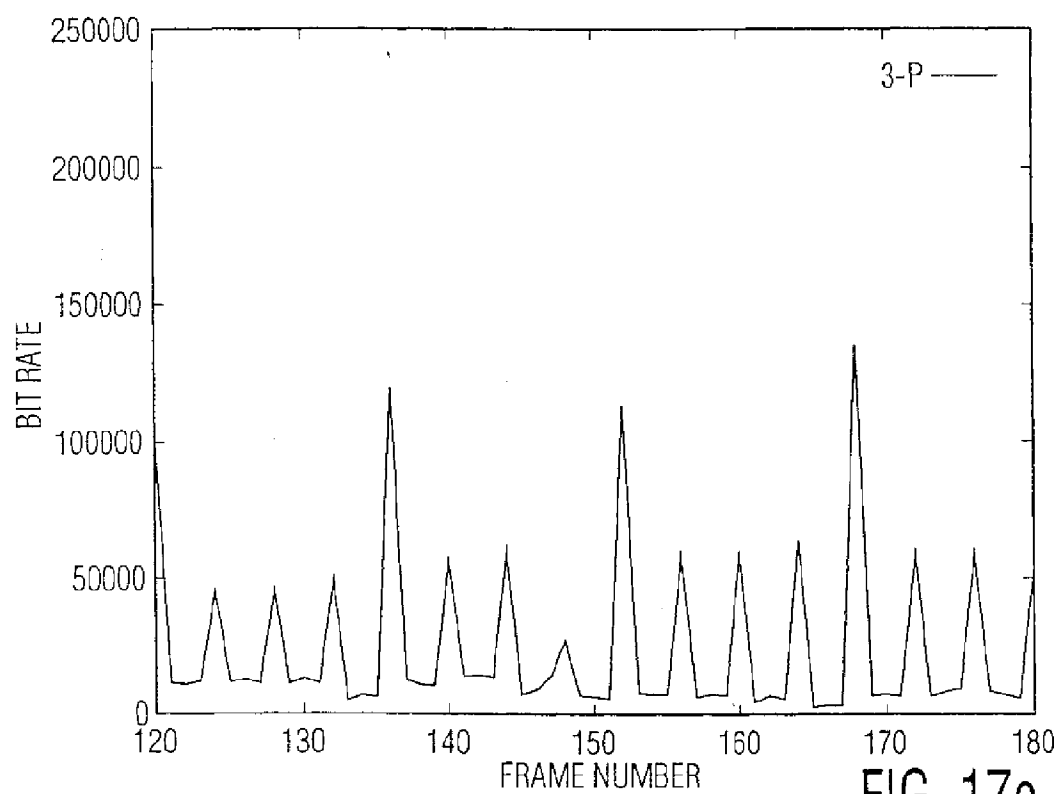
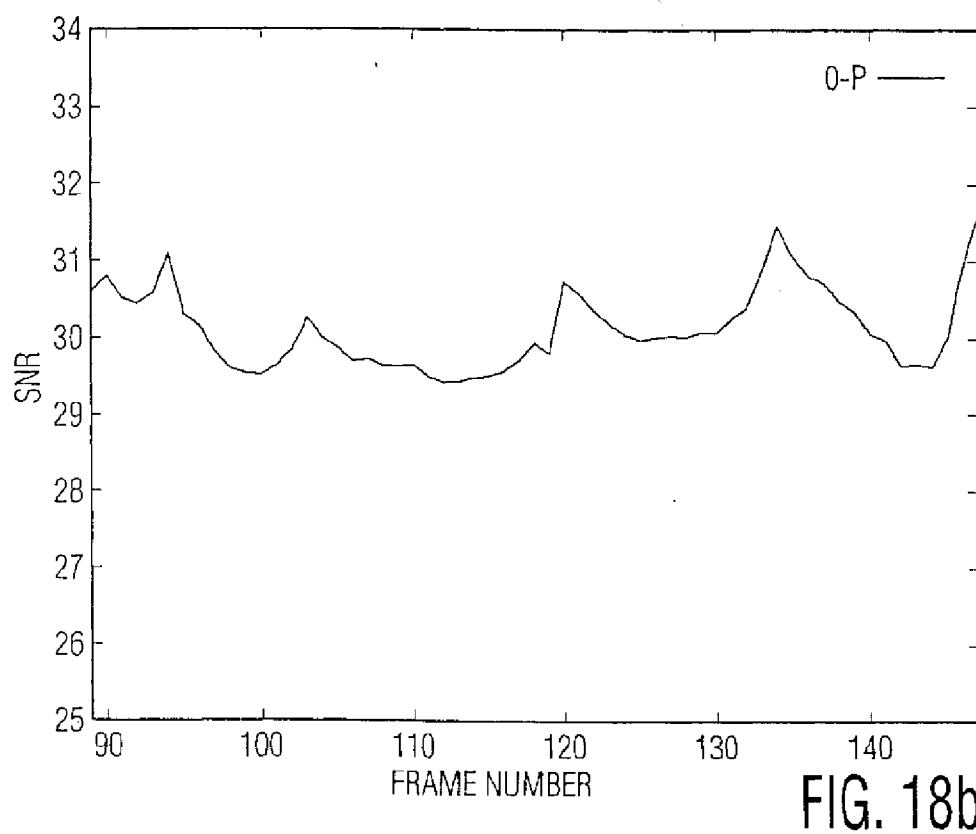
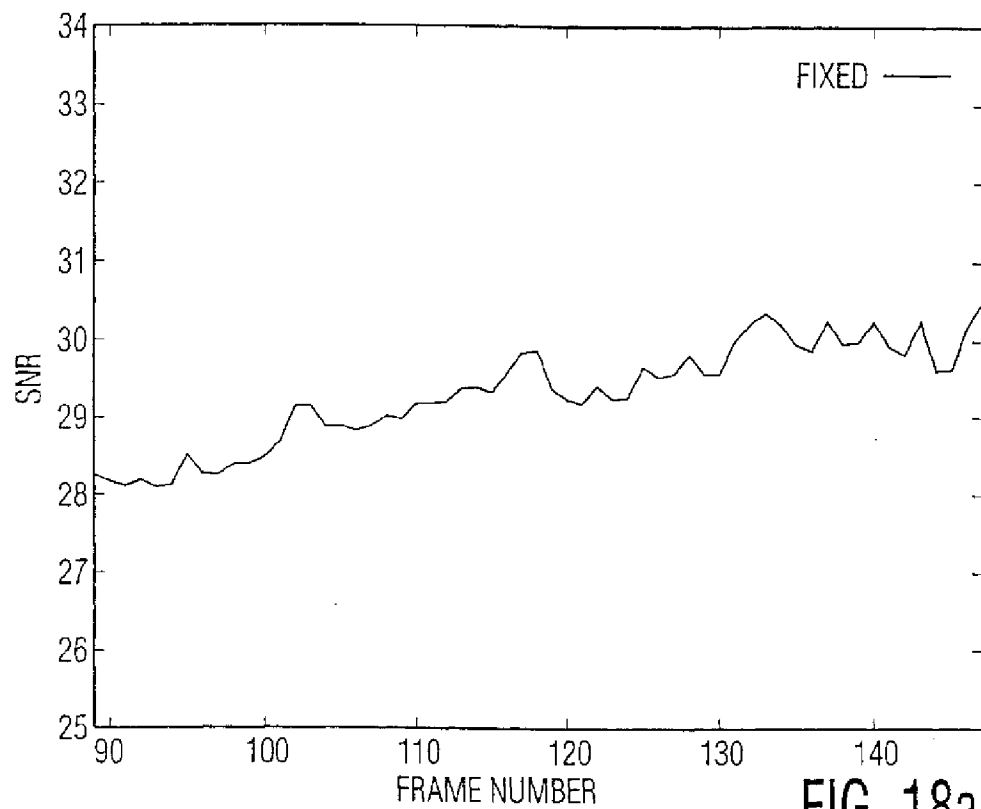


FIG. 17e



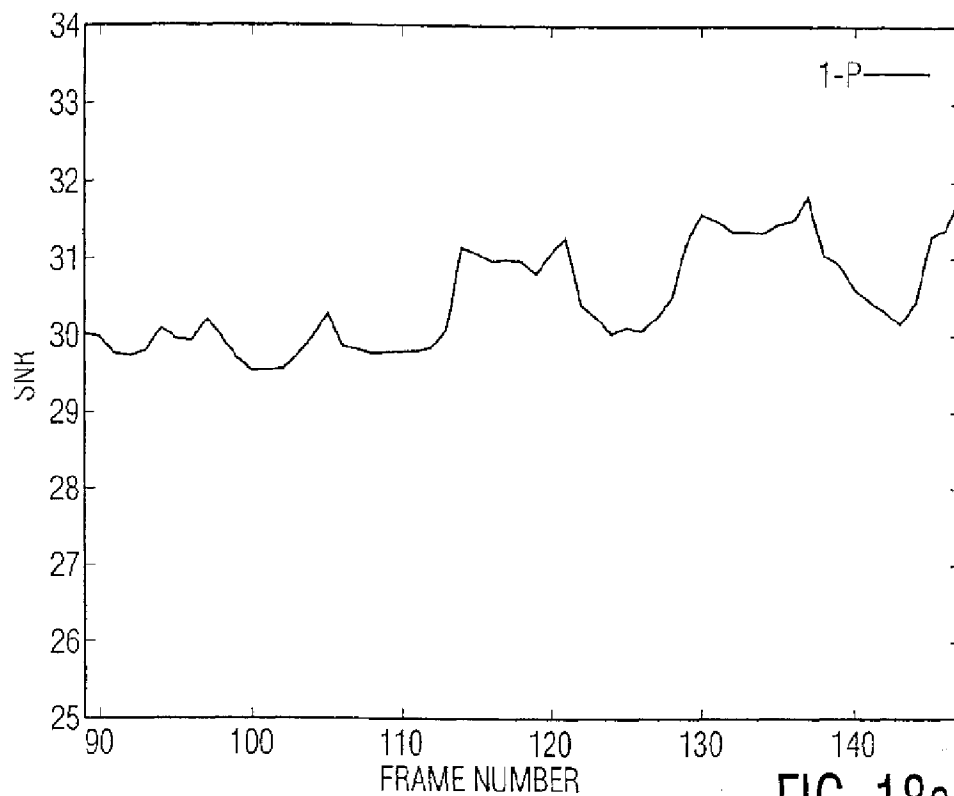


FIG. 18c

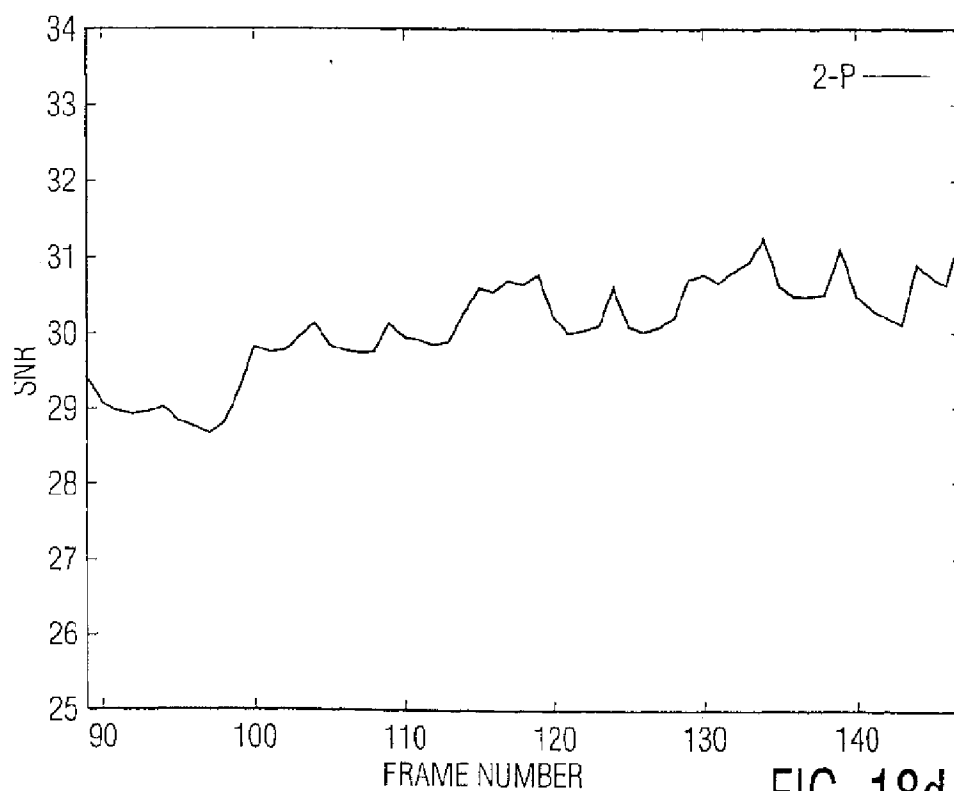


FIG. 18d

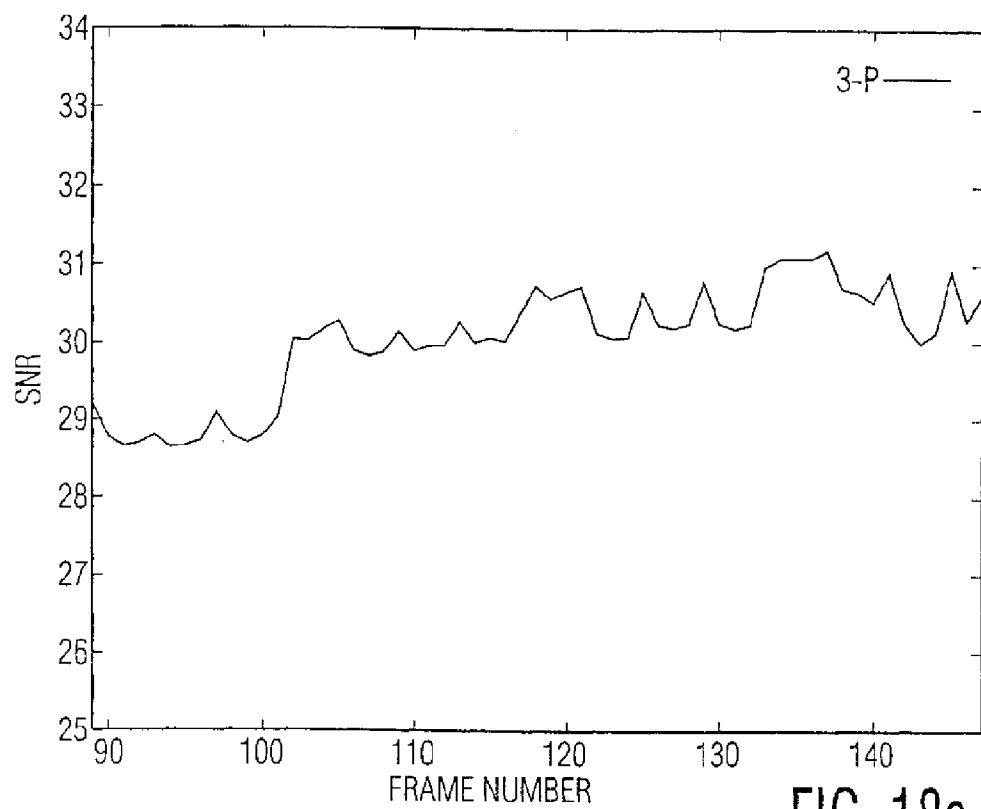


FIG. 18e

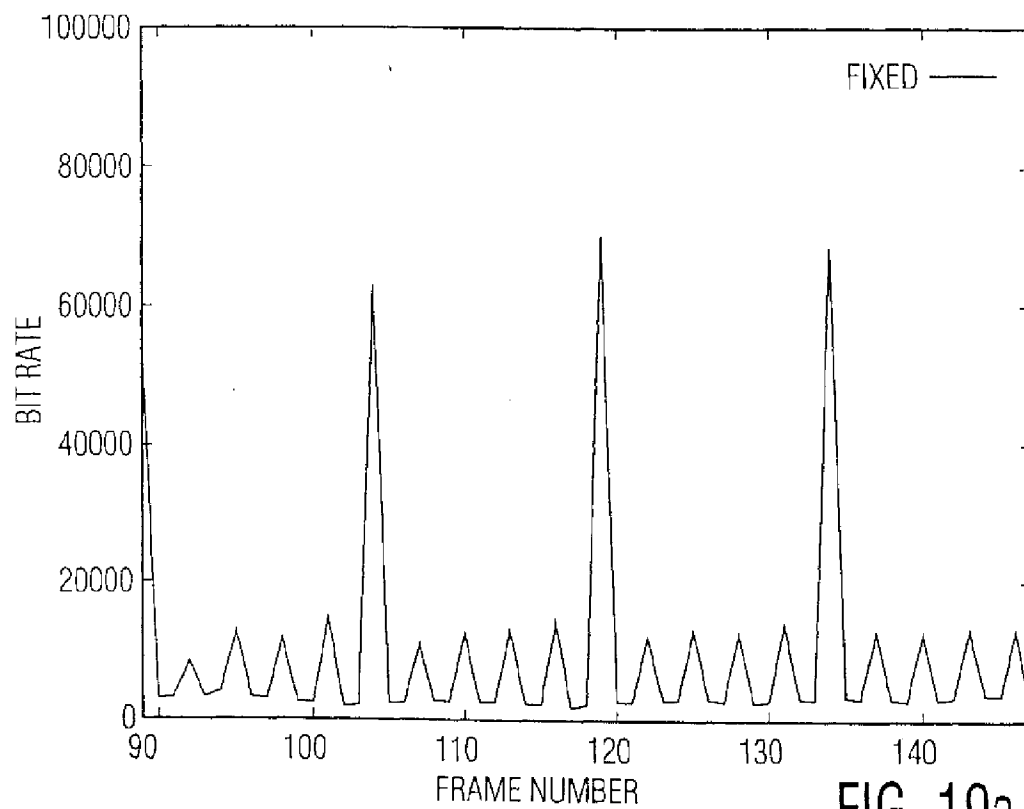


FIG. 19a

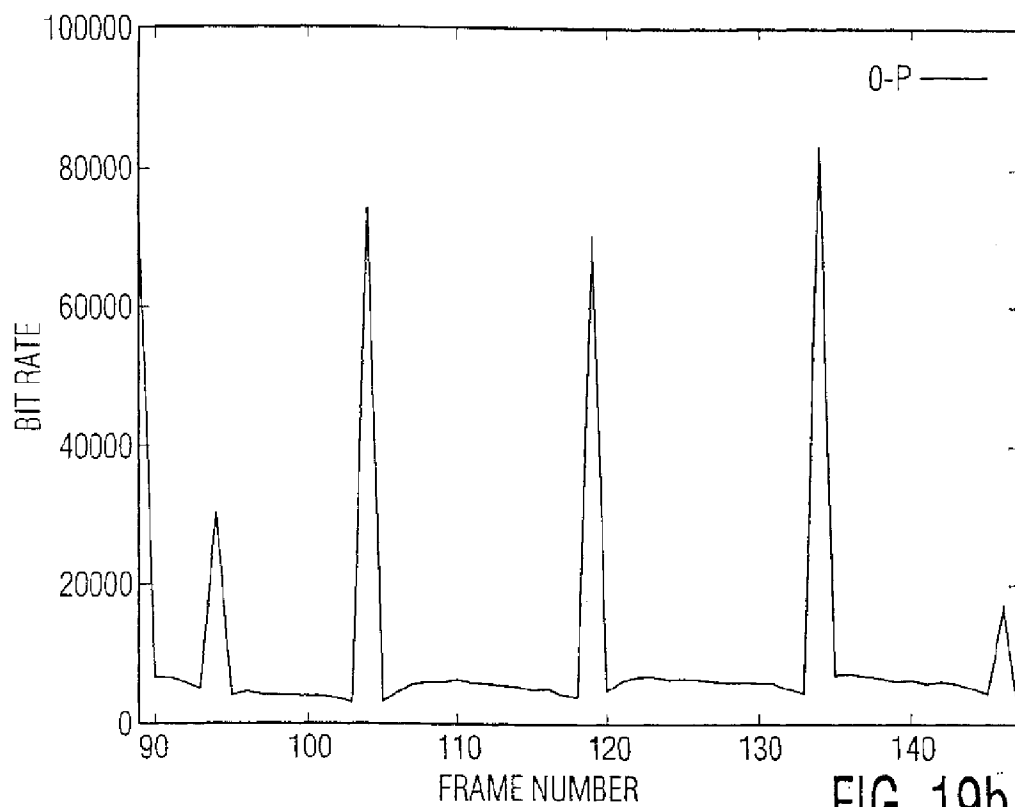


FIG. 19b

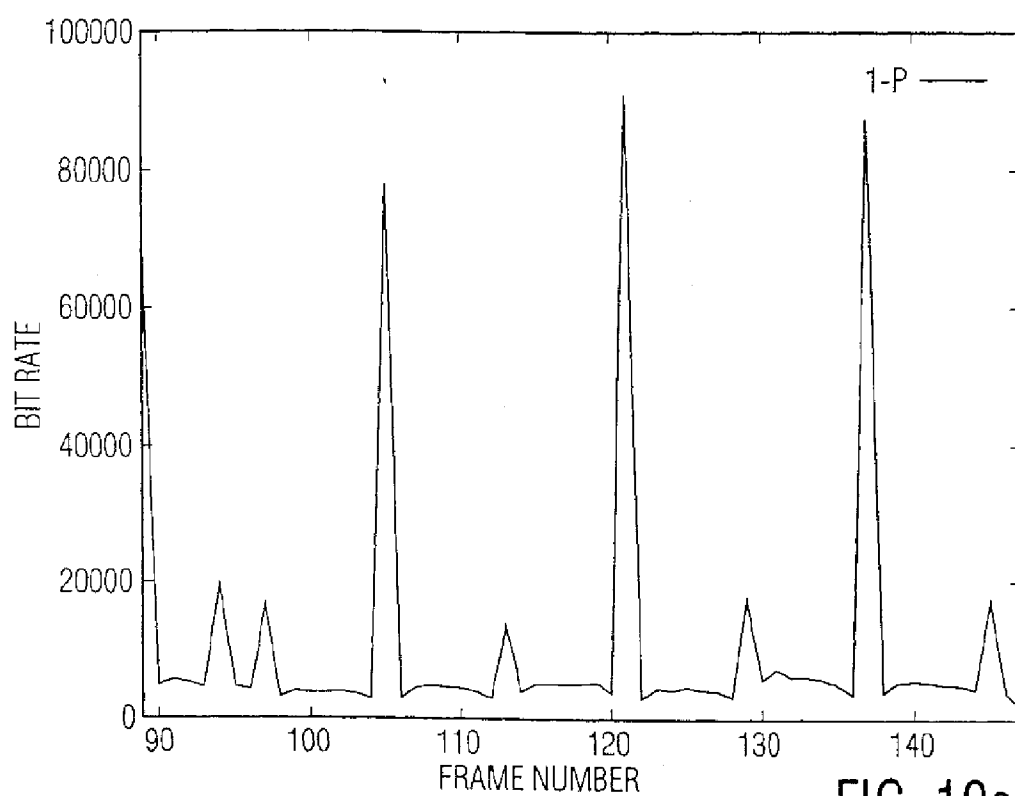


FIG. 19c

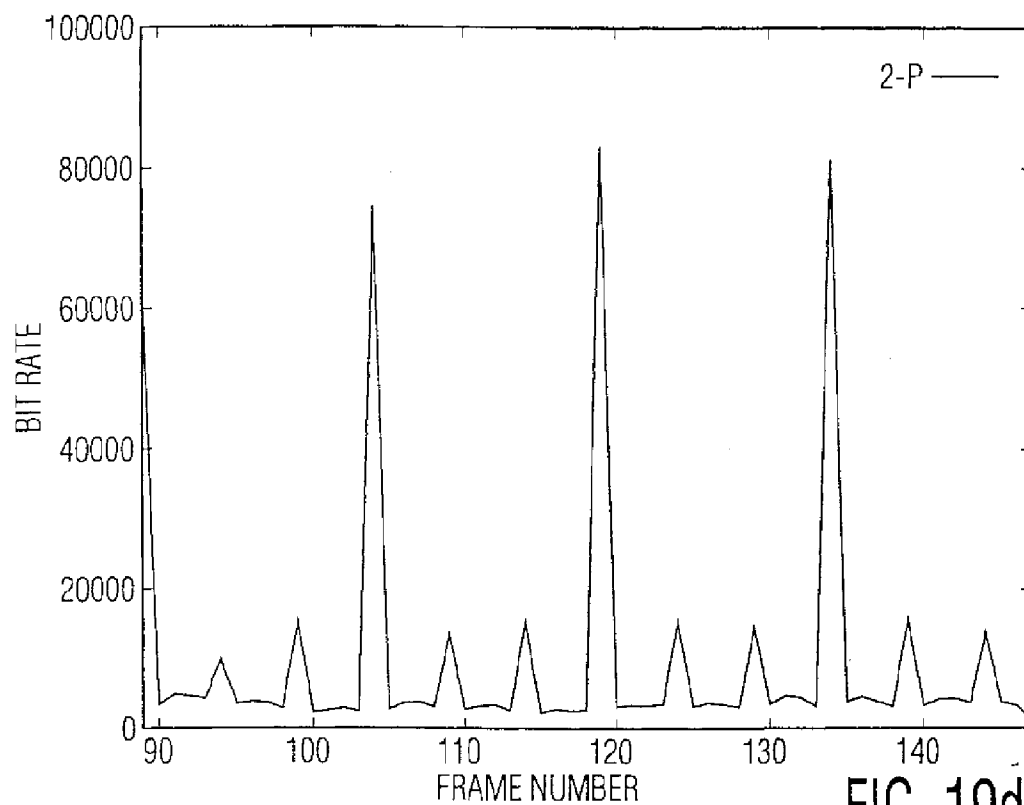


FIG. 19d

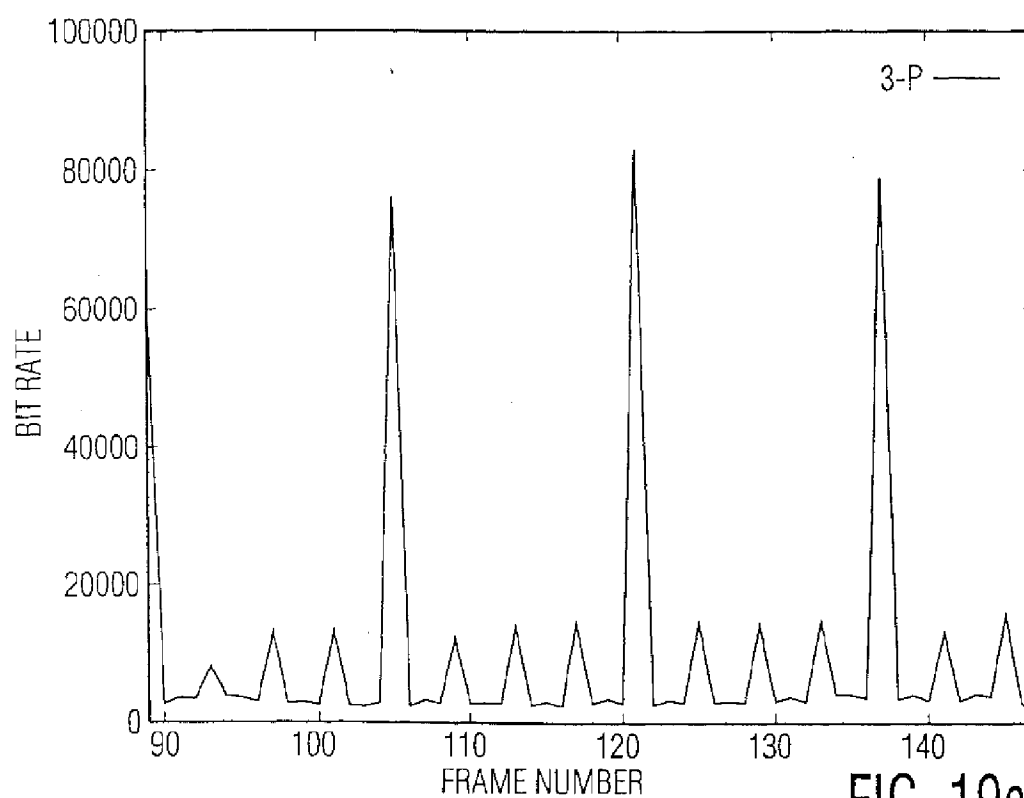


FIG. 19e

【図 20】

STATISTICS	FIXED	0-P	1-P	2-P	3-P
TARGET BITS	24.55	24.55	24.55	24.55	24.55
AVERAGE BITS USED	24,783	26,070	26,368	24,561	24,664
AVERAGE SNR(Y)	33.47	34.40	34.51	34.03	33.88
AVERAGE SNR(U)	39.37	40.57	40.45	39.93	39.28
AVERAGE SNR(V)	38.48	39.04	39.27	38.95	38.90

FIG. 20

【図 21】

STATISTICS	FIXED	0-P	1-P	2-P	3-P
TARGET BITS	24.55	24.55	24.55	24.55	24.55
AVERAGE BITS USED	25,902	26,503	26,432	26,177	24,446
AVERAGE SNR(Y)	32.45	32.65	32.97	32.69	32.46
AVERAGE SNR(U)	39.26	40.24	40.10	39.68	39.45
AVERAGE SNR(V)	38.12	38.47	38.59	38.37	38.20

FIG. 21

【図 22】

STATISTICS	FIXED	0-P	1-P	2-P	3-P
TARGET BITS	10.00	10.00	10.00	10.00	10.00
AVERAGE BITS USED	9,557	10,705	10,708	9,827	9,887
AVERAGE SNR(Y)	29.30	30.12	30.47	30.09	30.03
AVERAGE SNR(U)	36.43	37.50	37.61	37.25	37.16
AVERAGE SNR(V)	35.53	35.64	36.12	35.91	35.94

FIG. 22

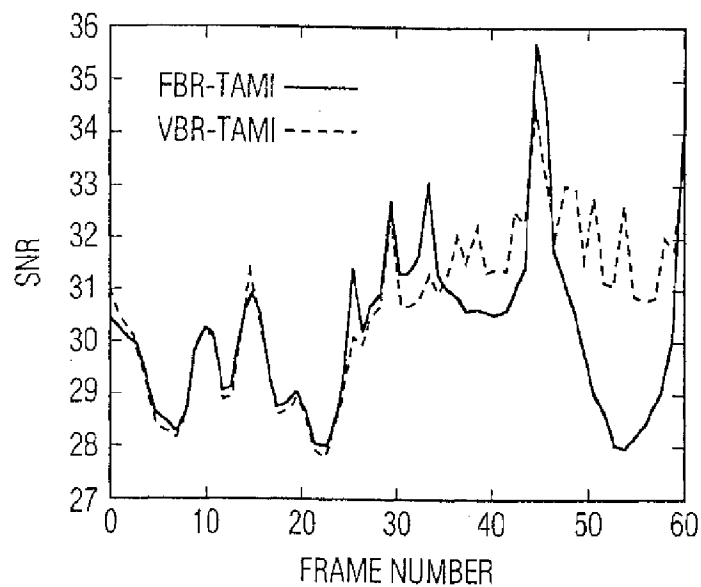


FIG. 23(a)

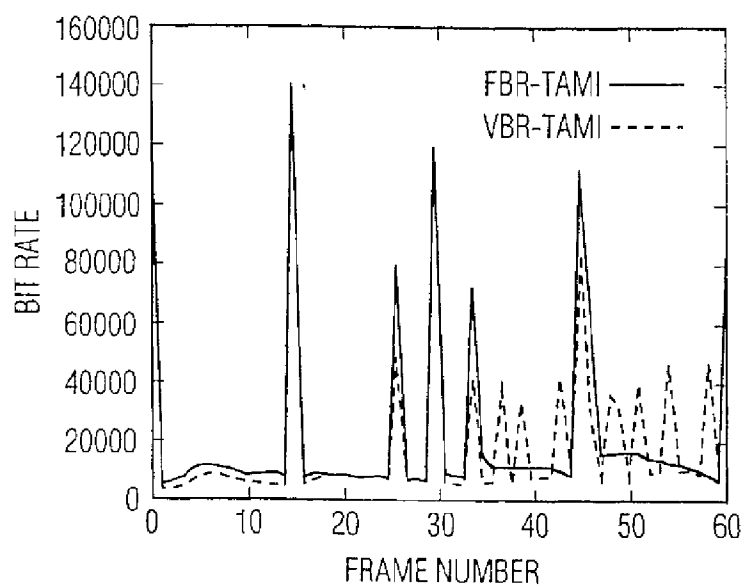


FIG. 23(b)

【図 2 4】

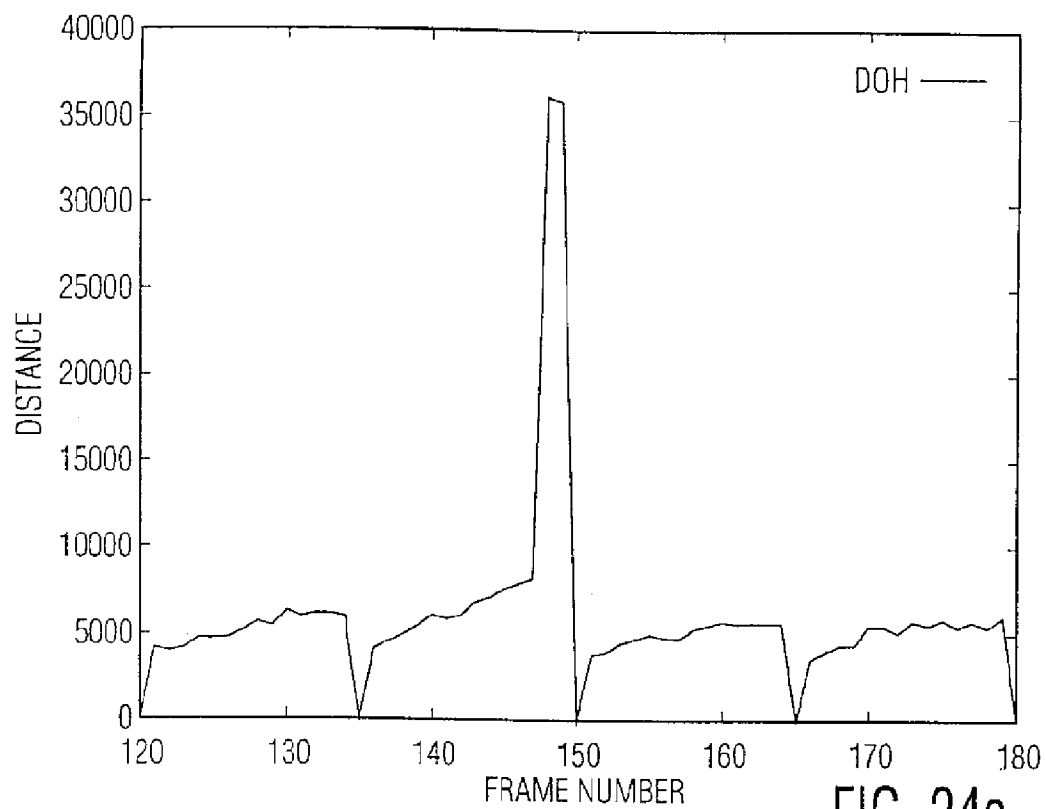


FIG. 24a

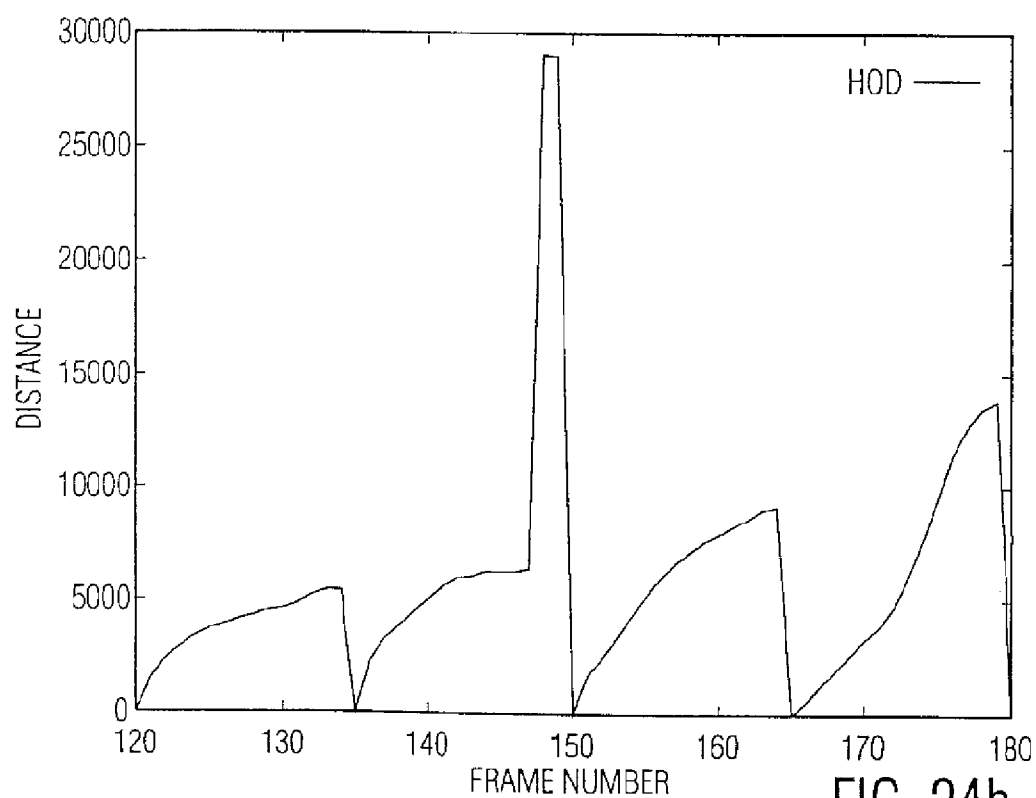


FIG. 24b

【図 2 4】

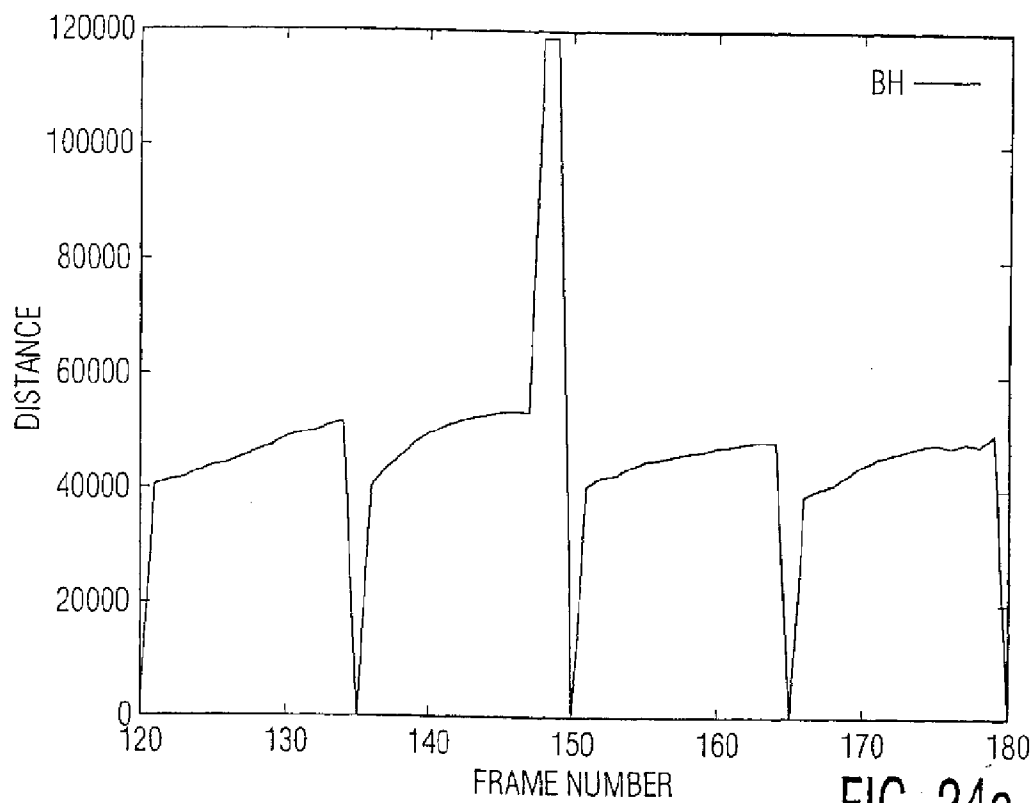


FIG. 24c

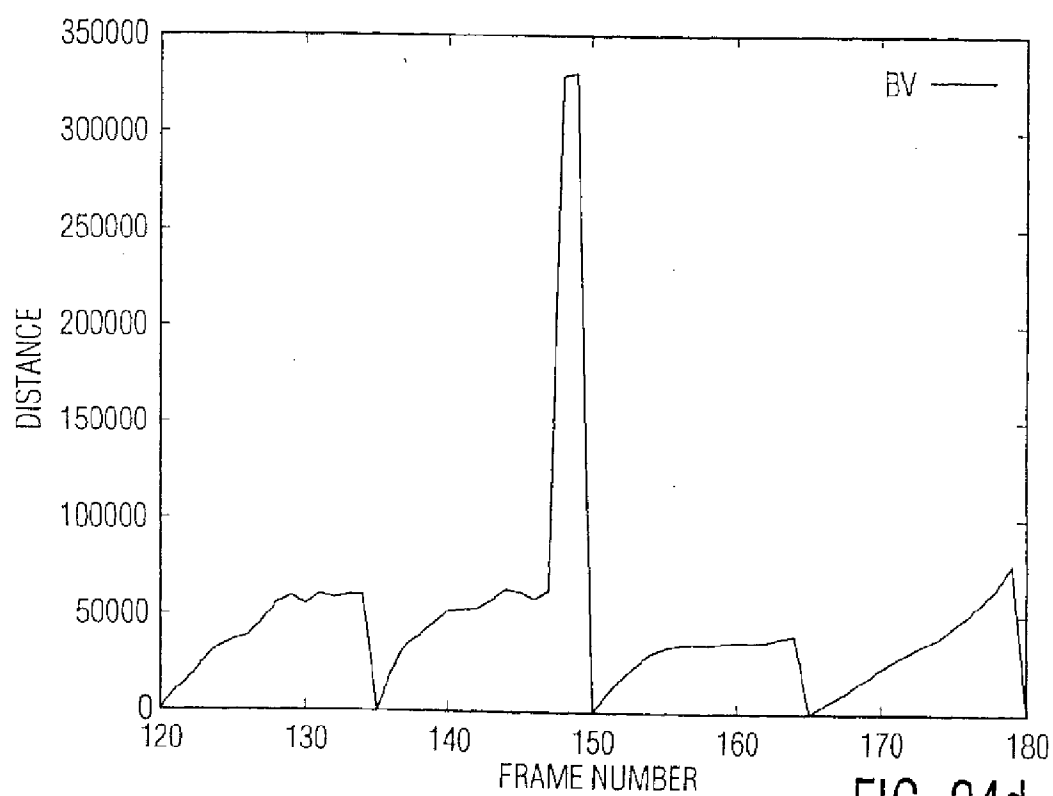


FIG. 24d

【図 2 4】

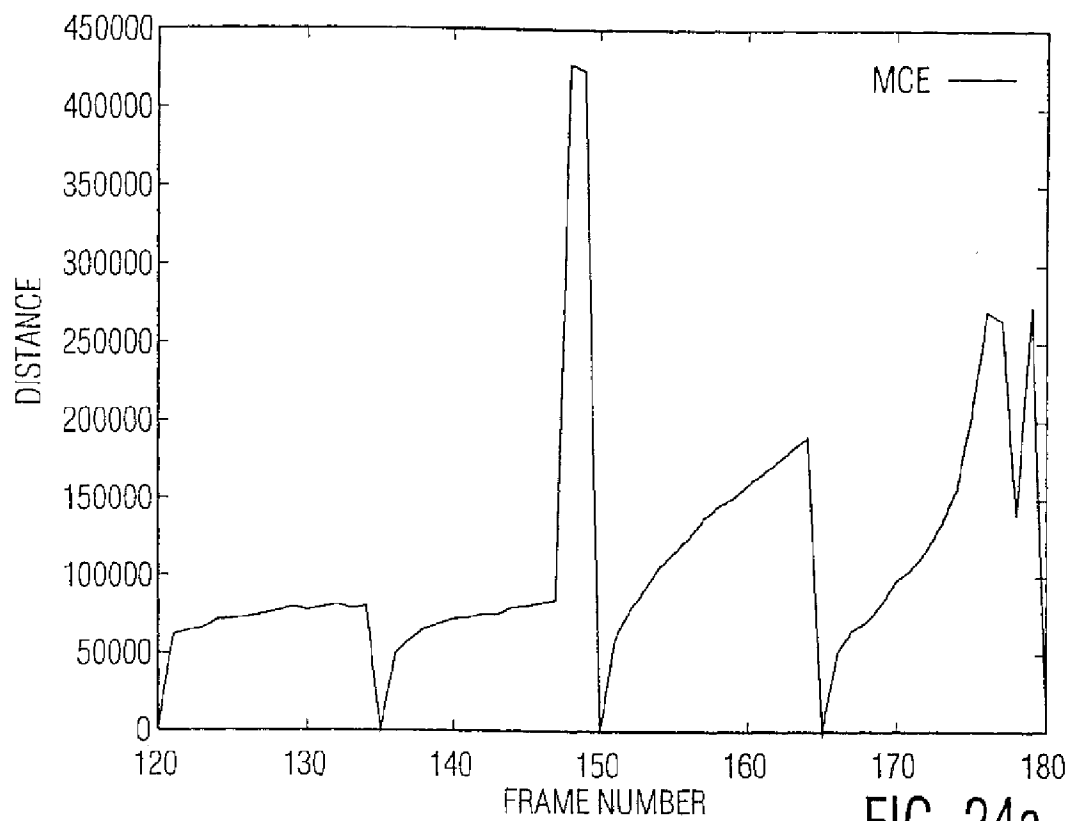


FIG. 24e

【图 25】

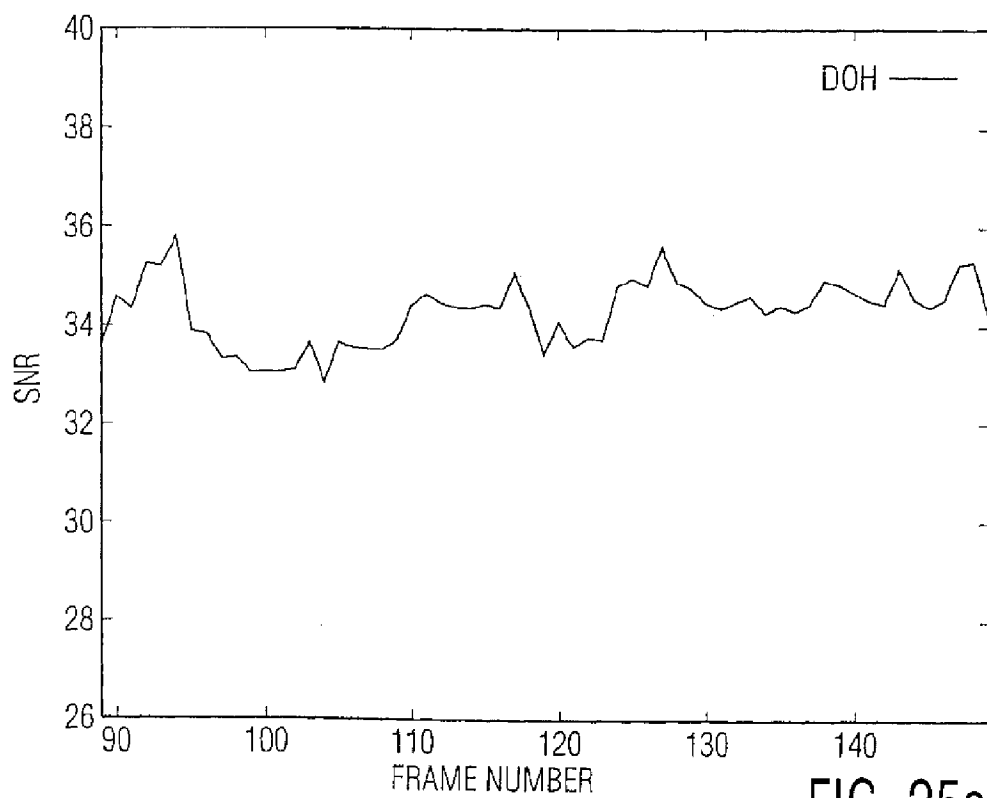


FIG. 25a

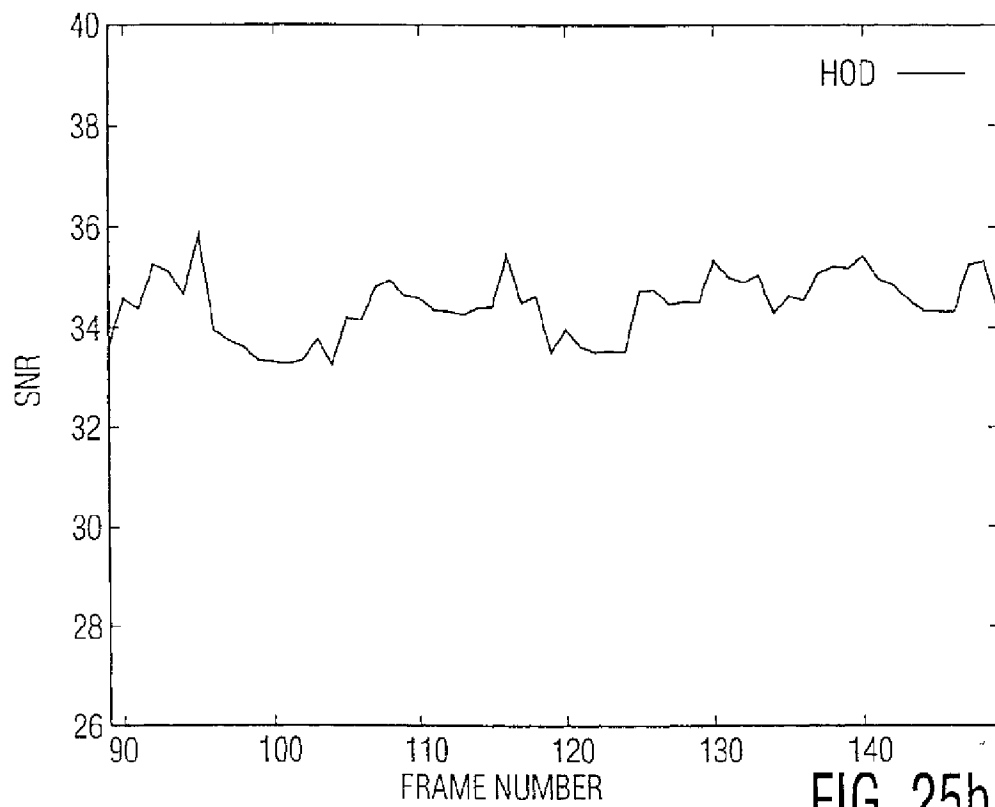


FIG. 25b

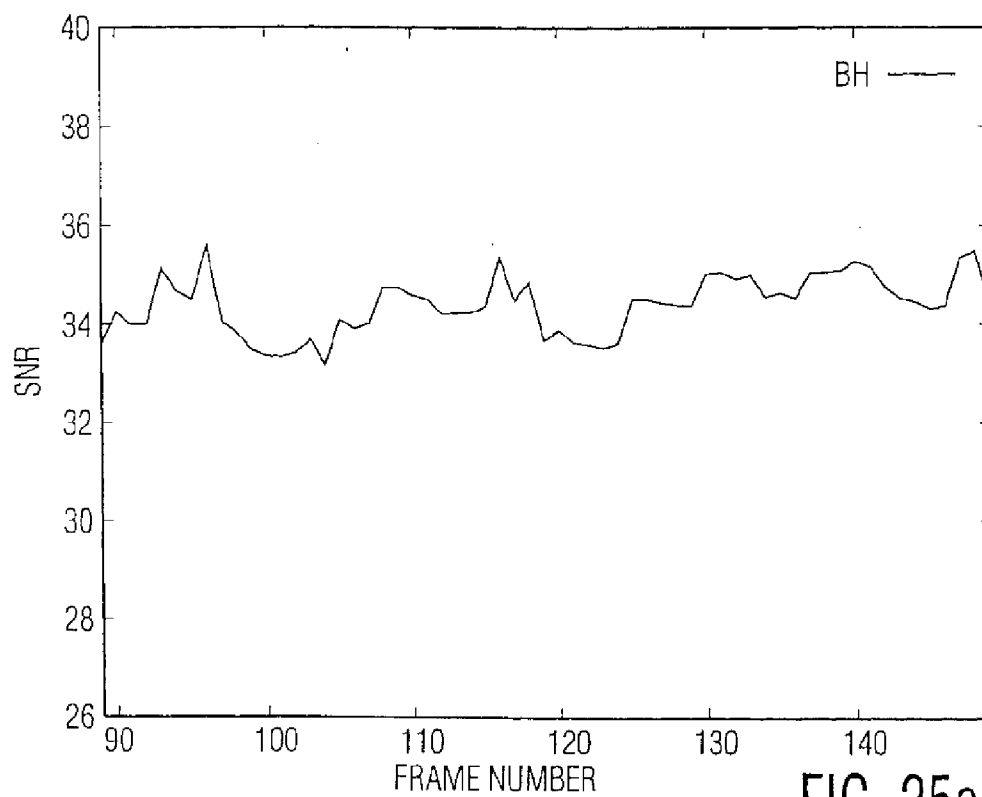
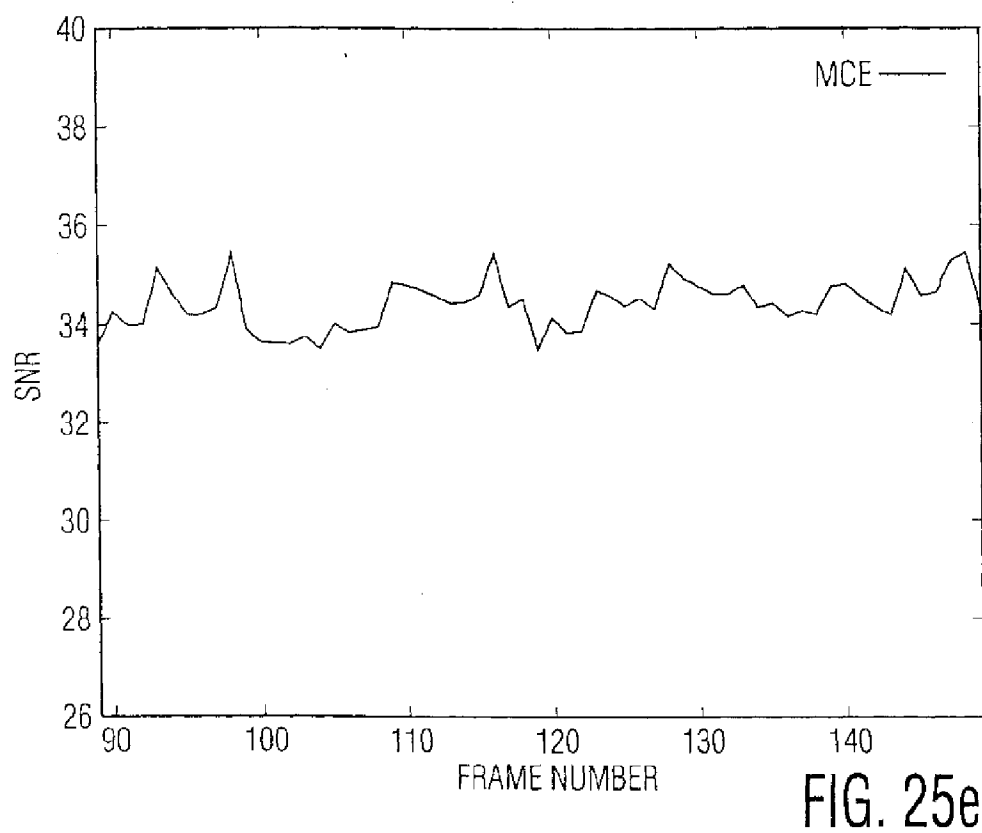
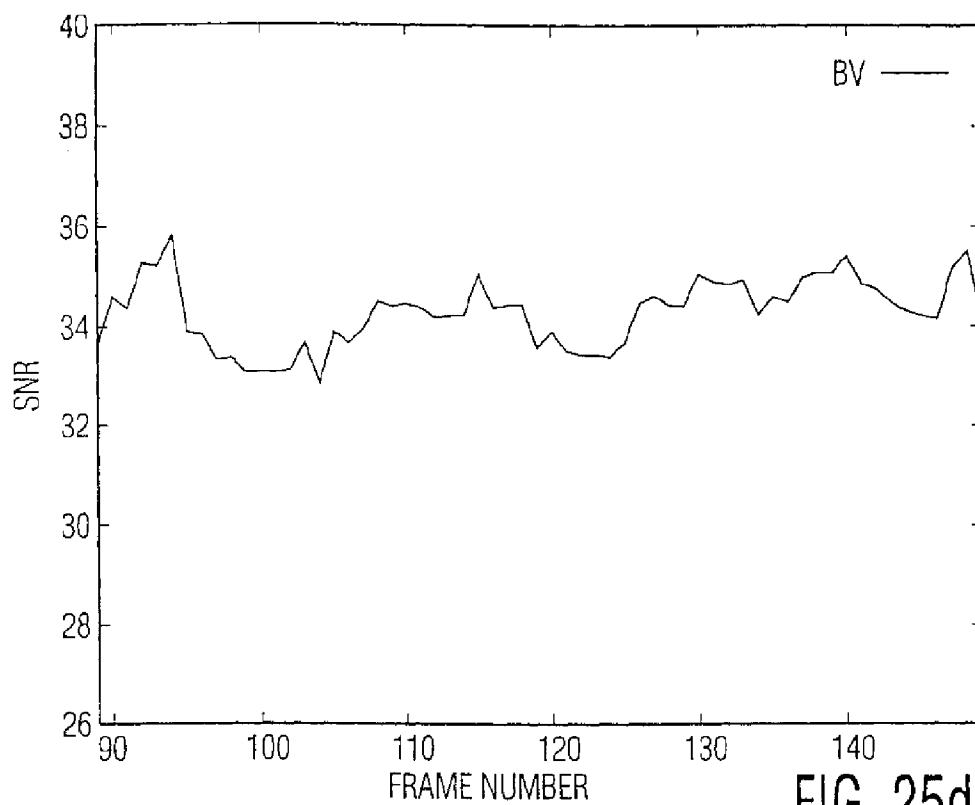


FIG. 25c

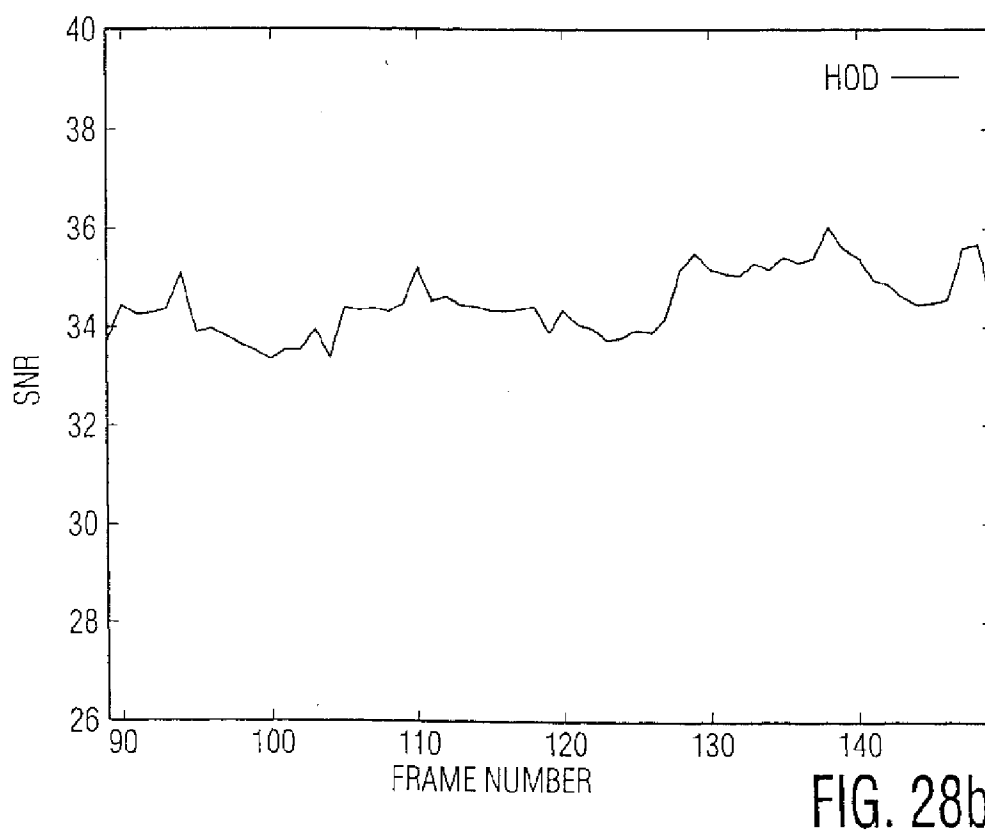
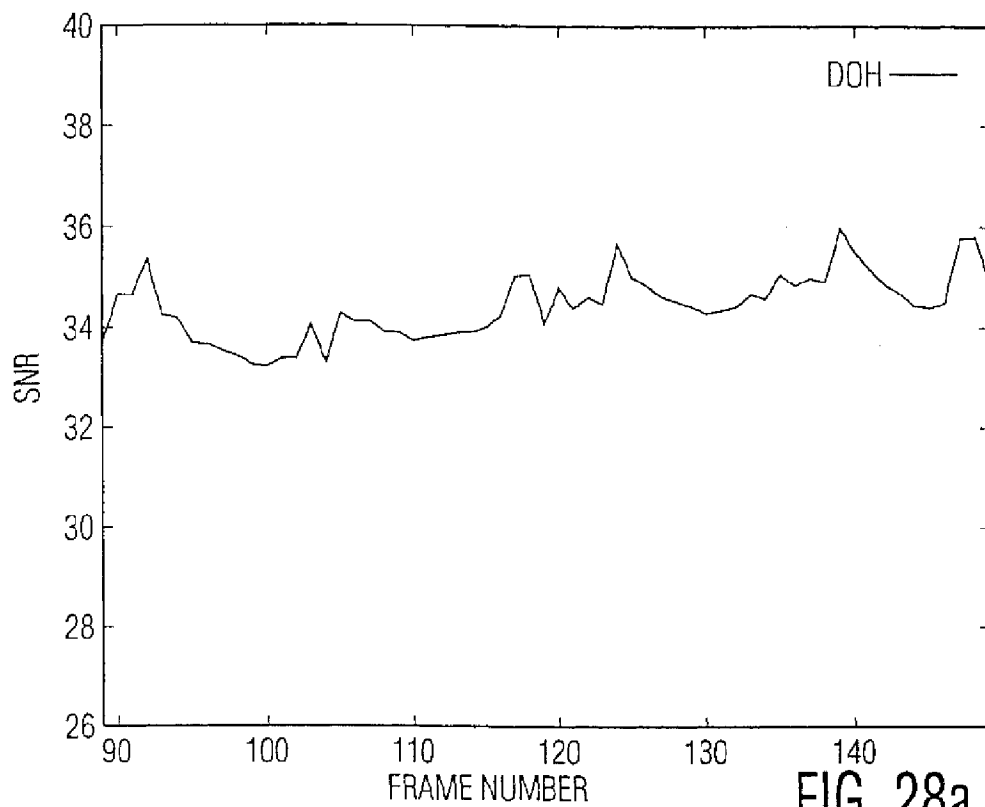


FRAME RANGE	DOH		HOD		BH		BV		MCE	
	SNR	BIT	SNR	BIT	SNR	BIT	SNR	BIT	SNR	BIT
89-149	34.29	27238	34.43	27362	34.39	27486	34.26	26994	34.40	27450
120-180	32.91	26510	32.77	26692	32.89	26527	32.81	26462	32.93	26932
0-60	31.42	27139	31.28	27080	31.32	27293	30.66	27942	31.38	27760
AVERAGE	32.87	26962	32.82	27044	32.86	27102	32.57	27132	32.90	27380

FIG. 26

FRAME RANGE	DOH		HOD		BH		BV		MCE	
	SNR	BIT	SNR	BIT	SNR	BIT	SNR	BIT	SNR	BIT
89-149	34.41	27018	34.48	26956	34.56	27137	34.49	26908	34.35	28333
120-180	32.94	25915	32.88	26805	32.94	26360	32.79	26283	32.97	26902
0-60	31.49	27519	31.27	27097	31.40	27289	30.60	27548	31.88	27754
AVERAGE	32.95	26817	32.87	26952	32.96	26928	32.63	26913	32.90	27663

FIG. 27



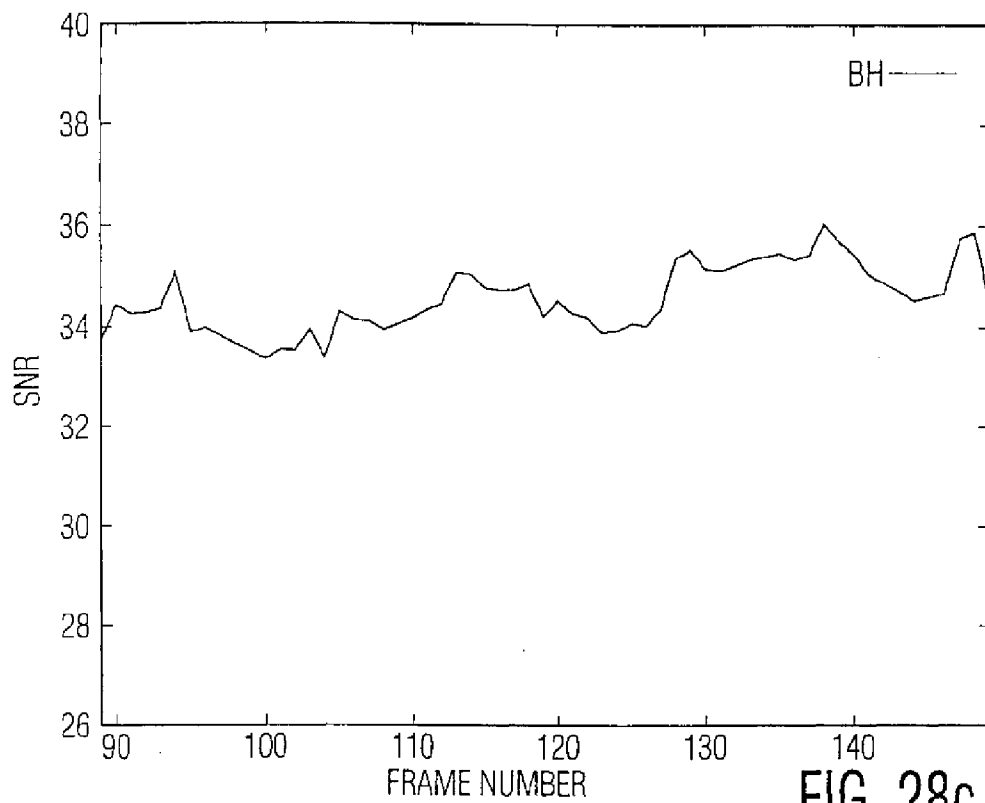


FIG. 28c

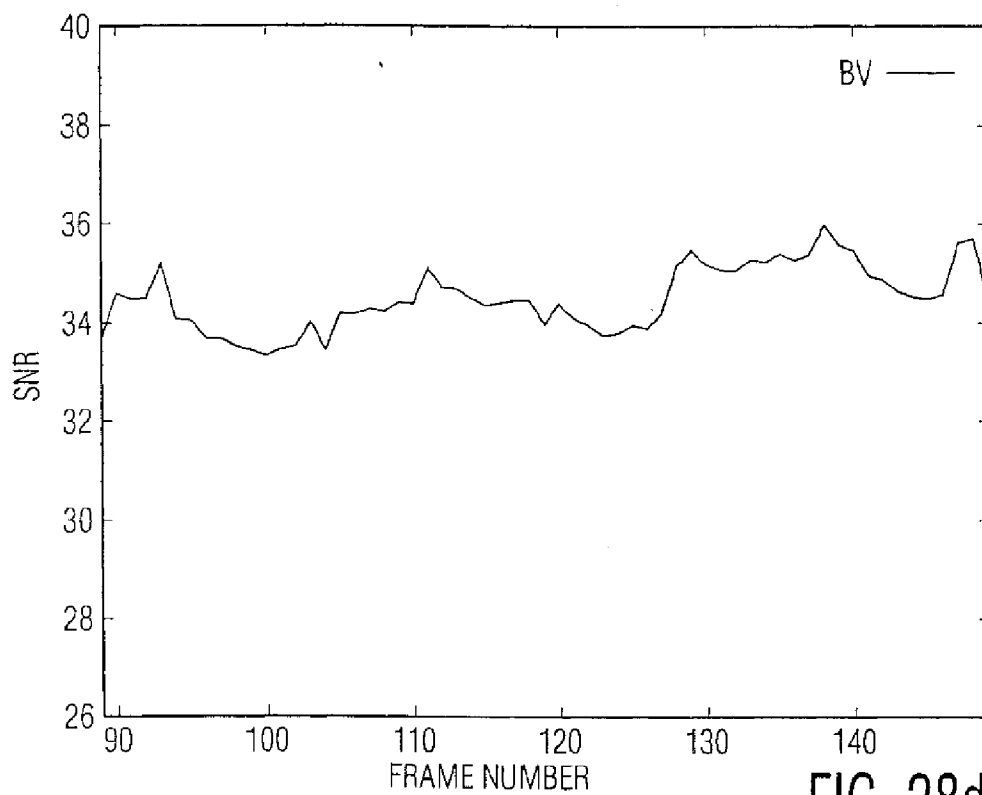


FIG. 28d

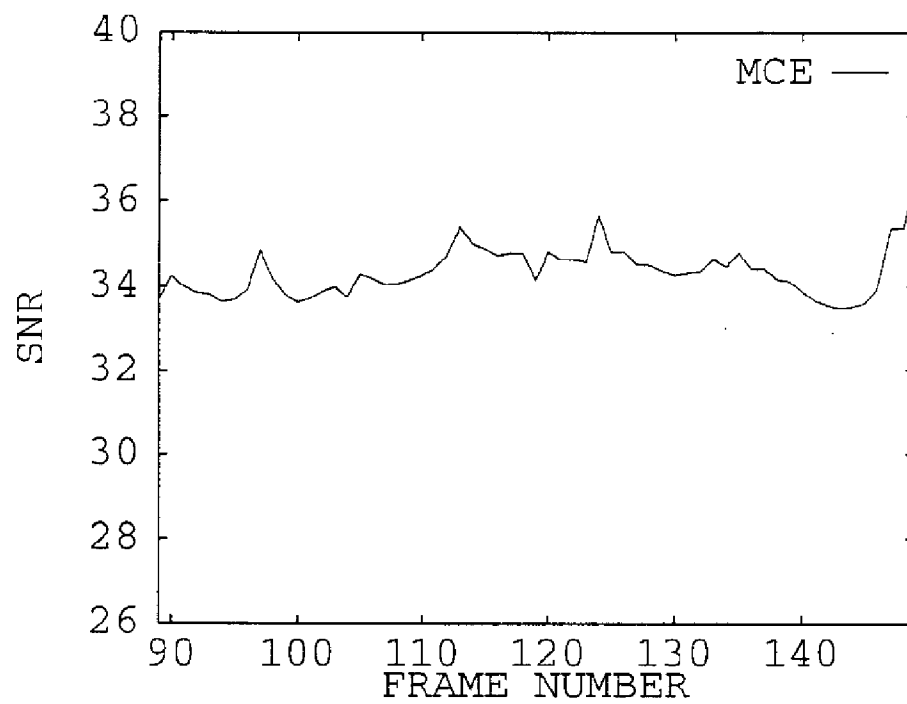
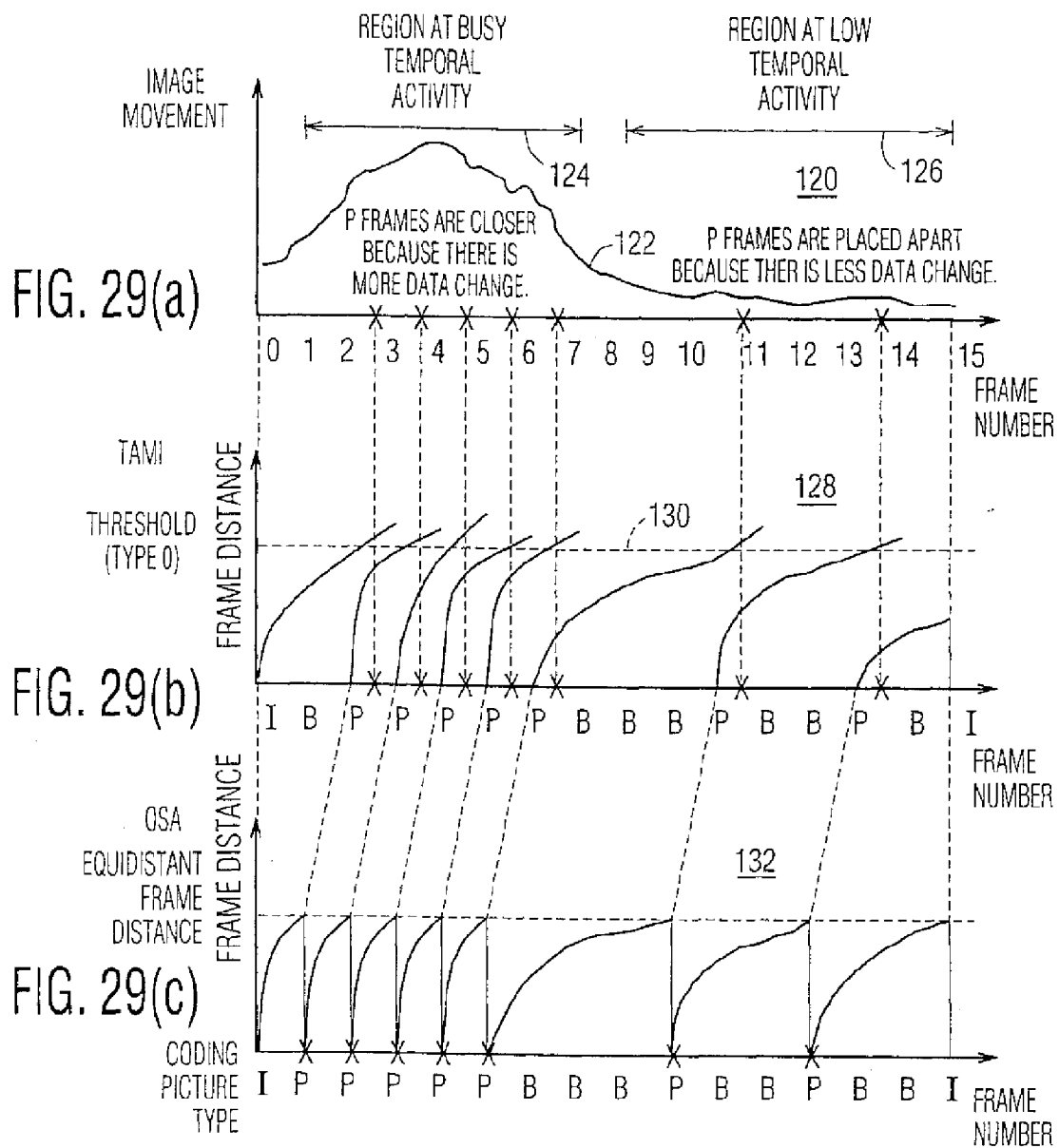


Fig. 28(e)



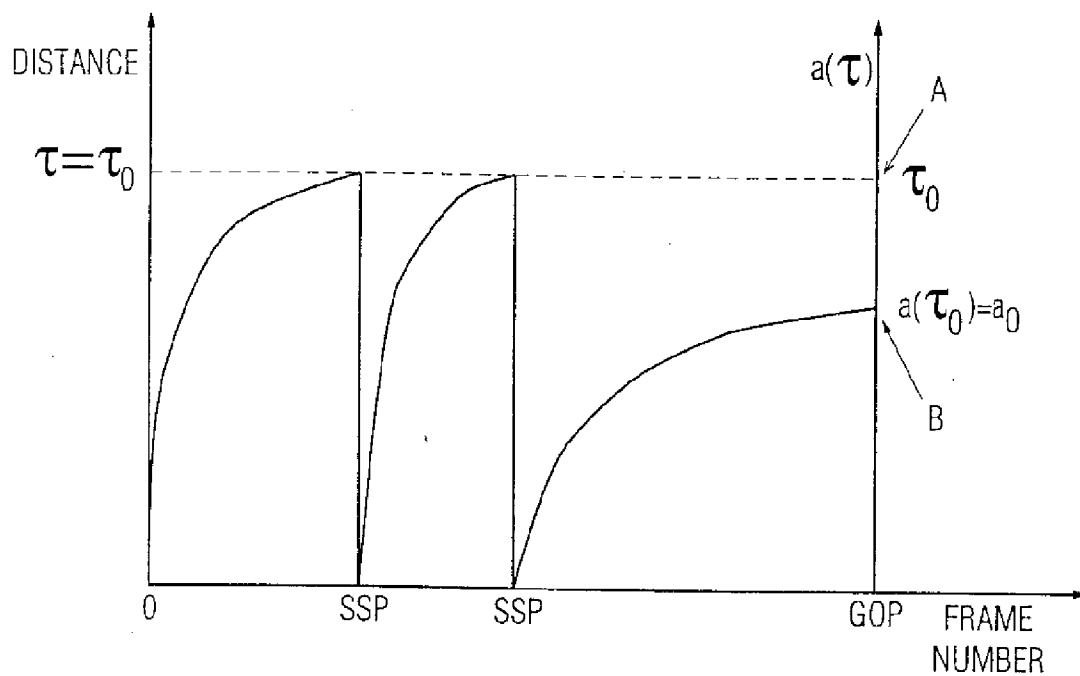


FIG. 30

BS E-TAMI

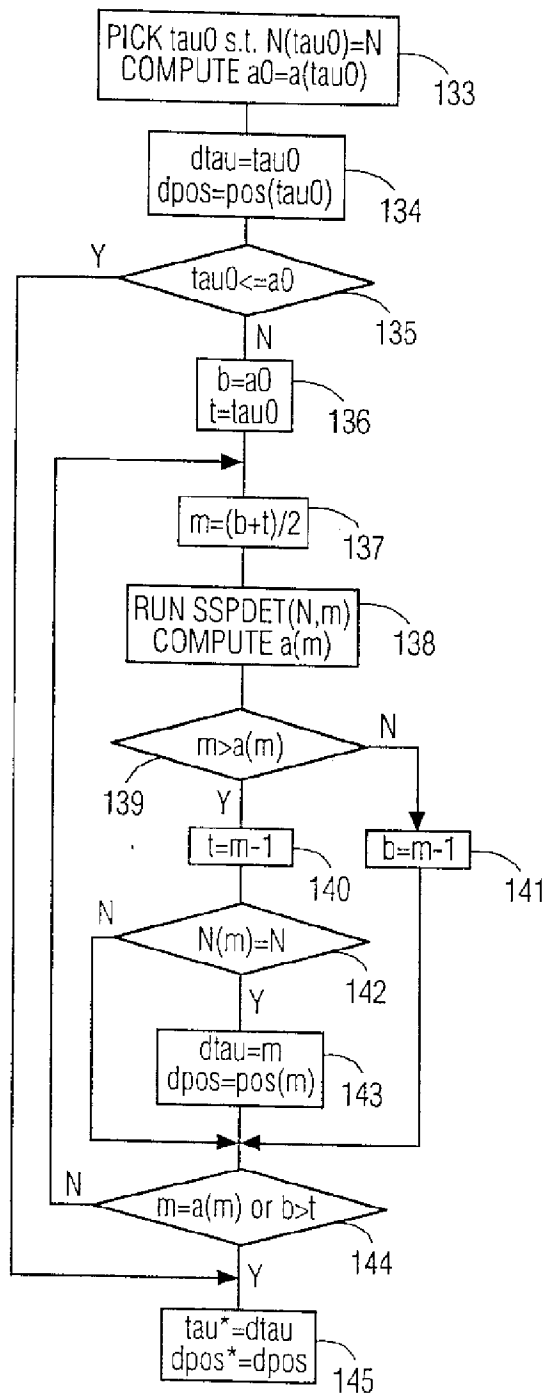


FIG. 31

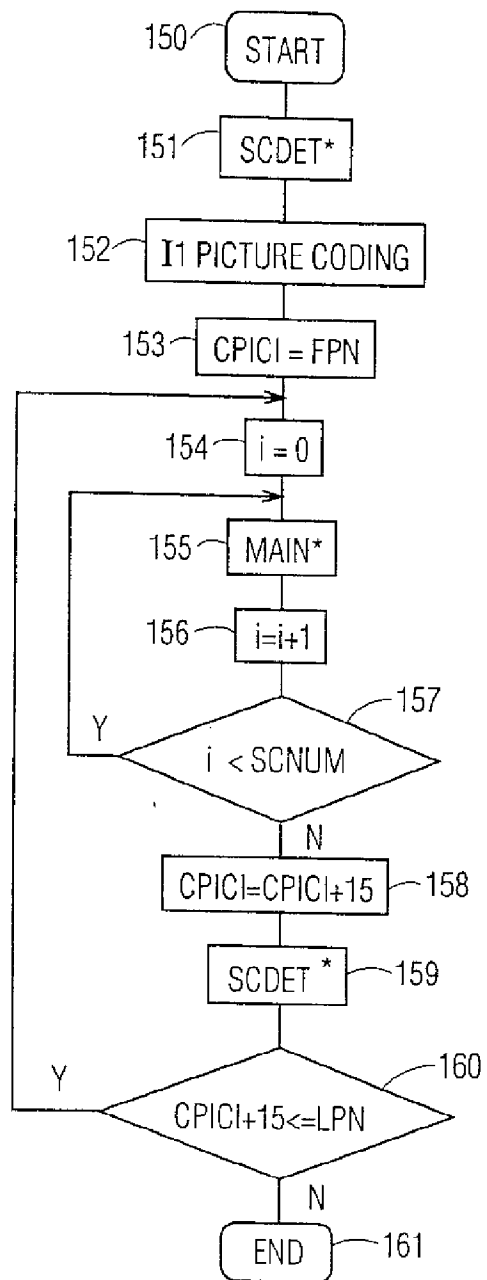


FIG. 32

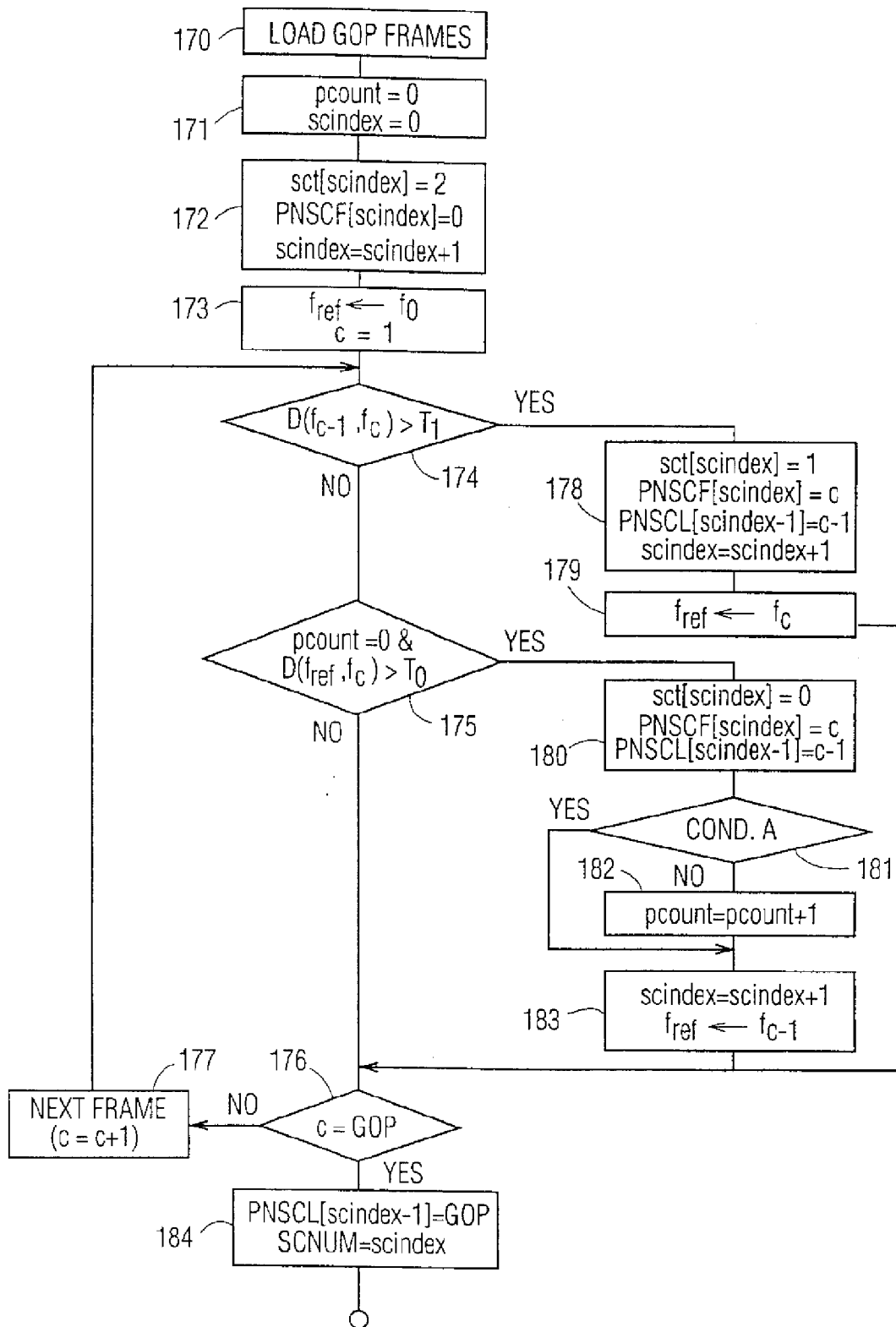


FIG. 33

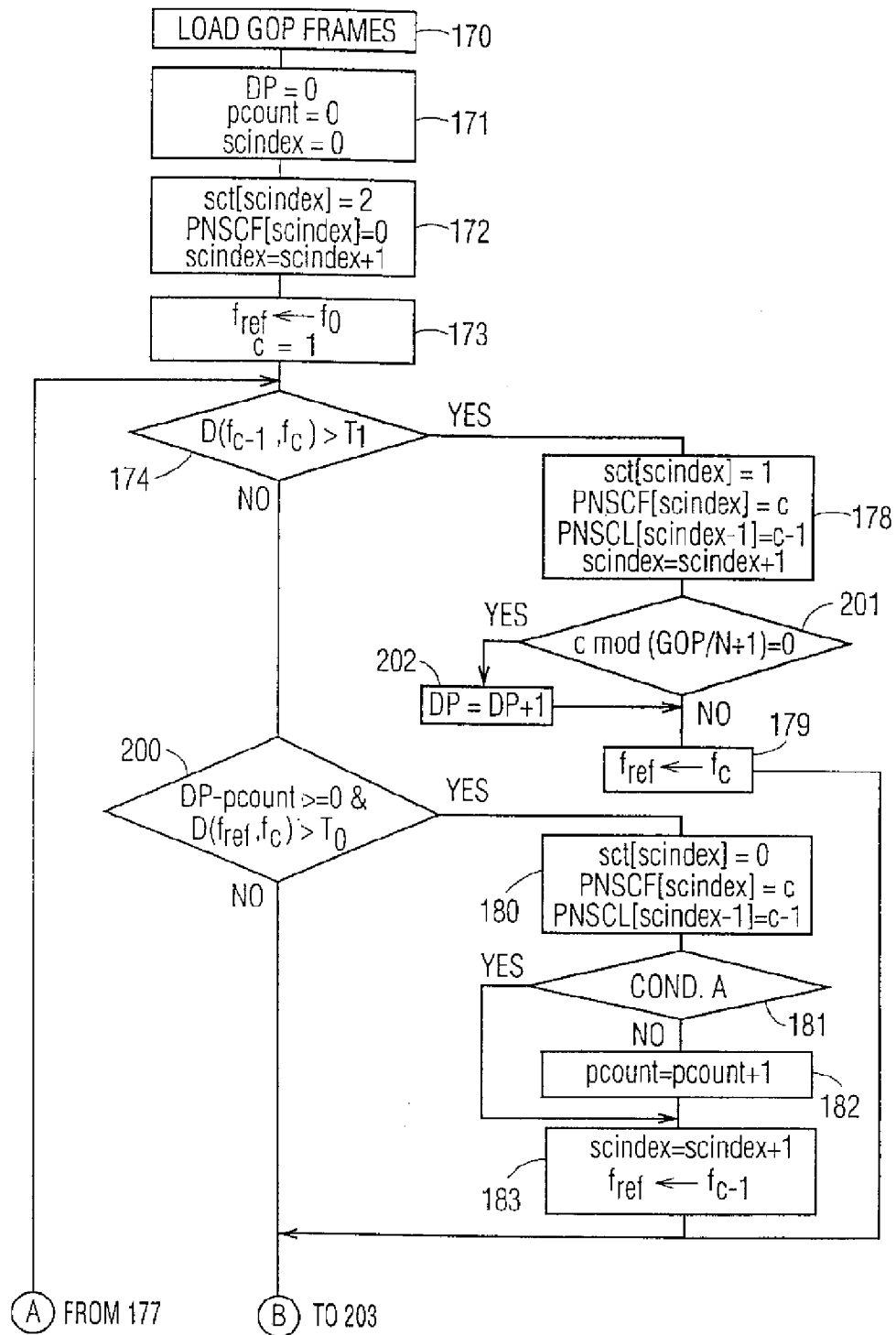


FIG. 34A

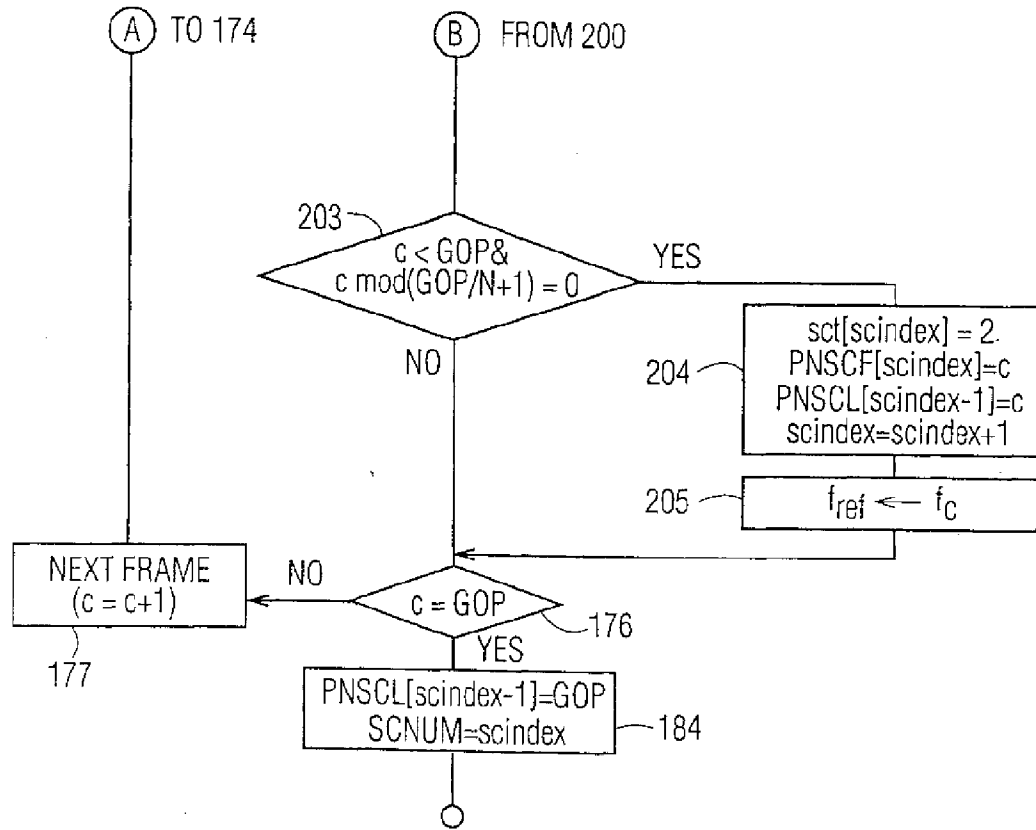


FIG. 34B

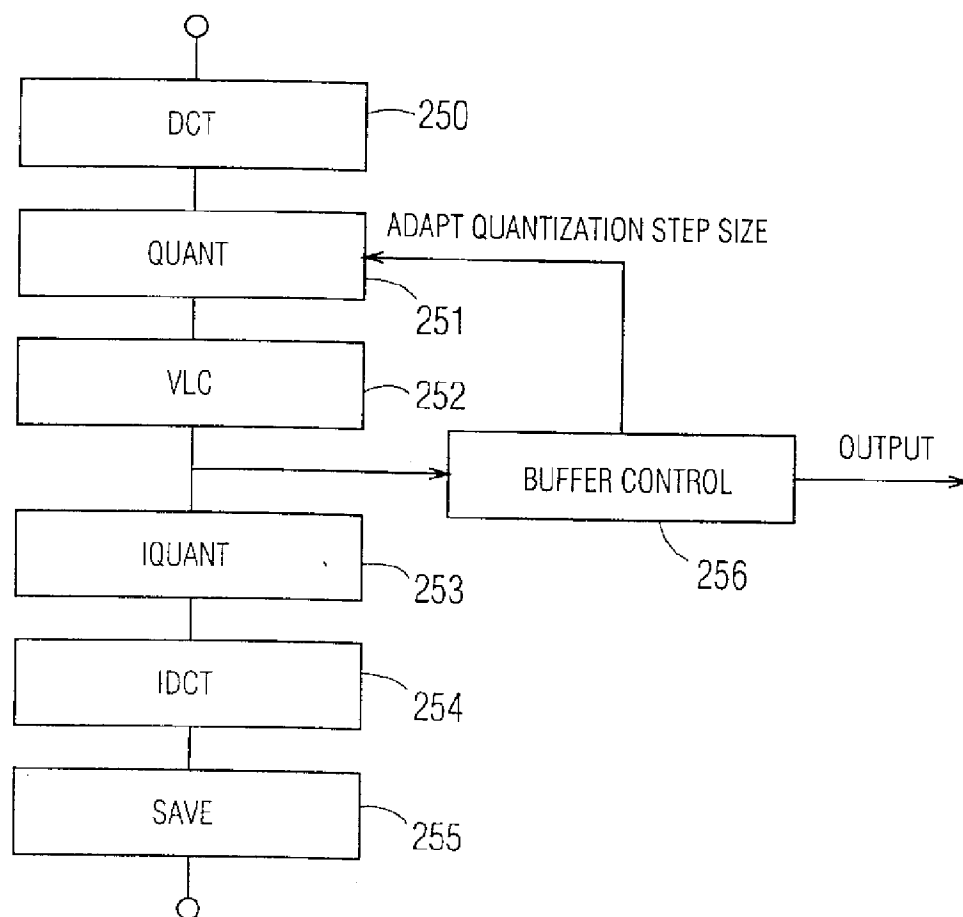
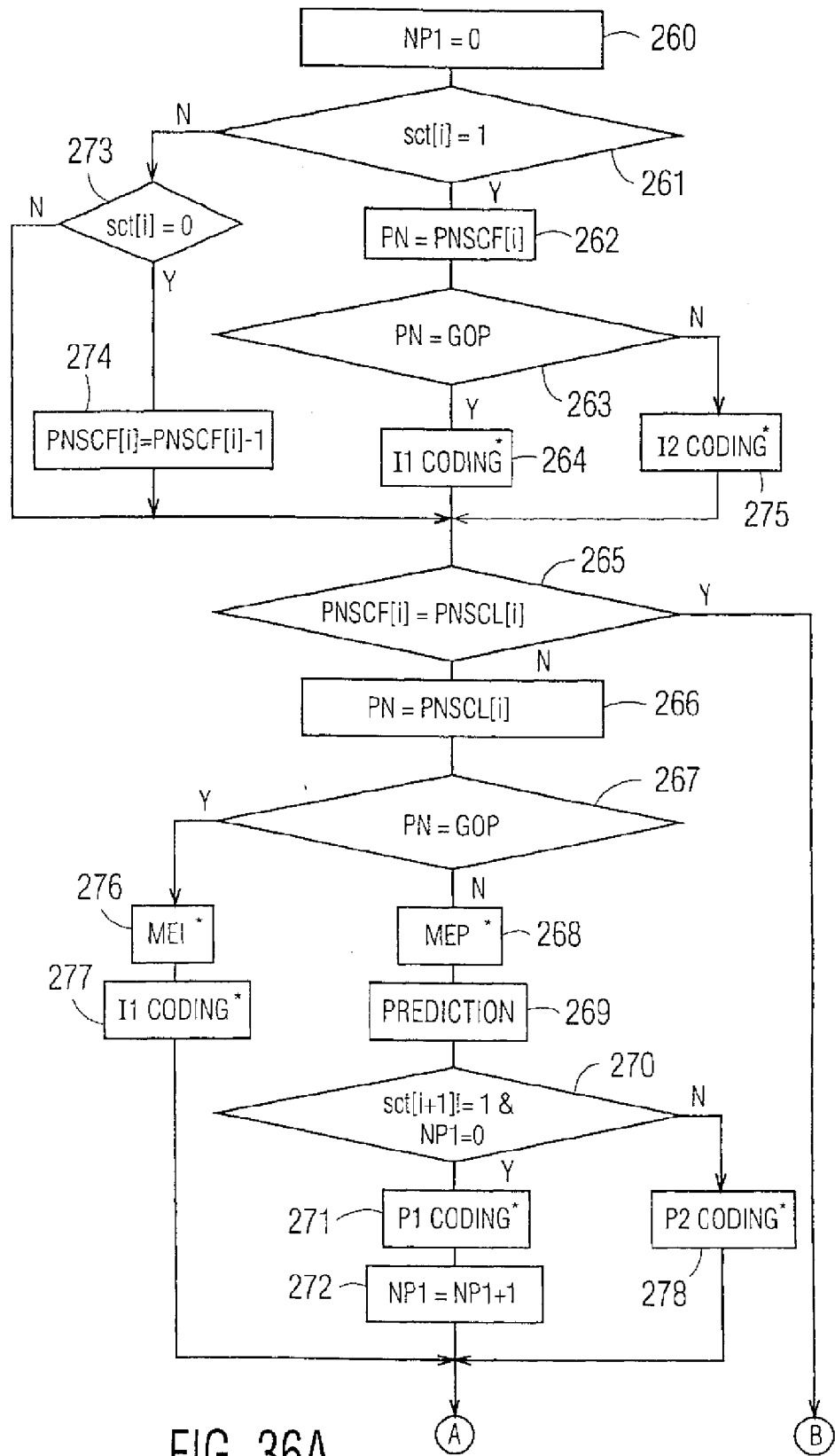


FIG. 35



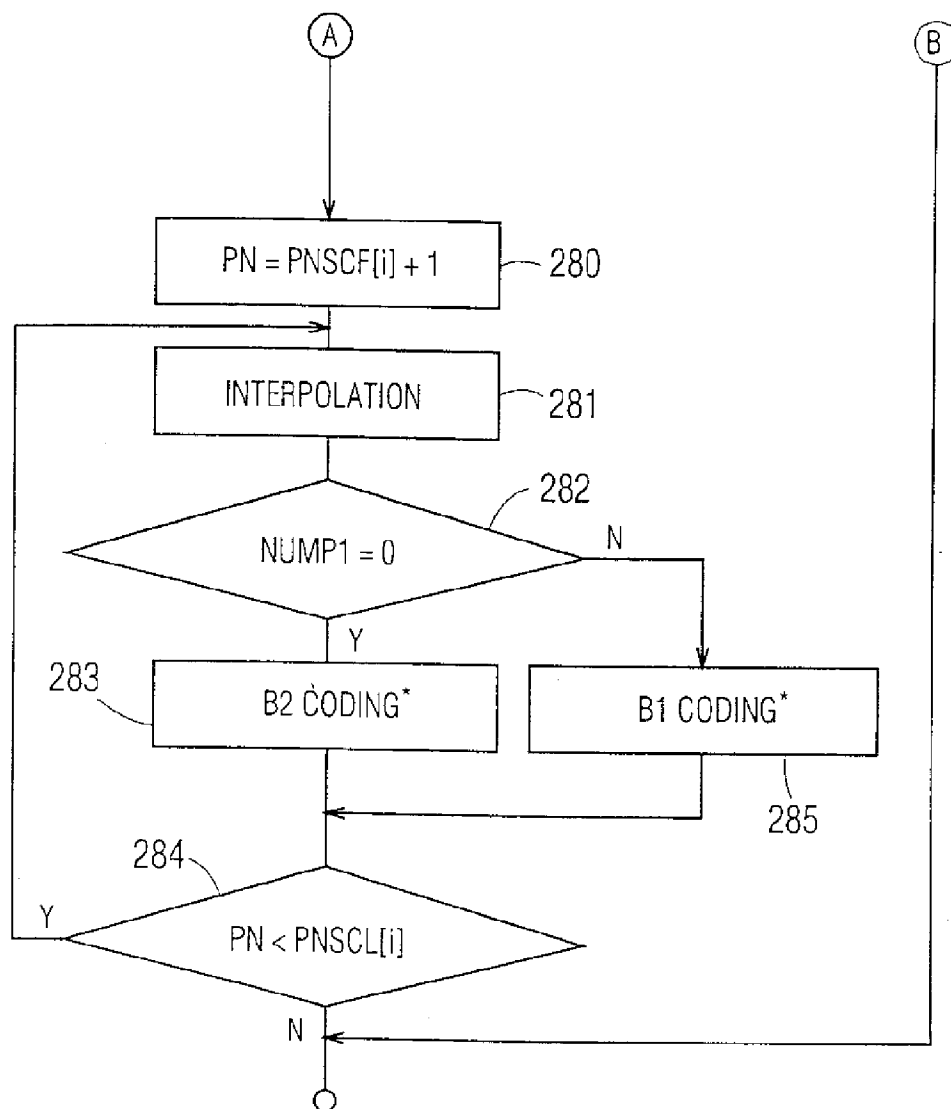


FIG. 36B

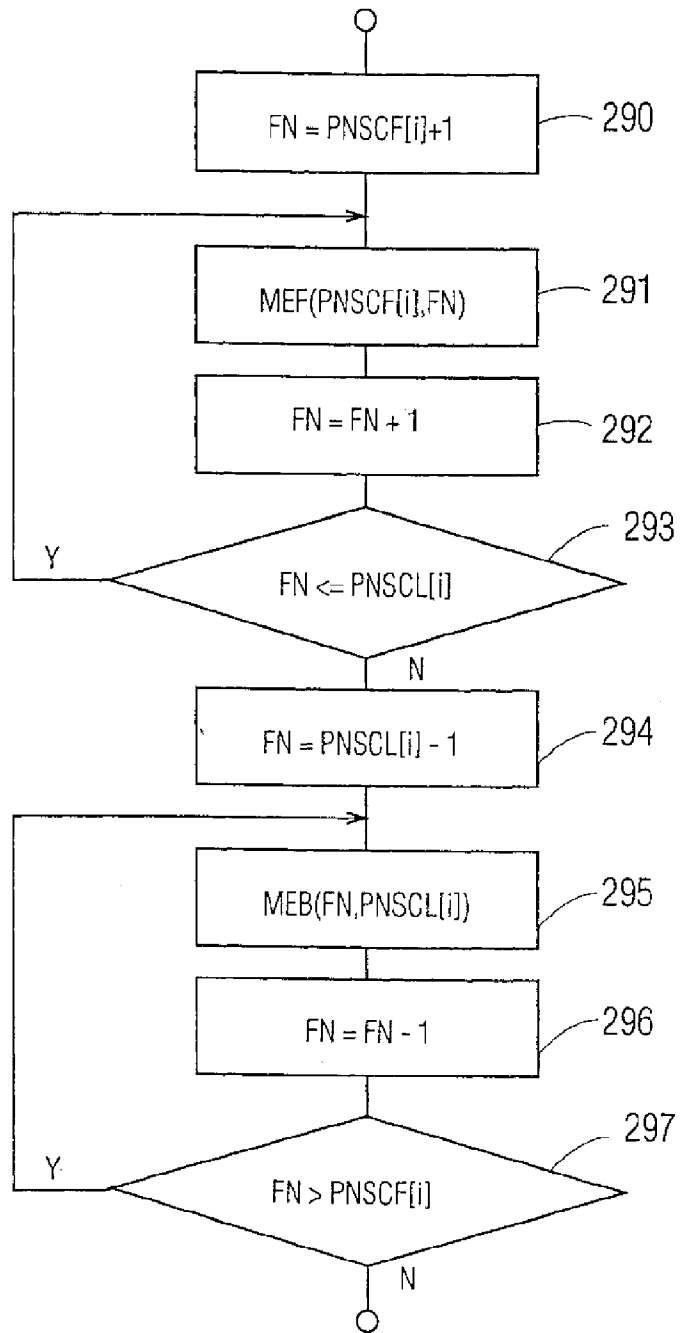


FIG. 37

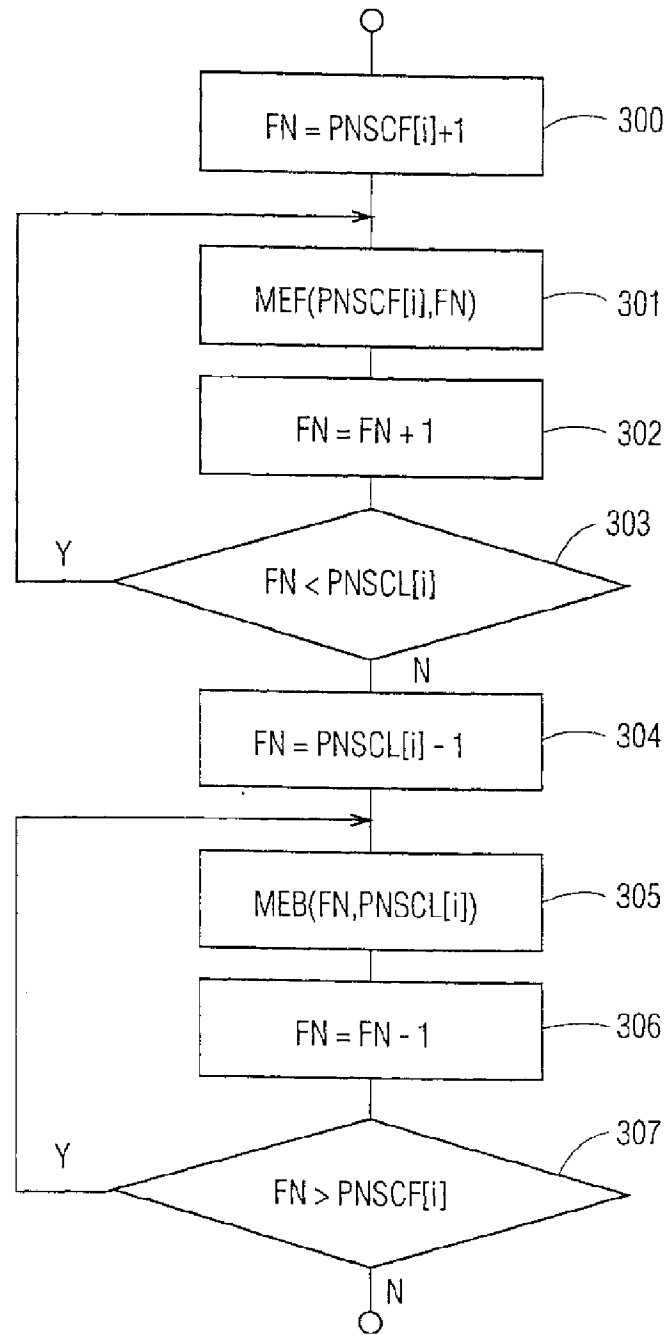


FIG. 38



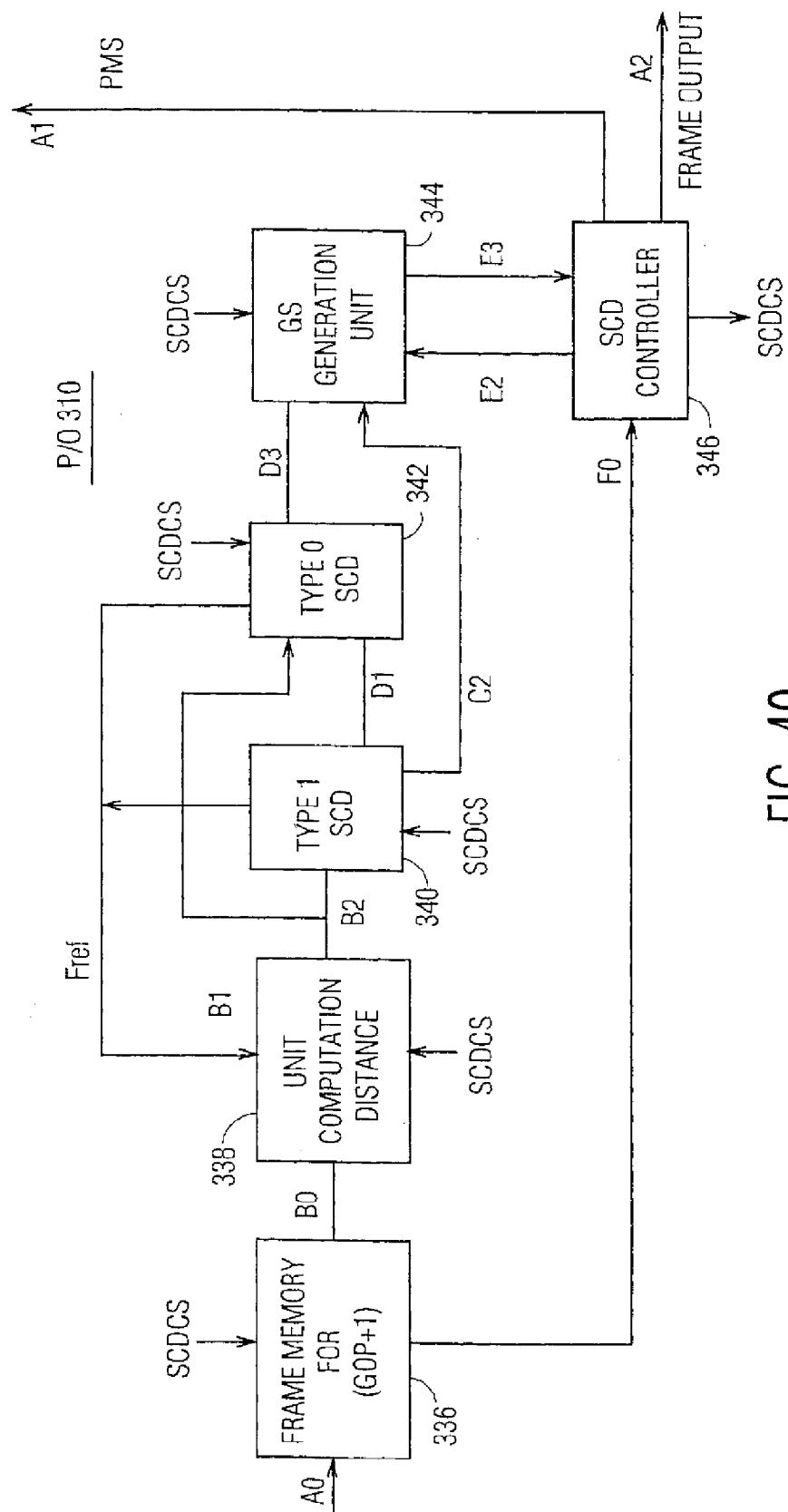


FIG. 40

【図41】

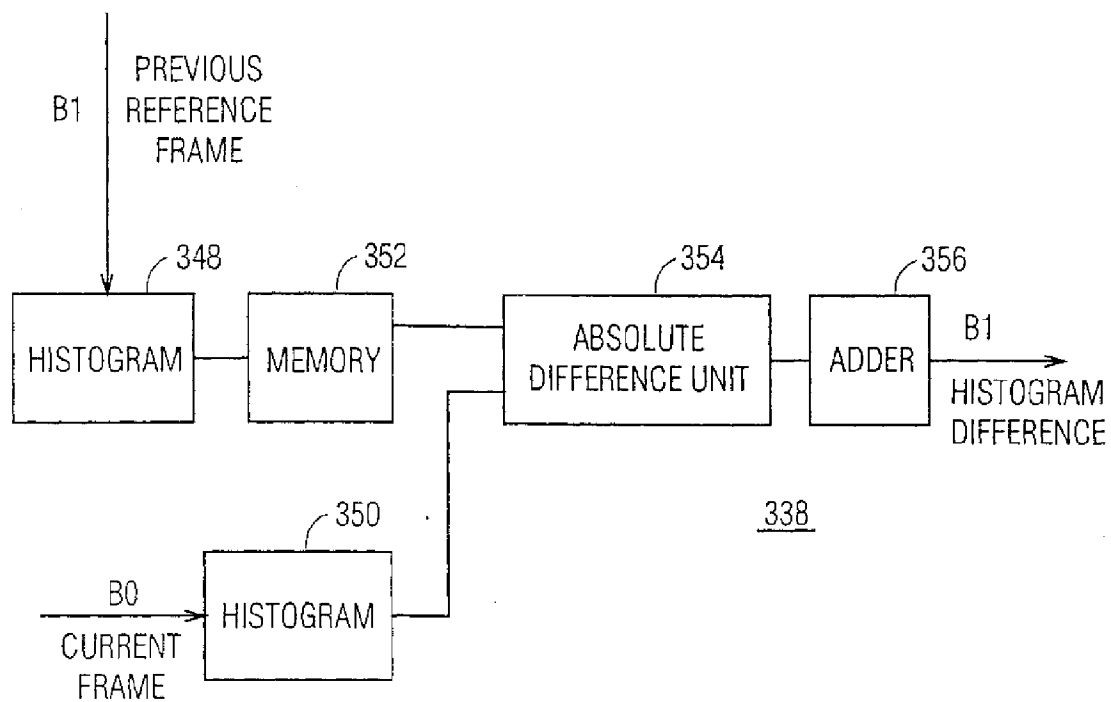


FIG. 41

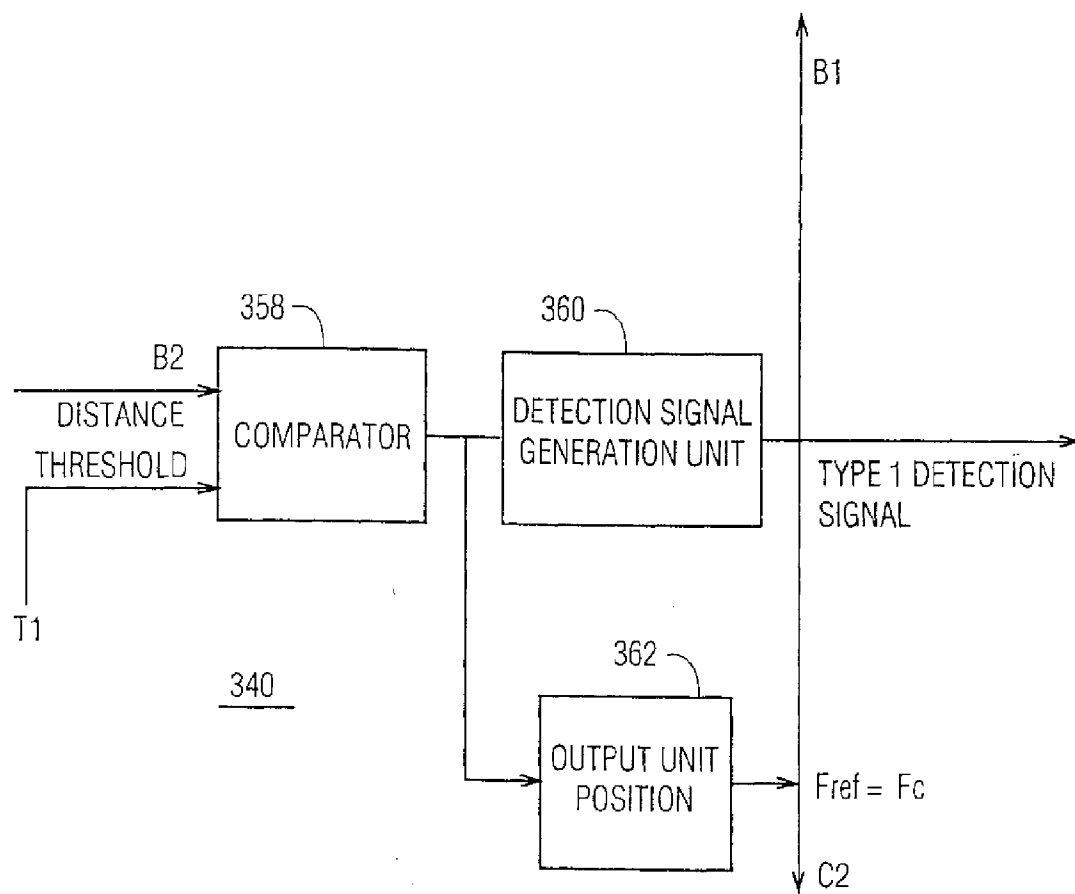


FIG. 42

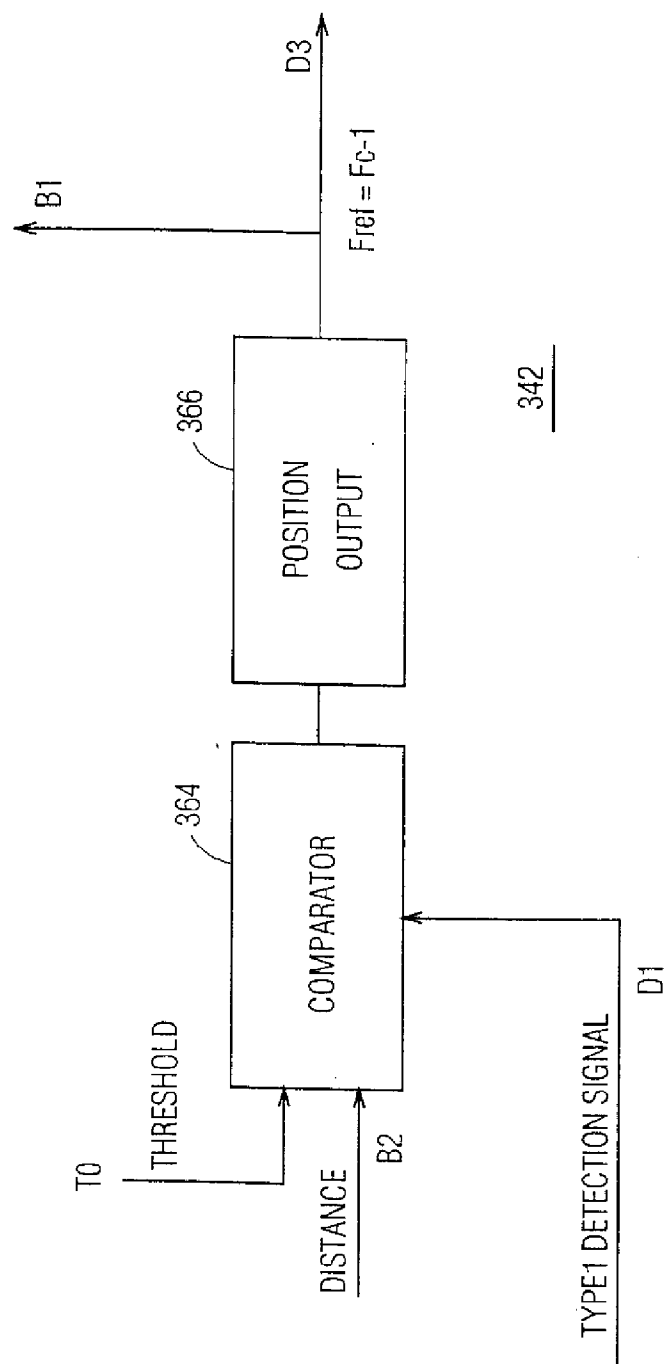


FIG. 43

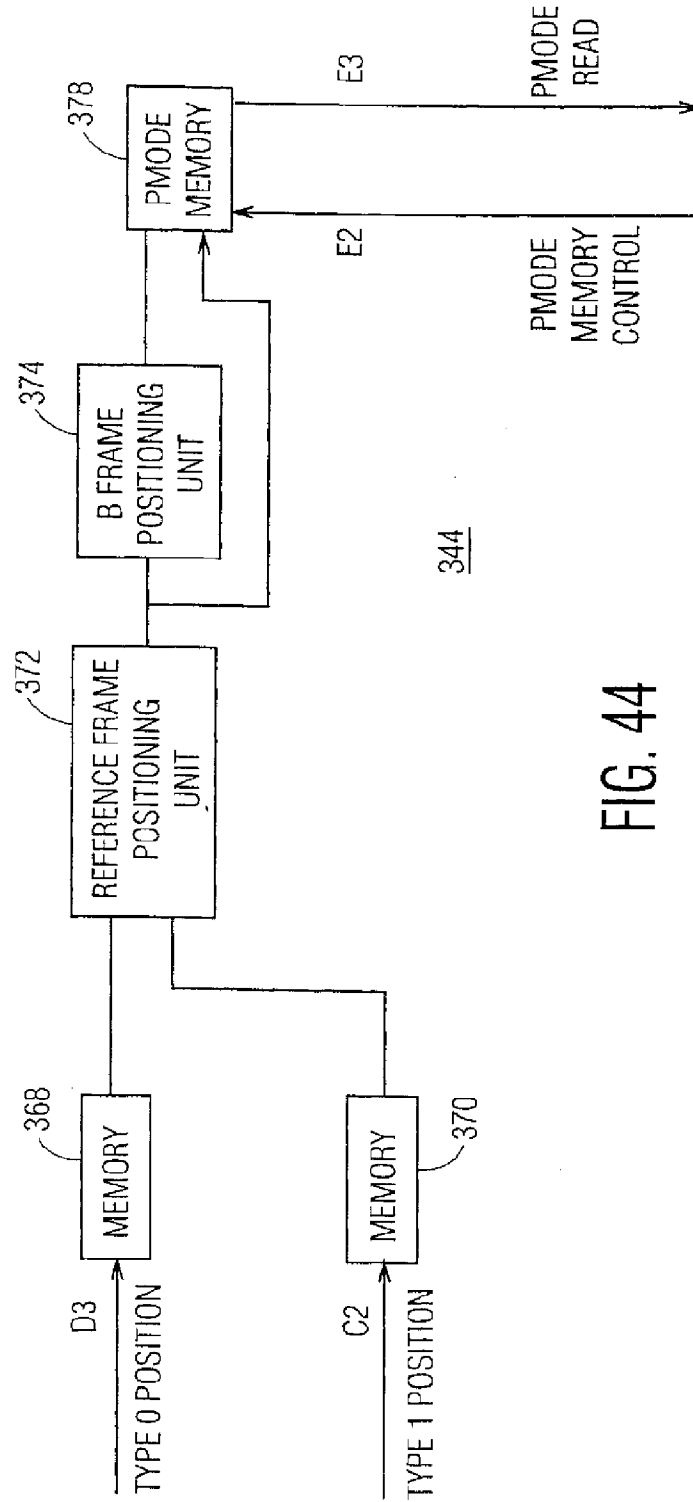


FIG. 44

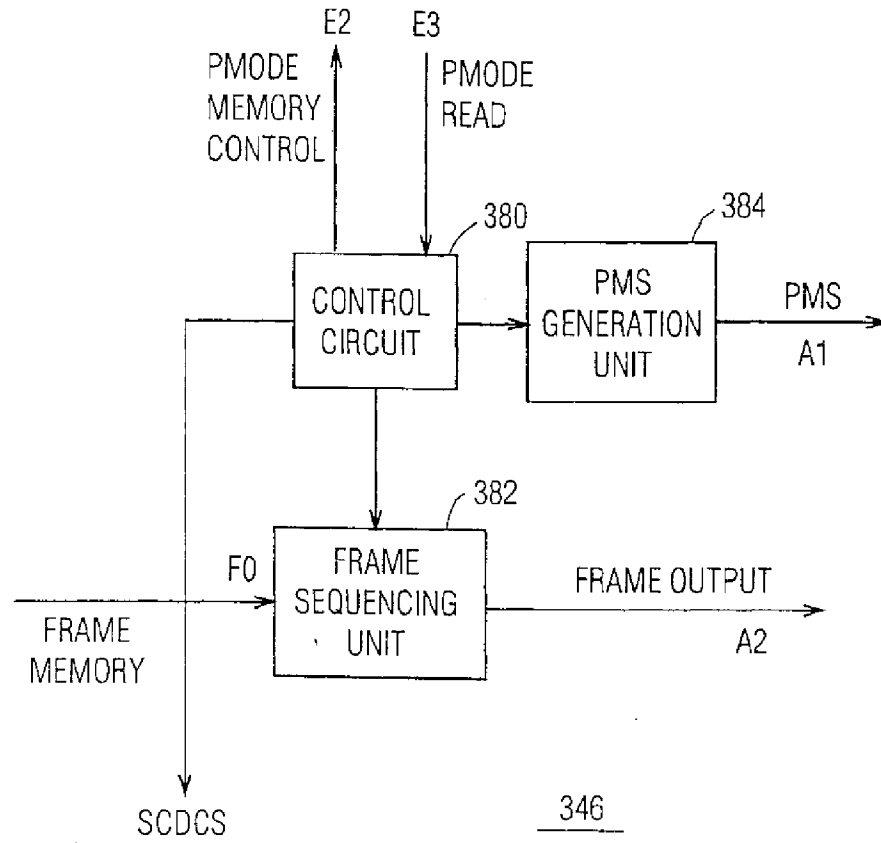
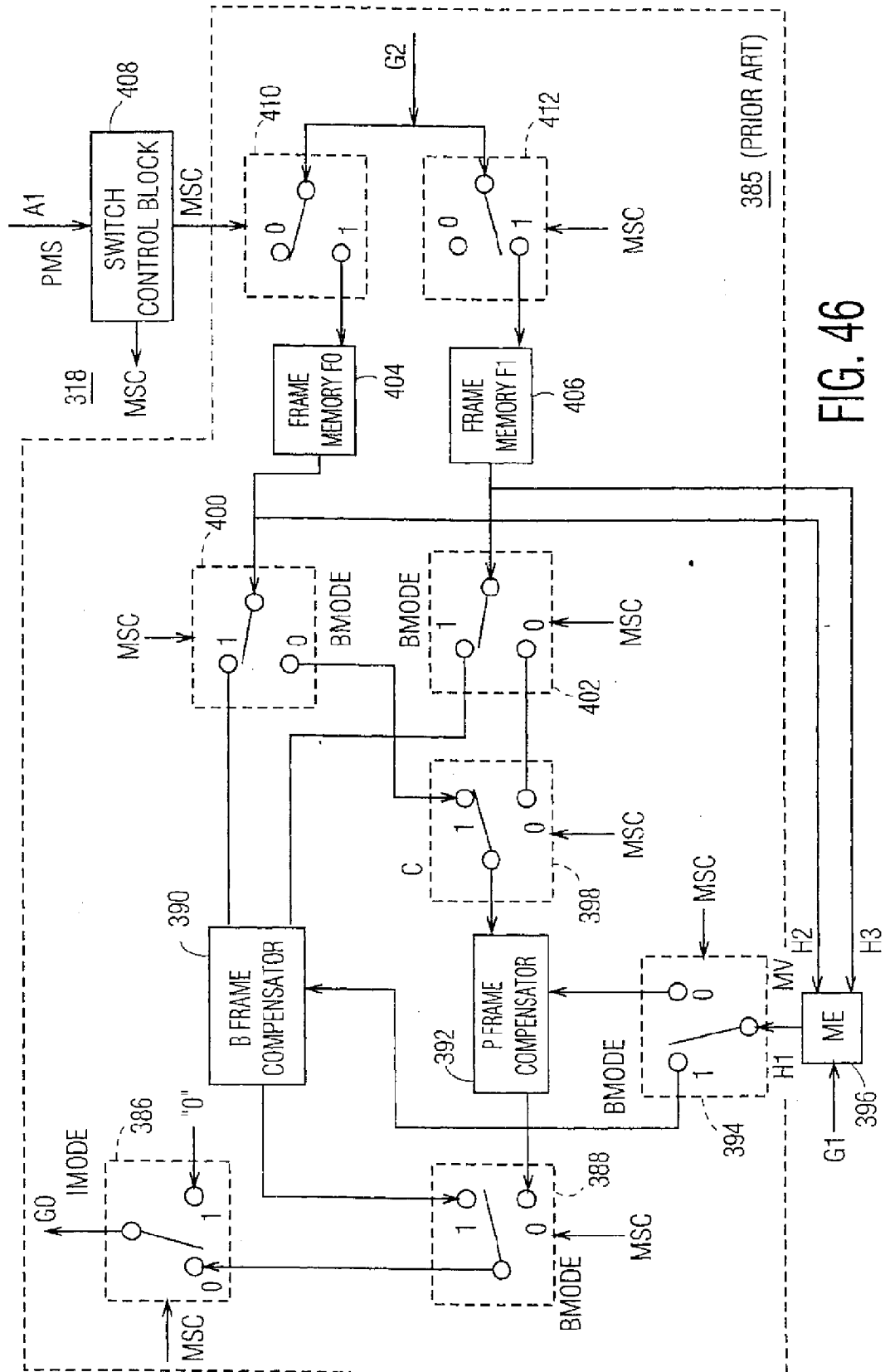


FIG. 45



【図 47】

PMS	PMODE	IMODE	BMODE
0,1	I1,I2	1	0
2,3	P1,P2	0	0
4,5	B1,B2	0	1

414

FIG. 47

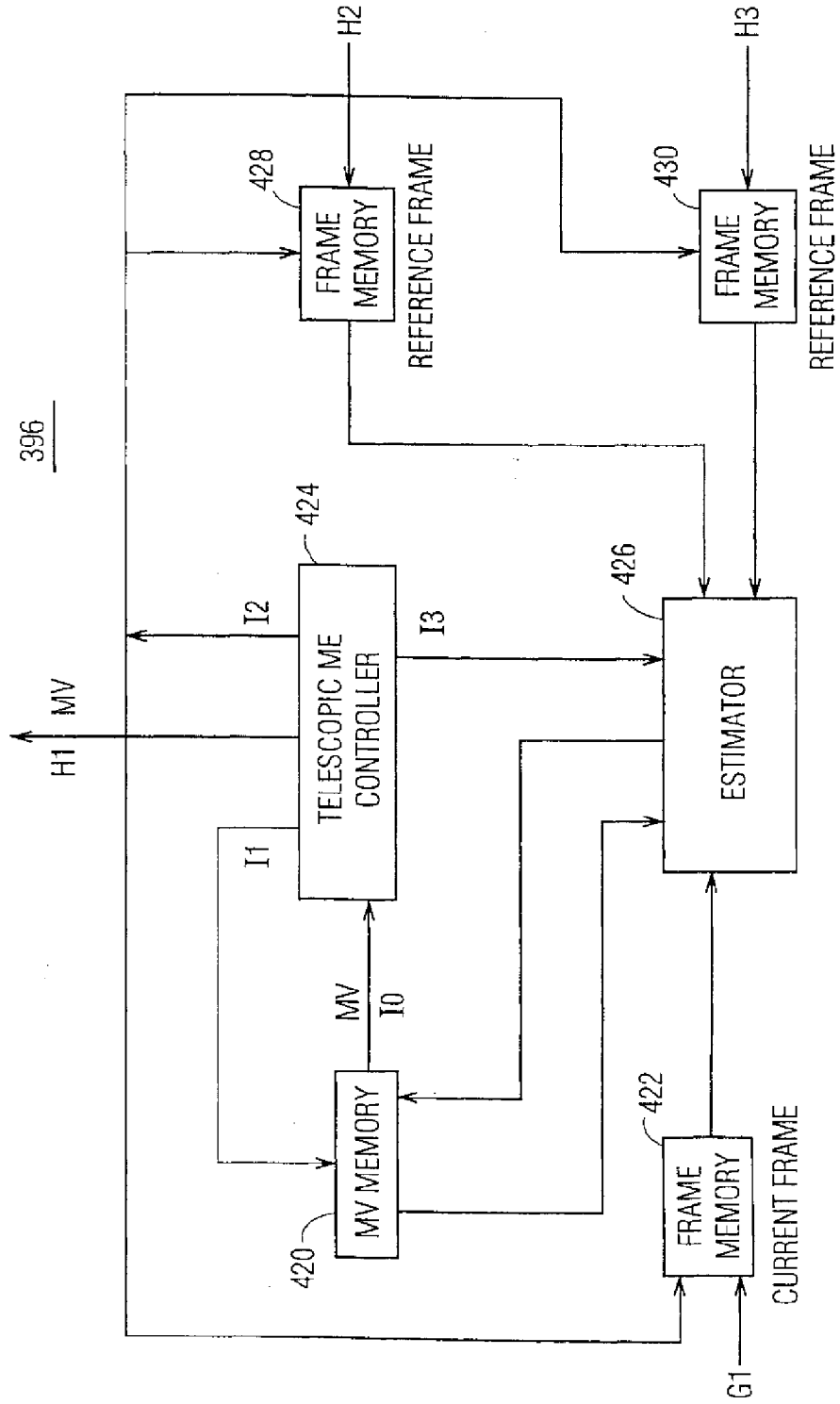


FIG. 48

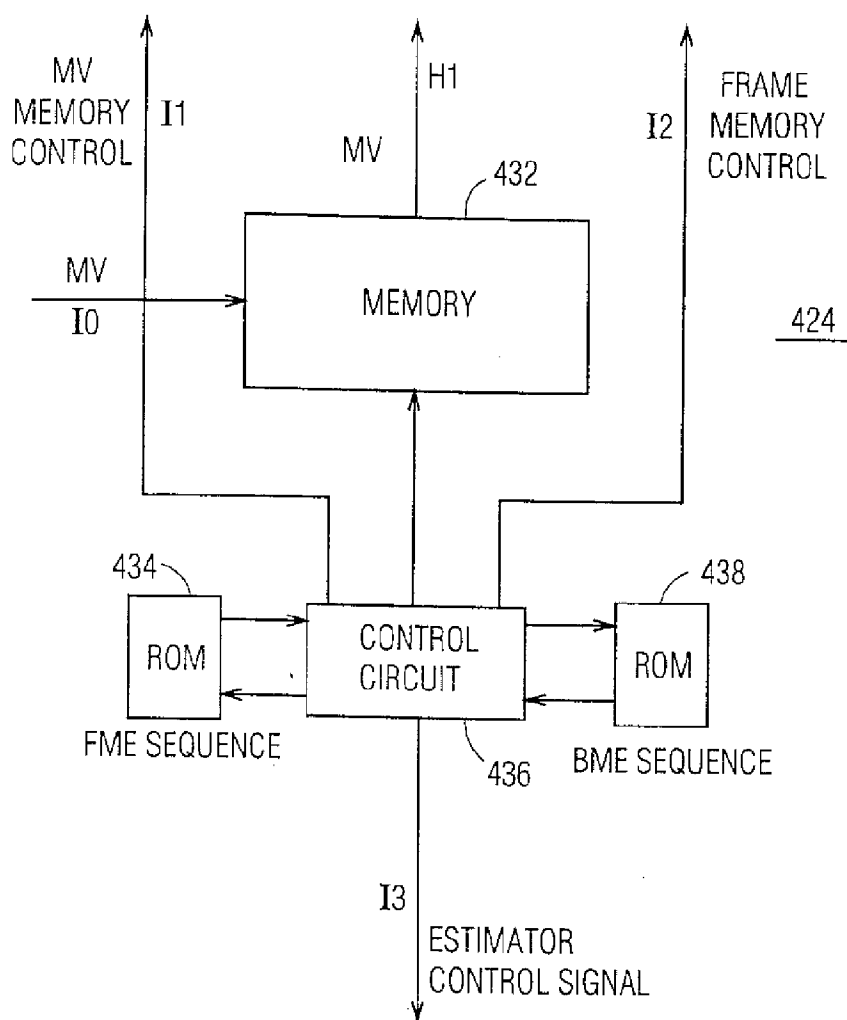


FIG. 49

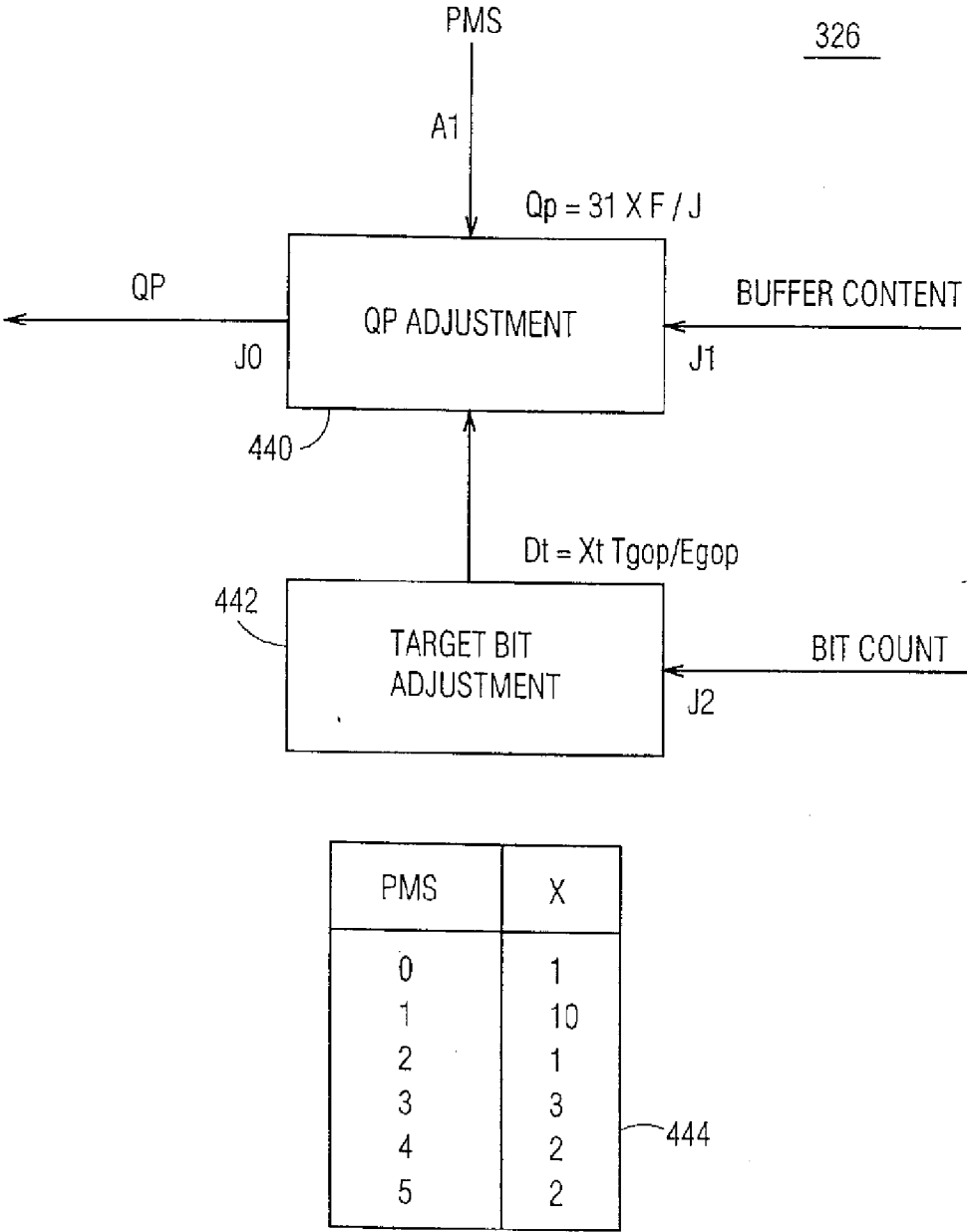


FIG. 50

【図 5 1】

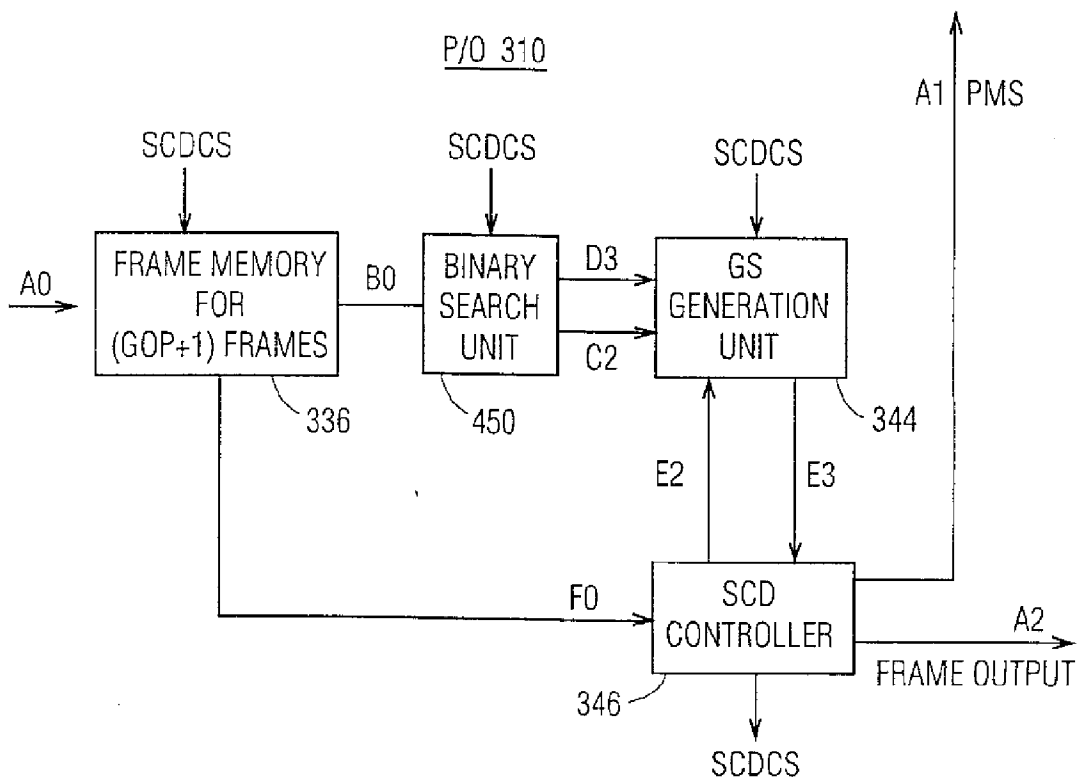


FIG. 51

【図 5 2】

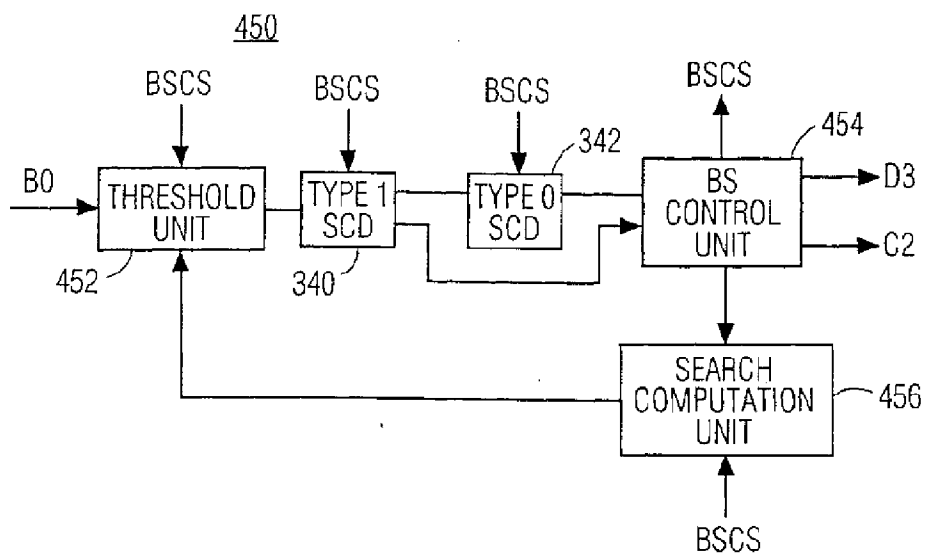


FIG. 52

【図 5 3】

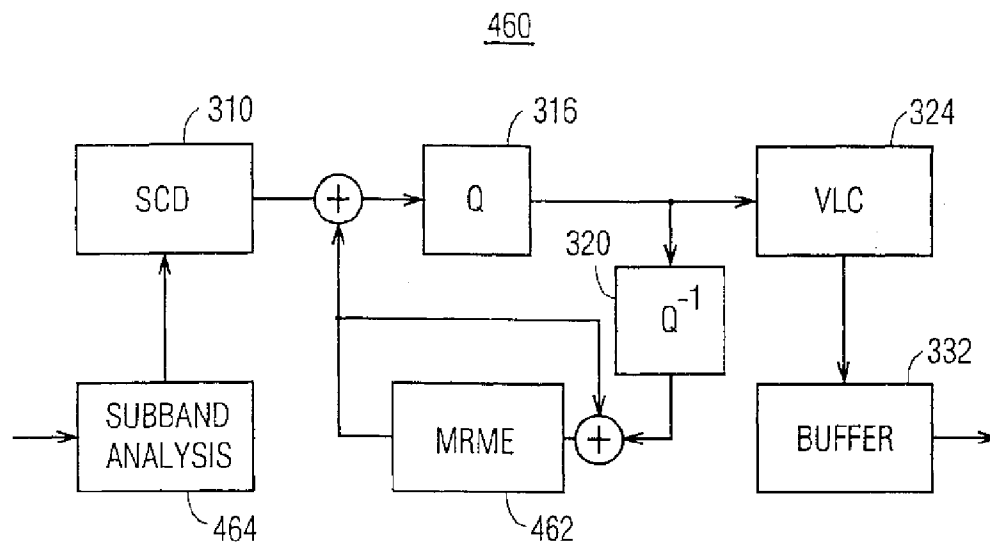


FIG. 53

【図 5 4】

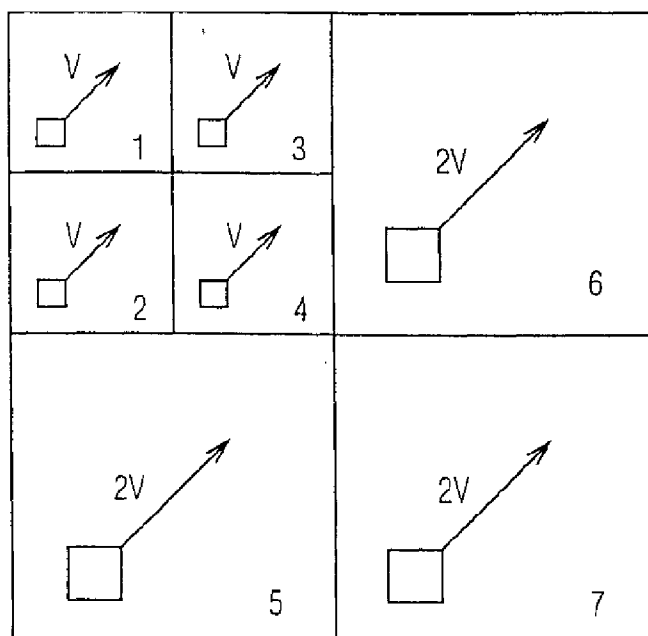


FIG. 54

【图 5 5】

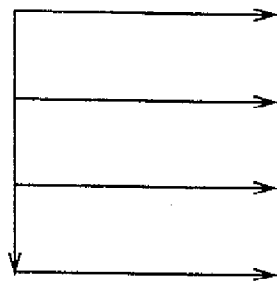


FIG. 55

【图 5 6】

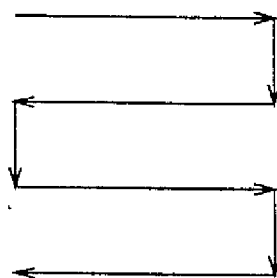


FIG. 56

【图 5 7】

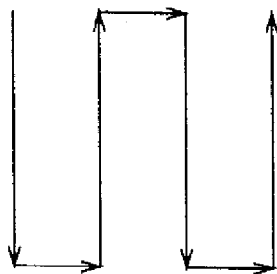
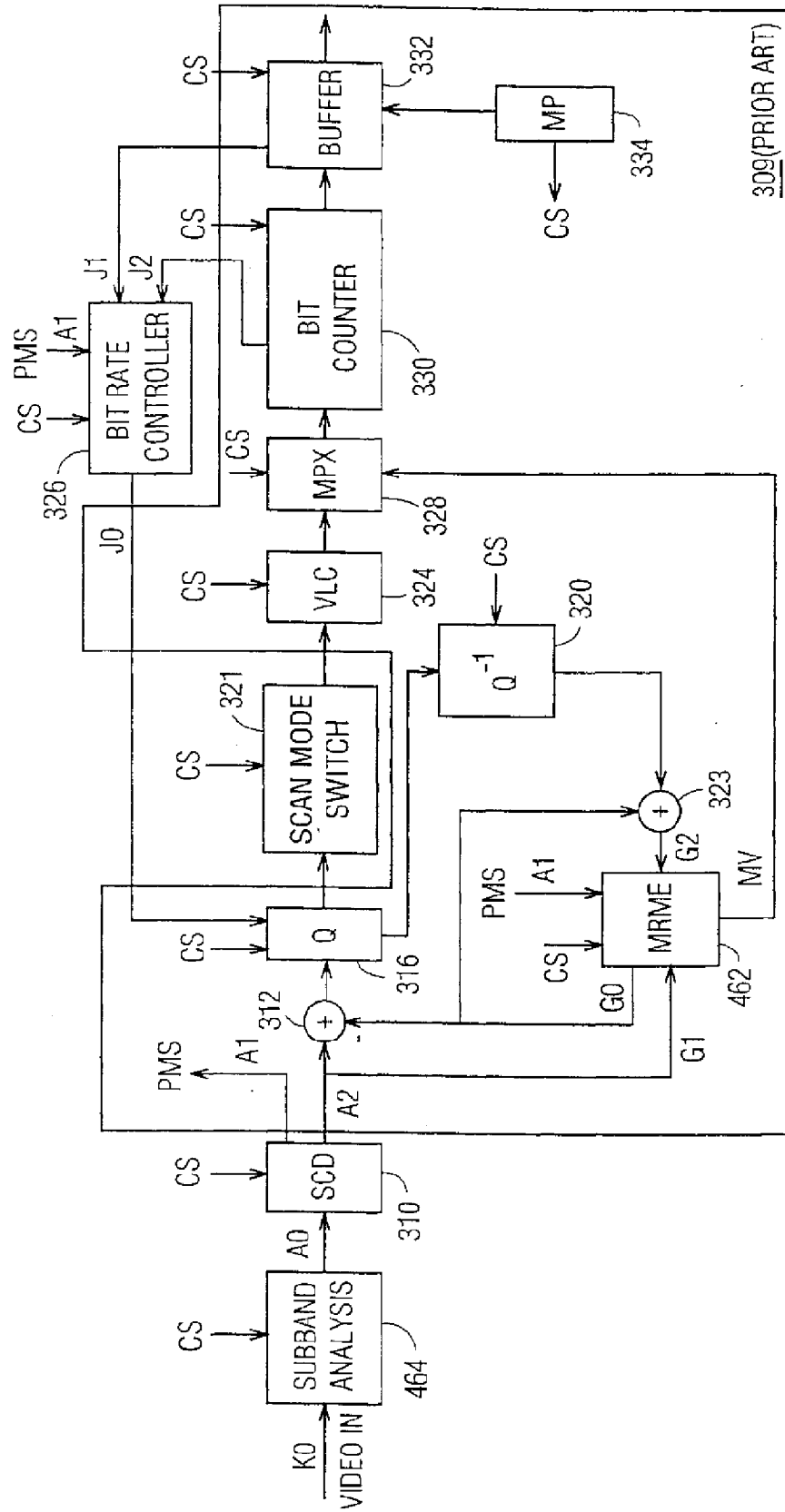


FIG. 57

【図 58】

STATISTIC	FIXED		TAMI	
	YSNR	BIT	YSNR	BIT
TENNIS	30.41	33,302	31.34	34,031
FOOTBALL	29.43	33,925	30.12	33,696
AVERAGE	29.92	33,614	30.73	33,864

FIG. 58



309(PRIOR ART)

FIG. 59

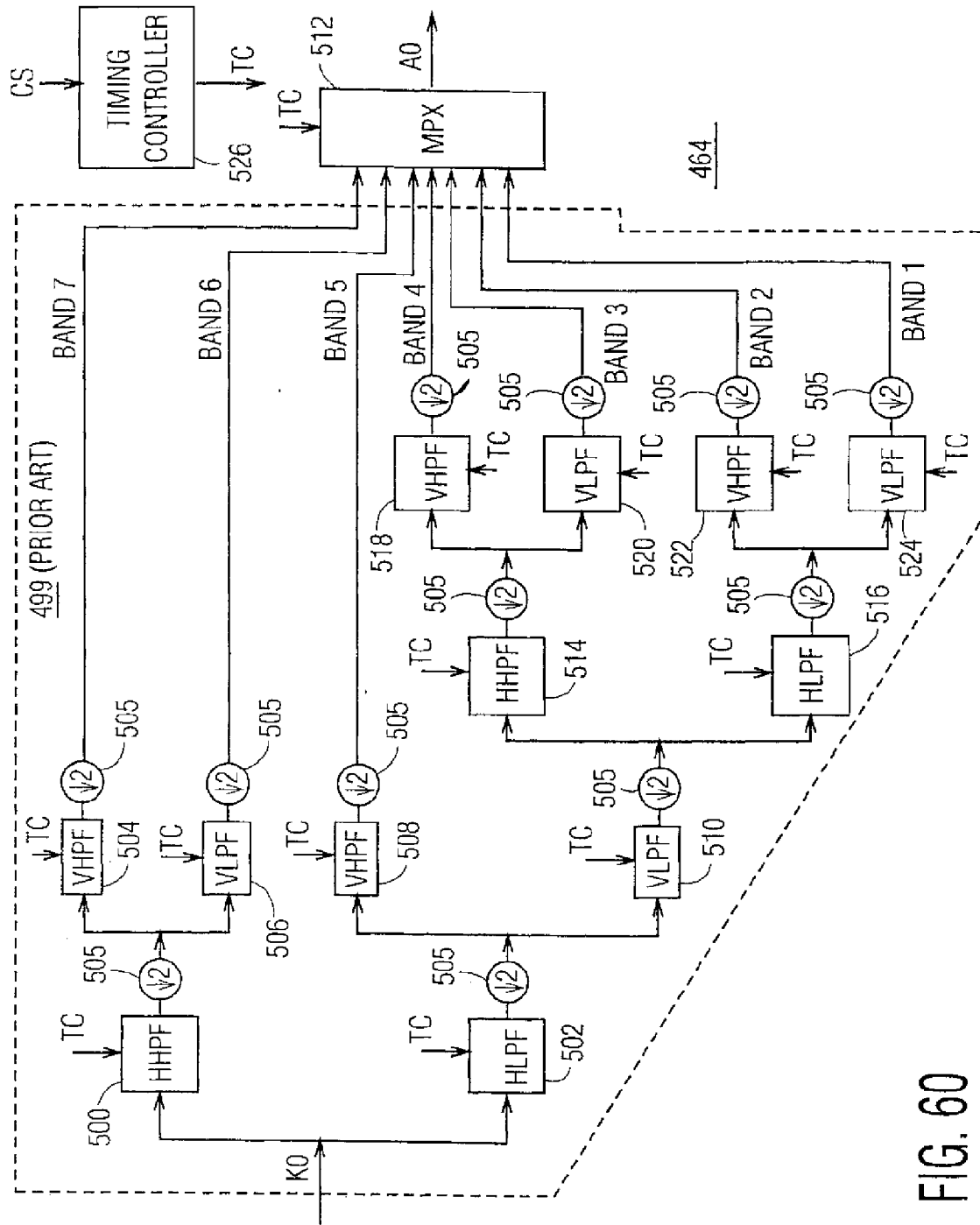


FIG. 60

【手続補正書】特許法第184条の8第1項

【提出日】1996年3月19日

【補正内容】

補正請求の範囲

1. フレーム間の全体的な動きであるグローバルモーションの度合をビデオデータにおけるフレーム間について決定するステップと、

前記グローバルモーションの前記度合に基づいて基準フレームを割り当てるステップと、

基準フレーム間の時間的スペーシングを、フレーム間について測定されたグローバルモーションの度合に対し、人間の視覚における時間的マスキングと関係させて調節することで、ピクチャグループ（GOP）構造を決定するステップと、を含むビデオデータ圧縮方法。

4. 前記しきい値設定ステップは、

前記一対の連続フレーム間の1型画面変化を、一対の連続フレーム間の測定された動きが実質的な画面乃至ピクチャの変化に関する T_1 しきい値で定められる値を超える場合に生じるものとして指定するステップと、

1型画面変化の測定された動きの値を確定するのに続き、最初に生じるフレーム乃至先行するフレームをP2フレームと指定して確定し、また2番目に生じるフレーム乃至後のフレームを12フレームと指定して確定し、それぞれを前記割り当てステップによる所定のビットレートとするステップと、をさらに含む請求の範囲2に記載のビデオデータ圧縮方法。

5. 前記しきい値設定ステップは、

前記一対の連続フレーム間の0型画面変化を、一対の連続フレーム間の測定された動きが実質的な画面乃至ピクチャの変化に関する T_0 しきい値で定められる値を超える場合に生じるものとして指定して確定するステップと、

直前の基準フレームと連続フレームからの積算した動きが T_0 しきい値を越えるときを検出し、前記連続フレームの直前のフレームを、前記割り当てステップによる所定のビットレートの基準フレームであるP1フレームと指定して確定するステップと、

をさらに含む請求の範囲 2 に記載のビデオデータ圧縮方法。

6. 前記しきい値設定ステップは、

前記一対の連続フレーム間の 0 型画面変化を、一対の連続フレーム間の測定された動きが実質的な画面乃至ピクチャに関する T_0 しきい値で定められる値を超える場合に生じるものとして指定するステップと、

直前の基準フレームと連続フレームからの積算した動きが T_0 しきい値を越えるときを検出し、前記連続フレームの直前のフレームを、前記割り当てステップによる所定のビットレートの基準フレームである P 1 フレームと指定して確定するステップと、

をさらに含む請求の範囲 4 に記載のビデオデータ圧縮方法。

7. 基準フレーム間の連続フレームをそれぞれ双方向 B フレームに指定するステップをさらに含む請求の範囲 6 に記載の方法。

9. 少なくとも 1 つの 0 型画面変化が検出された前記複数の GOP のそれぞれについて、複数のフレームを I 1 基準フレームと P 1 基準フレームの間の B 1 フレームと指定して確定し、前記 B 1 フレームのそれぞれは前記割り当てステップによる所定のビットレートを有するようにするステップと、

0 型画面変化が検出されなかった前記複数の GOP のそれぞれについて、複数のフレームを基準フレーム間の B 2 フレームと指定して確定し、前記 B 2 フレームはそれぞれが前記割り当てステップによる所定のビットレートを有するようにするステップと、

をさらに含む請求の範囲 8 に記載の方法。

13. 前記割り当てステップでは、人間の視覚における前方向時間マスキングを利用して前記フレームにビットレートを割り当てることで、画面変化における直後のフレームが粗く符号化される請求の範囲 2 に記載の方法。

16. 基準フレーム間に双方向補間フレーム (B) を割り当てるステップをさらに含む請求の範囲 15 に記載の方法。

45. MPEG 標準に準拠して内部 (I)、予測 (P)、双方向 (B) フレームを用いるビデオデータ圧縮システムにおいて、

ピクチャグループ（GOP）のフレーム間の時間的動きのしきい値を予め設定してIおよびP基準フレームを、基準フレーム間の可変的間隔を決定するために指定するステップと、

IフレームとPフレーム、Iフレームどうし、またはPフレームどうしの対のいずれか1つの間にそれぞれ配置したフレームをBフレームに指定するステップと、

を含む方法。

46. 所定数のフレームを含むピクチャグループ（GOP）により関連させられたビデオデータからなるビデオデータ圧縮システムであって、

前記フレーム間の全体的な動きであるグローバルモーションの度合を決定するための動き検出手段と、

前記動き検出手段からの前記グローバルモーションの測定値に応じて、前記フレームを基準フレームと確実に指定すること、および基準フレーム間の時間的スペーシングを調節するための手段と、

前記基準フレームを符号化するための符号化手段と、

を含むシステム。

48. 前記動き検出手段は、直前の基準フレームと後続フレームからの積算した動きが所定の T_0 しきい値で定められる値を超える時点を検出し、前記指定手段が前記後続フレームの直前のフレームをP1フレームと指定して確定することで

応答するようにするための0型画面変化検出器手段を含む請求の範囲46に記載のシステム。

49. 前記動き検出手段は、2つの連続フレーム間の測定されたグローバルモーションのレベルが実質的な画面乃至ピクチャの変化を表わす所定の T_1 しきい値で定められる値を越える時点を検出し、前記指定手段が前記2つの連続フレームの第1に発生するフレームをP2フレームに、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームと指定して確定することで応答するようにするための1型画面変化検出器手段を含む請求の範囲46に記載のシステム。

52. 基準フレームを含むフレームのグループに含まれるビデオデータを圧縮するための装置であって、

フレーム間の全体的な動きであるグローバルモーションの度合をフレーム間について決定するための手段と、

決定した前記グローバルモーションに応じて前記グループ内のフレームの形式を分類するための手段と、

分類に基づいてフレームを処理し、これにより前記GOP構造を決定するための動き補償符号器手段動き補償符号器手段と、
を含む装置。

53. 前記分類するための手段は、隣接するフレームの第1のものをP2フレームに、前記隣接するフレームの後のものをI2フレームに、これらの間の前記グローバルモーションが急激な画面変化を表わす任意の値を越える場合に分類し、それ以外の全てのIフレームおよびPフレームはI1およびP1フレームとして指定することを含む請求の範囲52に記載の装置。

58. 所定数のフレームを含むピクチャグループ(GOP)により関連させられたビデオデータからなるビデオデータを圧縮するシステムであって、

前記ビデオデータを受信し、それぞれ個別のフレームのサブサンプリングした画素を全体として表わす複数の空間サブバンドを前記ビデオデータから抽出するためのサブバンドビデオ符号化手段と、

前記フレームの前記空間サブバンドのサブサンプリングした対応画素それぞれの間のグローバルモーションの度合を決定するための動き検出手段と、

前記動き検出手段からの前記グローバルモーション測定値に応じて基準フレーム間の時間的スペーシングを指定し調節するための手段と、

前記基準フレームの前記空間的サブバンドをそれぞれ符号化するためのサブバンド符号化手段とを含み、

前記指定手段は、前記空間サブバンド間のグローバルモーションに関係させて前記基準フレームの幾つかをPフレームとして符号化するための手段を含み、

前記動き検出手段は、前記Pフレームを相対的な動きの内容によって異なるピ

ット数で符号化するための画面変化検出器手段を含むシステム。

59. 前記指定手段は、前記フレームの別々の前記空間サブバンド間についてのグローバルモーションに関係させて前記基準フレームをIおよび/またはPおよびBフレームとして符号化するための手段をさらに含む請求の範囲58に記載のシステム。

60. 前記動き検出手段は、連続したフレームの空間サブバンドからの累積した動きとこれに対応する直前の基準フレームの空間サブバンドとが所定のT0しきい値を越える時点を検出するための0型画面変化検出器手段をさらに含み、そして前記指定手段が前記連続フレームの直前のフレームをP1フレームに指定することにより応答する請求の範囲58に記載のシステム。

61. 前記動き検出手段は、2つの連続するフレームの対応する空間サブバンドの間のグローバルモーションが実質的な画面乃至ピクチャの変化を表わす所定のT1しきい値を越える時点を検出するための1型画面変化検出器手段をさらに含み、これにより前記指定手段は、前記2つの連続フレームの第1に発生するフレームをP2フレームとして、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームとして指定することにより応答する請求の範囲58に記載のシステム。

62. 前記動き検出手段は、2つの連続するフレームの対応する空間サブバンドの間のグローバルモーションが実質的な画面乃至ピクチャの変化を表わす所定のT1しきい値を越える時点を検出するための1型画面変化検出器手段をさらに含み、これにより前記指定手段は、前記2つの連続フレームの第1に発生するフレームをP2フレームとして、また前記2つの連続フレームの他方乃至第2に発生するフレームをI2フレームとして指定することにより応答する請求の範囲60に記載のシステム。

63. 前記複数のフレームは、それぞれ所定数の連続フレームからなるピクチャグループ(GOP)として配列され、そして前記符号化手段は、与えられたGOPのサブバンドの符号化に用いるビット数がシステムのビット容量を超えないことを保証するためのビットレート制御手段をさらに含む請求の範囲62に記載のシステム。

INTERNATIONAL SEARCH REPORT

International Application No.
PCT/US 95/00773

A. CLASSIFICATION OF SUBJECT MATTER		
IPC 6	H04N7/26	H04N7/36 H04N7/46 H04N7/50
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED		
Minimum documentation searched (classification system followed by classification symbols)		
IPC 6 H04N		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the international search (name of data base and, where practical, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP,A,0 520 789 (SONY CORP.) 30 December 1992	1-3, 45-47, 58, 59
A	see column 2, line 35 - column 4, line 18; claim 9	4-44, 48-57, 60-63
A	US,A,4 999 704 (ANDO) 12 March 1991 see the whole document	1-63
P,X	EP,A,0 597 647 (SONY CORP.) 18 May 1994	1-3, 45-47, 58, 59
P,A	see the whole document	4-44, 48-57, 60-63

-/--		
<input checked="" type="checkbox"/> Further documents are listed in the continuation of box C. <input checked="" type="checkbox"/> Patent family members are listed in annex.		
* Special categories of cited documents : "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance: the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance: the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art. "&" document member of the same patent family		
Date of the actual completion of the international search		Date of mailing of the international search report
24 May 1995		19.06.95
Name and mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tlx. 31 651 epon nl, Fax: (+31-70) 340-3016		Authorized officer Foglia, P

INTERNATIONAL SEARCH REPORT

 International Application No.
 PCT/US 95/00773

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US,A,5 134 476 (ARAVIND ET AL.) 28 July 1992	1,45
A	see column 8, line 11 - line 18	2-44, 46-63
A	EP,A,0 444 839 (SONY CORP.) 4 September 1991 see page 10, paragraph 2 - page 15, paragraph 3	1-4,6-9, 13,14, 17,18
P,A	PATENT ABSTRACTS OF JAPAN vol. 18 no. 286 (E-1556), 31 May 1994 & JP,A,06 054319 (HITACHI LTD.) 25 February 1994, see abstract	1,2,14
A	EP,A,0 540 961 (IBM CORP.) 12 May 1993 see the whole document	1-63
A	PATENT ABSTRACTS OF JAPAN vol. 13 no. 34 (E-708), 25 January 1989 & JP,A,63 232691 (FUJITSU LTD.) 28 September 1988, see abstract	1,2,13, 14
A	EP,A,0 474 388 (MATSUSHITA ELECTRIC IND. CO. LTD.) 11 March 1992 see the whole document	1-3, 13-16
A	PATENT ABSTRACTS OF JAPAN vol. 17 no. 494 (E-1428), 7 September 1993 & JP,A,05 122684 (HITACHI LTD.) 18 May 1993, see abstract	1-3, 13-16
A	GB,A,2 153 625 (KOKUSAI DENSHIN DENWA CO. LTD.) 21 August 1985 see the whole document	1-11,19, 20,33-36
A	EP,A,0 518 314 (MITSUBISHI DENKI K.K.) 16 December 1992 see the whole document	1-11,19, 20,33-36
P,A	EP,A,0 584 840 (VICTOR COMPANY OF JAPAN, LTD.) 2 March 1994 see the whole document	1-11,19, 21,22
A	US,A,4 383 272 (NETRAVALI ET AL.) 10 May 1983 see the whole document	1-11,19, 21,22
A	EP,A,0 414 113 (DEUTSCHE THOMSON-BRANDT GMBH) 27 February 1991 see the whole document	1,31
-/--		

Form PCT/ISA/210 (continuation of second sheet) (July 1992)

INTERNATIONAL SEARCH REPORT

International Application No.
PCT/US 95/00773

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	EP,A,0 405 842 (MATSUSHITA ELECTRIC IND. CO. LTD.) 2 January 1991 see the whole document ---	1,31
A	US,A,4 996 594 (MURAYAMA) 26 February 1991 see the whole document ---	1-31
A	EP,A,0 472 806 (INSTITUTE FOR PERSONALIZED INFORMATION ENVIRONEMENT) 4 March 1992 see the whole document ---	1,31
A	WO,A,93 09637 (AWARE, INC.) 13 May 1993 see the whole document ---	1,40-44, 58-63
A	PATENT ABSTRACTS OF JAPAN vol. 17 no. 437 (E-1413) ,12 August 1993 & JP,A,05 091498 (MITSUBISHI ELECTRIC CORP.) 9 April 1993, see abstract ---	1,40-44, 58-63
A	PATENT ABSTRACTS OF JAPAN vol. 17 no. 169 (E-1344) ,31 March 1993 & JP,A,04 326680 (CANON INC.) 16 November 1992, see abstract -----	1,40-44, 58-63

Form PCT/ISA/210 (continuation of second sheet) (July 1992)

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No.

PCT/US 95/00773

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP-A-520789	30-12-92	JP-A- 5183872	23-07-93
US-A-4999704	12-03-91	JP-A- 2172389	03-07-90
EP-A-597647	18-05-94	JP-A- 6153152	31-05-94
US-A-5134476	28-07-92	NONE	
EP-A-444839	04-09-91	JP-A- 3247191	05-11-91
		JP-A- 3250811	08-11-91
		JP-A- 3250884	08-11-91
		US-A- 5164828	17-11-92
EP-A-540961	12-05-93	US-A- 5231484	27-07-93
		CA-A- 2077058	09-05-93
		JP-A- 5252507	28-09-93
EP-A-474388	11-03-92	JP-A- 4117882	17-04-92
		US-A- 5136378	04-08-92
GB-A-2153625	21-08-85	JP-C- 1842914	12-05-94
		JP-A- 60158786	20-08-85
		US-A- 4695882	22-09-87
EP-A-518314	16-12-92	JP-A- 5227038	03-09-93
		AU-B- 658889	04-05-95
		AU-A- 1813292	17-12-92
		US-A- 5251030	05-10-93
EP-A-584840	02-03-94	JP-A- 2285816	26-11-90
		DE-D- 69012405	20-10-94
		DE-T- 69012405	23-02-95
		EP-A- 0395440	31-10-90
		US-A- 4982285	01-01-91
US-A-4383272	10-05-83	NONE	
EP-A-414113	27-02-91	DE-A- 4007851	28-02-91
		JP-A- 3143183	18-06-91

Form PCT/ISA/210 (patent family annex) (July 1992)

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No.

PCT/US 95/00773

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP-A-405842	02-01-91	JP-A- 3029479 JP-A- 3162178 US-A- 5028996	07-02-91 12-07-91 02-07-91
US-A-4996594	26-02-91	JP-A- 2020185	23-01-90
EP-A-472806	04-03-92	JP-A- 4111181 US-A- 5083860	13-04-92 28-01-92
WO-A-9309637	13-05-93	US-A- 5272530 AU-A- 2900392 US-A- 5301020	21-12-93 07-06-93 05-04-94

Form PCT/ISA/219 (patent family annex) (July 1992)

(81)指定国 EP(AT, BE, CH, DE, DK, ES, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), OA(BF, BJ, CF, CG, CI, CM, GA, GN, ML, MR, NE, SN, TD, TG), AP(KE, MW, SD, SZ), AM, AT, AU, BB, BG, BR, BY, CA, CH, CN, CZ, DE, DK, EE, ES, FI, GB, GE, HU, JP, KE, KG, KP, KR, KZ, LK, LR, LT, LU, LV, MD, MG, MN, MW, MX, NL, NO, NZ, PL, PT, RO, RU, SD, SE, SI, SK, TJ, TT, UA, UZ, VN

(72)発明者 ディキンソン, ブラッドリー ダブリュ.
アメリカ合衆国 ニュージャージー州 マーサー郡 ローレンスビル アビードライブ7

METHOD AND APPARATUS FOR VIDEO DATA COMPRESSION USING TEMPORALLY ADAPTIVE MOTION INTERPOLATION

Publication number: JP9509024 (T)

Publication date: 1997-09-09

Inventor(s):

Applicant(s):

Classification:

- international: **H04N5/92; G06T9/00; H03M7/36; H04N7/26; H04N7/32; H04N7/36; H04N7/46; H04N7/50; H04N5/92; G06T9/00; H03M7/36; H04N7/26; H04N7/32; H04N7/36; H04N7/46; H04N7/50;** (IPC1-7): H03M7/36; H04N7/32; H04N5/92

- European: H04N7/50R; H04N7/26A4C2; H04N7/26A4C6; H04N7/26A4Q; H04N7/26A6C8; H04N7/26A6E2; H04N7/26A6E4; H04N7/26A8G; H04N7/26A8S; H04N7/26H50; H04N7/26M2G; H04N7/26M2H; H04N7/26P; H04N7/26P8; H04N7/36C; H04N7/36D; H04N7/46E; H04N7/50; H04N7/50E5F; H04N7/50E5H; H04N7/50E6

Application number: JP19950520098T 19950120

Priority number(s): WO1995US00773 19950120; US19940187595 19940126

Also published as:

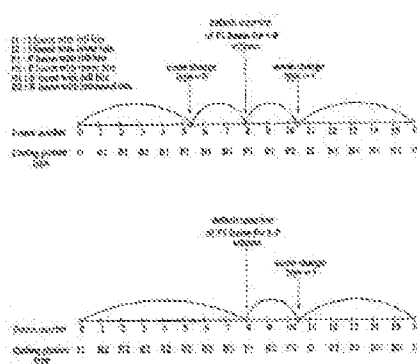
WO9520863 (A1)
US5565920 (A)
US5592226 (A)
EP0741945 (A1)
CA2182005 (A1)
AU1729495 (A)

<< less

Abstract not available for JP 9509024 (T)

Abstract of corresponding document: **WO 9520863 (A1)**

In a system for compressing video data, the degree of global motion between a plurality of successive frames is determined for use in designating and spacing reference frames, relative to the global motion exceeding predetermined thresholds or levels of motion between certain ones of the frames.



Data supplied from the **esp@cenet** database — Worldwide